



Attorney Docket No. 1095.1298

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

In re Patent Application of:

Yoichi OIKAWA et al.

Application No.: 10/786,082

Group Art Unit: Unassigned

Filed: February 26, 2004

Examiner: Unassigned

For: OPTICAL CROSS-CONNECT APPARATUS

**SUBMISSION OF CERTIFIED COPY OF PRIOR FOREIGN  
APPLICATION IN ACCORDANCE  
WITH THE REQUIREMENTS OF 37 C.F.R. § 1.55**

Commissioner for Patents  
PO Box 1450  
Alexandria, VA 22313-1450

Sir:

In accordance with the provisions of 37 C.F.R. § 1.55, the applicant(s) submit(s) herewith a certified copy of the following foreign application:

Japanese Patent Application No(s). 2003-49485

Filed: February 26, 2003

It is respectfully requested that the applicant(s) be given the benefit of the foreign filing date(s) as evidenced by the certified papers attached hereto, in accordance with the requirements of 35 U.S.C. § 119.

Respectfully submitted,

STAAS & HALSEY LLP

By:

William F. Herbert  
Registration No. 31,024

Date: April 6, 2004

1201 New York Ave, N.W., Suite 700  
Washington, D.C. 20005  
Telephone: (202) 434-1500  
Facsimile: (202) 434-1501

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日      2003年  2月26日  
Date of Application:

出願番号      特願2003-049485  
Application Number:

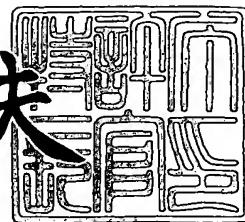
[ST. 10/C] :      [JP2003-049485]

出願人      富士通株式会社  
Applicant(s):

2004年  2月23日

特許庁長官  
Commissioner,  
Japan Patent Office

今井康夫



【書類名】 特許願  
【整理番号】 0251894  
【提出日】 平成15年 2月26日  
【あて先】 特許庁長官殿  
【国際特許分類】 H04Q 3/52  
【発明の名称】 光クロスコネクト装置  
【請求項の数】 5  
【発明者】  
【住所又は居所】 北海道札幌市北区北七条西四丁目3番地1 富士通東日本ディジタル・テクノロジ株式会社内  
【氏名】 及川 陽一  
【発明者】  
【住所又は居所】 北海道札幌市北区北七条西四丁目3番地1 富士通東日本ディジタル・テクノロジ株式会社内  
【氏名】 村上 誠  
【発明者】  
【住所又は居所】 北海道札幌市北区北七条西四丁目3番地1 富士通東日本ディジタル・テクノロジ株式会社内  
【氏名】 石川 雄久  
【特許出願人】  
【識別番号】 000005223  
【氏名又は名称】 富士通株式会社  
【代理人】  
【識別番号】 100092152  
【弁理士】  
【氏名又は名称】 服部 肖巖  
【電話番号】 0426-45-6644

## 【手数料の表示】

【予納台帳番号】 009874

【納付金額】 21,000円

## 【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9705176

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 光クロスコネクト装置

【特許請求の範囲】

【請求項 1】 光信号の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換し、かつWDM信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う入力光信号処理部と、

パッシブな光デバイスで構成して、前記入力光信号処理部で処理された光信号を、同じ波長毎に振り分ける波長スイッチ部と、

前記波長スイッチ部で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する出力光信号処理部と、

を有することを特徴とする光クロスコネクト装置。

【請求項 2】 入力光信号のWDM数  $n$  を装置内部波長数とし、WDM波長数  $m$  をパルス幅圧縮による時間分割数とした際、スイッチサイズ  $n \times m$  を、光ファイバ帯域 × 入力光信号パルス幅 × 0.5 以下に制限することを特徴とする付記 1 記載の光クロスコネクト装置。

【請求項 3】 光信号の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換する波長変換部と、

波長変換後の光信号を波長毎に分波する分波器と、分波後の光信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行うパルス幅・位相変換部と、位相変換後の光信号を合波する合波器と、から構成される波長スイッチ部と、

前記波長スイッチ部で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力

する出力光信号処理部と、

を有することを特徴とする光クロスコネクト装置。

**【請求項 4】** 入力光信号のWDM数をn、入力光信号の多重されている波長が $\lambda_1 \sim \lambda_m$ でWDM波長数がmであって、 $m > n$ の場合に、非閉塞の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_2 m$ の波長を生成するn個の波長変換部と、

波長変換後の光信号を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う（ $2m \times n$ ）個の第1の光信号処理部と、前記第1の光信号処理部の出力ファイバに対し、 $2m/n$ 本ごとの出力ファイバと接続して、位相変換後の光信号を合波するn個の合波器と、から構成される第1の波長スイッチ部と、

前記第1の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成し、パルス幅を拡大するn個の第1の波長変換・パルス幅拡大部と、

前記第1の波長変換・パルス幅拡大部からの出力を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う（ $2m \times n$ ）個の第2の光信号処理部と、前記第2の光信号処理部の出力ファイバに対し、 $2m/n$ 本ごとの出力ファイバと接続して、位相変換後の光信号を合波するn個の合波器と、から構成される第2の波長スイッチ部と、

前記第2の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成し、パルス幅を拡大するn個の第2の波長変換・パルス幅拡大部と、

を有することを特徴とする光クロスコネクト装置。

**【請求項 5】** 入力光信号のWDM数をn、入力光信号の多重されている波長が $\lambda_1 \sim \lambda_m$ でWDM波長数がmであって、 $m \leq n$ の場合に、非閉塞の光クロ

スコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の波長を生成するn個の波長変換部と、

波長変換後の光信号を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う（ $n \times n$ ）個の第1の光信号処理部と、前記第1の光信号処理部の出力ファイバ1本ごとと接続して、位相変換後の光信号を合波するn個の合波器と、から構成される第1の波長スイッチ部と、

前記第1の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成し、パルス幅を拡大するn個の第1の波長変換・パルス幅拡大部と

前記第1の波長変換・パルス幅拡大部からの出力を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う（ $n \times n$ ）個の第2の光信号処理部と、前記第2の光信号処理部の出力ファイバ1本ごとと接続して、位相変換後の光信号を合波するn個の合波器と、から構成される第2の波長スイッチ部と、

前記第2の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成し、パルス幅を拡大するn個の第2の波長変換・パルス幅拡大部と

を有することを特徴とする光クロスコネクト装置。

#### 【発明の詳細な説明】

##### 【0001】

###### 【発明の属する技術分野】

本発明は光クロスコネクト装置に関し、特にWDM (Wavelength Division Multiplex) 信号の光クロスコネクトを行う光クロスコネクト装置に関する。

##### 【0002】

###### 【従来の技術】

光通信ネットワークは、情報通信ネットワークの基盤形成の核となるもので、一層のサービスの高度化、広域化が望まれており、中でもWDMは光伝送システムの中心技術として、急速に開発が進んでいる。WDMは、波長の異なる光を多重して、1本の光ファイバで複数の信号を同時に伝送する方式である。

#### 【0003】

一方、広大なフォトニックネットワークを構築するためには、WDMシステム同士を接続して、各ノード間をループ状に接続したリング型ネットワークや、メッシュ状に接続したメッシュ型ネットワークなどが適用される。このようなネットワークを構築する際のキーテクノロジーとなるものに光クロスコネクト（OXC : optical cross-connect）装置がある。

#### 【0004】

OXC装置は、ネットワークのノード内に設置されて、入力ポートに入力された光信号を目的の出力ポートへ出力するようスイッチングを行ったり、光信号の挿入・分岐（Add・Drop）を行う装置である。また、OXC装置のスイッチング部には、通常、MEMS（Micro Electro Mechanical Systems）を用いた大規模な空間光マトリクス・スイッチが適用されており、1000チャネル程度のスイッチングができるものを目指して実用開発が進められている。

#### 【0005】

従来のOXC装置の構成では、WDM伝送された光信号に対し、光信号を分波器で分離してから、光信号を一旦電気変換した後に光信号に再度変換するOEO（Optical-Electrical-Optical）で構成された波長変換部（トランスポンダ）で終端する。そして、光レベルで光マトリクス・スイッチに入力してスイッチングを行った後に、再びトランスポンダで波長変換してから合波器で合波し、WDM信号として次段へ伝送する（例えば、特許文献1）。

#### 【0006】

##### 【特許文献1】

特開2000-134649号公報（段落番号〔0020〕～〔0037〕，第1図）

#### 【0007】

**【発明が解決しようとする課題】**

しかし、従来のOXC装置では、MEMSのような微小電気機械部品を用いたスイッチセルによる光マトリクス・スイッチによって、光スイッチングを実現しているため、高集積光スイッチ素子の高度な製造性や複雑な制御性などの理由により、1000チャネル程度が上限であり、 $1000 \times 1000$ のスイッチサイズ（スイッチ規模）でスループットは高々  $10\text{ Tb/s}$  であった。

**【0008】**

このため、従来のOXC装置では、1000チャネルを越えた、大容量のスイッチングを行うことができず、次世代のマルチメディアネットワーク構築に対する発展性が期待できないといった問題があった。

**【0009】**

本発明はこのような点に鑑みてなされたものであり、大規模のスイッチングを行って高スループットな光クロスコネクトを実現した光クロスコネクト装置を提供することを目的とする。

**【0010】****【課題を解決するための手段】**

本発明では上記課題を解決するために、図1に示すような、光信号の光クロスコネクトを行う光クロスコネクト装置1において、入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換し、かつWDM信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う入力光信号処理部11-1～11-5と、パッシブな光デバイスで構成して、入力光信号処理部11-1～11-5で処理された光信号を、同じ波長毎に振り分ける波長スイッチ部12-1～12-5と、波長スイッチ部12-1～12-5で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する出力光信号処理部13-1～13-5と、を有することを特徴とする光クロスコネクト装置1が提供される。

**【0011】**

ここで、入力光信号処理部11-1～11-5は、入力するWDM信号に対し

、WDM信号のWDM数に等しい数の波長に波長変換し、かつWDM信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。波長スイッチ部12-1～12-5は、パッシブな光デバイスで構成して、入力光信号処理部11-1～11-5で処理された光信号を、同じ波長毎に振り分ける。出力光信号処理部13-1～13-5は、波長スイッチ部12-1～12-5で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する。

#### 【0012】

##### 【発明の実施の形態】

以下、本発明の実施の形態を図面を参照して説明する。図1は本発明の光クロスコネクト装置の原理図である。光クロスコネクト装置1は、光信号の光クロスコネクトを行う装置であり、入力光信号処理部11-1～11-5、波長スイッチ部12-1～12-5、出力光信号処理部13-1～13-5から構成される。なお、以降の説明で各構成要素を総称する場合は、ハイphen以下の数字は略す（例えば、入力光信号処理部11-1～11-5は、入力光信号処理部11と記す）。

#### 【0013】

入力光信号処理部11-1～11-5は、幹線網を通じて入力するWDM信号に対し、波長変換、パルス幅圧縮、位相変換を行って終端する。波長スイッチ部12-1～12-5はそれぞれ、分波器（AWG：Arrayed Waveguide Grating）12a-1～12a-5及び合波器（光カプラ）12b-1～12b-5といったパッシブな光デバイスで構成され、入力光信号処理部11-1～11-5で処理された光信号を、同じ波長毎に振り分ける。出力光信号処理部13-1～13-5は、波長スイッチ部12-1～12-5で振り分けられた光信号に対し、波長変換及びパルス幅拡大を行ってWDM信号を生成し幹線網へ出力する。

#### 【0014】

図2は入力光信号処理部11及び出力光信号処理部13での処理概要を示す図である。パルス波形で光信号を示す。入力光信号処理部11では、入力する光信

号に対し、波長変換、パルス幅圧縮、位相変換を行う。例えば、入力光信号の波長が $\lambda_1$ である場合、波長変換を行って $\lambda_5$ の光信号を生成する。そして、 $\lambda_5$ の光信号を情報圧縮してパルス幅を図に示すように縮小化し、位相変換を行って圧縮信号の時間位置をずらす。

#### 【0015】

また、出力光信号処理部13では、波長スイッチ部12でスイッチングされた光信号に対し、波長変換、パルス幅拡大を行う。例えば、圧縮されている $\lambda_5$ の光信号に波長変換を行って $\lambda_1$ の光信号を生成し、その後、パルス幅を図に示すように拡大する。

#### 【0016】

一方、本発明の光クロスコネクト装置1では、装置内部波長数（波長変換後の波長数のこと）を入力光信号のWDM数nと等しくし、パルス幅圧縮による時間分割数をWDM波長数mと等しくして、スイッチサイズ $n \times m$ を、光ファイバ帯域×入力光信号パルス幅×0.5と等しいか、小さく設定することにより、周波数帯域制限を受けずに（クロストークを発生せずに）、大容量の光クロスコネクトを実現する。なお、詳細については後述する。

#### 【0017】

次に光クロスコネクト装置1（以降、本発明の光クロスコネクト装置を $\lambda-X$ C装置とも呼ぶ）の動作について説明する。図3は信号の流れを示す図である。なお、図中のA～Dは、図1で示したA～Dの地点を表す。まず、A地点においては、図1のWDM1は、10Gb/s(100ps)で $\lambda_1$ ～ $\lambda_{10}$ の10波（10チャネル）が波長多重されている。同様にWDM2～WDM5は、10Gb/s(100ps)で $\lambda_1$ ～ $\lambda_{10}$ の10波（10チャネル）がそれぞれ波長多重されている。

#### 【0018】

B地点では、入力光信号処理部11-1～11-5によって、各WDM信号に波長変換、パルス幅圧縮、位相変換が施された信号となる。ここで、装置内部波長数は、WDM数n（入力光ファイバ本数）と等しくするので、図1の場合、WDM1～WDM5により、n=5である。また、パルス幅圧縮による時間分割数

をWDM波長数mと等しくするので、図1の場合、1つのWDM信号中に $\lambda_1 \sim \lambda_{10}$ の10波あるので、 $m = 10$ である。

#### 【0019】

したがって、装置内部波長数は5波であるので、 $\lambda-XC$ 装置1内では、例えば、 $\lambda_1 \sim \lambda_5$ を割り当てて、 $\lambda_1 \sim \lambda_{10}$ の波長を持つWDM信号に対し、 $\lambda_1 \sim \lambda_5$ のいずれかの波長に変換する。また、時間分割数は10であるので、入力時に100psであったWDM信号を10分割して、10psに情報圧縮する。

#### 【0020】

ここで、B地点のWDM1について見ると、波長変換としては、 $\lambda_1 \rightarrow \lambda_1$ （波長変換なし）、 $\lambda_2 \rightarrow \lambda_5$ 、… $\lambda_{10} \rightarrow \lambda_1$ というように、 $\lambda_1 \sim \lambda_{10}$ の波長を $\lambda_1 \sim \lambda_5$ の波長のいずれかに変換している。また、パルス幅圧縮としては、パルス幅100psの10分割として、10Gb/sの信号を10psまで圧縮している（情報量は10Gb/sのままである）。そして、これらの圧縮信号が同じ時間位置の位相にこないよう位相変換を施している。

#### 【0021】

したがって、A地点における $\lambda_1 \sim \lambda_{10}$ まで波長多重されているWDM信号は、B地点では、 $\lambda_1 \sim \lambda_5$ のいずれかの波長に波長変換されて、10psまでパルス幅圧縮され、かつそれぞれ10波の圧縮信号は、時間軸上同じ位置にこないよう（各波長の信号の中心周波数の位置が時間軸上同じ位置にこないように）位相がずらされる。WDM2～WDM5についても同様な処理が行われる。

#### 【0022】

C地点では、波長スイッチ部12-1～12-5によってスイッチングされ、同じ波長の信号が集められた信号となる。すなわち、分波器12a-1～12a-5によって、B地点における信号が $\lambda_1 \sim \lambda_5$ の波長毎に分波され、合波器12b-1～12b-5によって、 $\lambda_1 \sim \lambda_5$ の波長毎に合波される。例えば、合波器12b-1では $\lambda_1$ の信号を10波合波する。

#### 【0023】

D地点では、出力光信号処理部13-1～13-5によって、波長変換、パル

ス幅拡大が施されたWDM信号となる。出力光信号処理部13-1～13-5は、波長変換処理を行う際には、入力信号の位相からあらかじめ変換すべき波長を認識しており（あらかじめ設定されている、または上位からの通知による）、また、パルス幅拡大としては、元のパルス幅に戻す操作を行う。

#### 【0024】

例えば、出力光信号処理部13-1は、C地点におけるWDM1に対し、10波の $\lambda_1$ のそれぞれの位相から、どの波長に変換するかをあらかじめ認識しており、各波長の位相にもとづき、10波の $\lambda_1$ を $\lambda_1 \sim \lambda_{10}$ に波長変換する。また、10psを元の100psのパルス幅に拡大する。このようにして、光クロスコネクト後のWDM信号として出力する。

#### 【0025】

次に $\lambda$ -XC装置1のスループットについて、従来と比較しながら詳しく説明する。まず最初に、局間の光ファイバ伝送のスループットと、 $\lambda$ -XC装置1の装置内光ファイバ伝送のスループット（波長スイッチ部12による光クロスコネクトのスループットではなく、装置内に張られた光ファイバ伝送によるスループット）について説明する。

#### 【0026】

図4は局間の光ファイバ伝送を示す図である。局B1、B2は光ファイバ(SMF:Single Mode Fiber)Fで接続されて（中継距離が約100km）、光伝送を行う。このようなシステムにおける光ファイバ伝送のスループットについて考える。

#### 【0027】

図5は光ファイバの特性を示す図である。SMFの損失特性を示しており、縦軸は損失(dB/km)、横軸は波長(μm)である。光伝送を行う場合、光損失の小さい波長領域で光信号を伝送する必要がある。したがって、SMFでは、図に示すように、損失の比較的小さい1200nm付近～1600nm付近の波長領域が光伝送に用いられる。実際には、ITU-T勧告によって、OバンドからUバンドの波長領域が決められている。

#### 【0028】

図6はSMFの光伝送における波長領域を示す図である。図は、ITU-T勧告によって定められている、Oバンド（1260 nm～1360 nm）からUバンド（1625 nm～1675 nm）の波長領域を示すテーブルである。図6により、光伝送で使用できる波長帯域は、Oバンドの1260 nmからUバンドの1675 nmまでの約400 nmであることがわかる。これを周波数に換算すると約50 THzとなる。したがって、光伝送に使用する光ファイバの帯域は50 THzである。なお、以降の説明においては、光ファイバの帯域を50 THz、またビットレートが10 Gb/sの入力光信号を扱った場合の例を中心にして説明する。

#### 【0029】

図7は局間光ファイバ伝送のスループット算出を説明するための図である。光ファイバ帯域にN波（Nチャネル）の光信号が立てられる（多重している）様子を示しており、図中のBWは変調帯域、 $\Delta f$ は各チャネルの周波数間隔（チャネル間隔）である。なお、変調帯域BWはビットレートとほぼ等しい。例えば、10 Gb/sのビットレートの光信号は、ほぼ10 GHzの周波数成分を持っているとしてよい。

#### 【0030】

ここで、図4で示したシステムにおける光ファイバ伝送のスループットを求めると、光ファイバ帯域が50 THzのときのチャネル数は、 $(50 \text{ THz} / 2 \times \text{BW})$  であり、ビットレートはBWとしてよいので、スループットは、チャネル数×ビットレート =  $(50 \text{ THz} / (2 \times \text{BW})) \times \text{BW} = 25 \text{ Tb/s}$  となる。また、10 Gb/sの場合、チャネル間隔 $\Delta f$ が20 GHzで、2500 (=  $50 \text{ THz} / 2 \times 10 \text{ GHz}$ ) チャネルの波長を多重化できる。

#### 【0031】

このように求めたスループット25 Tb/sは、光ファイバ帯域50 THzのときの理論限界値であるが、光ファイバによって長距離伝送を行うと、波長分散その他の非線形効果が生じるため、実際のスループットは25 Tb/sよりもかなり低い値になると考えられる。

#### 【0032】

次に $\lambda$ -XC装置1内の光ファイバ伝送（装置内光ファイバ伝送）のスループットについて説明する。図8は装置内光ファイバ伝送のスループット算出を説明するための図である。 $\lambda$ -XC装置1内の入力光信号処理部11を通過したパルスは、ビットレートは10Gb/sと変わらないが、dutyは短いパルスとなっている。パルス幅圧縮されたパルスの幅を $\Delta\tau$ とすると、圧縮パルスの信号帯域は $1/\Delta\tau$ である。

#### 【0033】

ここで、装置内光ファイバ伝送のスループットを求めると、光ファイバ帯域が50THzのときの圧縮パルスの数（チャネル数）は、 $(50\text{ THz}/2 \times (1/\Delta\tau))$ であり、1圧縮パルスのビットレートは、 $((100\text{ ps}/\Delta\tau) \times 10\text{ Gb/s})$ となるので、スループット=圧縮パルスの数×1圧縮パルスのビットレート=25Tb/sとなる。ここで、 $\lambda$ -XC装置1内で用いる光ファイバの帯域をBWfiberとおくと、装置内スループットはBWfiber/2という簡略式で算出できる。

#### 【0034】

このように求めた25Tb/sは、光ファイバ帯域50THzのときの理論限界値であるが、装置内における光ファイバ伝送は短距離伝送なので、非線形効果の大きな影響を受けることはない。したがって、 $\lambda$ -XC装置1の装置内スループットは、理論限界値である25Tb/sそのものを実現可能とみなしてよい。

#### 【0035】

次に従来の光クロスコネクト装置（以降、従来の装置をOC装置と呼ぶ）の光マトリクス・スイッチにおけるスループットと、 $\lambda$ -XC装置1の光クロスコネクトにおけるスループットについて説明する。まず、従来のOC装置の構成について説明する。

#### 【0036】

図9はOC装置の概略構成を示す図である。従来のOC装置200は、分波器201-1～201-n、OEO202-1～202-m、203-1～203-m、光マトリクス・スイッチ204、OEO205-1～205-m、206-1～206-m、合波器207-1～207-nから構成される。

**【0037】**

分波器 201-1～201-n は、WDM 信号を波長毎に分波し、OEO 202-1～202-m、203-1～203-m は、光／電気／光変換を行って波長変換する。光マトリクス・スイッチ 204 は、光レベルでスイッチングを行う。OEO 205-1～205-m、206-1～206-m は、スイッチング後の光信号を光／電気／光変換を行って、再び波長変換し、合波器 207-1～207-n は光信号を合波して WDM 信号を出力する。また、図では WDM 数は n、WDM 波長数は m であるから、光マトリクス・スイッチ 204 はスイッチサイズが  $(m \cdot n) \times (m \cdot n)$  である。

**【0038】**

ここで、3 次元の MEMS スイッチで光マトリクス・スイッチ 204 を構成する場合を考える。現状の MEMS のスイッチサイズでは  $1000 \times 1000$  が開発されている。例えば、WDM 数 n が 10、WDM 波長数 m が 100 波の信号を扱う場合には、 $1000 \times 1000$  のスイッチが必要となる。

**【0039】**

この場合、ビットレートを  $10\text{Gb/s}$  とすると、 $1000 \times 1000$  の光マトリクス・スイッチ 204 のスループットは、 $100$  (WDM 波長数)  $\times 10$  (WDM 数)  $\times 10\text{Gb/s} = 10\text{Tb/s}$  となる。

**【0040】**

一方、さらなる大容量のスイッチングとして、 $100\text{Tb/s}$  のスループットを実現しようとすると、光マトリクス・スイッチ 204 のスイッチサイズが  $10000 \times 10000$  となる。例えば、ビットレートが  $10\text{Gb/s}$  で、WDM 数が 100、波長数が 100 波のとき、 $10000 \times 10000$  のスイッチが必要となる。

**【0041】**

しかし、このような  $10000 \times 10000$  のスイッチを、MEMS のような光学素子で構成するには、現状の製造性を考慮すると非常に困難である。また、スイッチング制御も非常に複雑なものになる。したがって、上述のアクティブ型の光マトリクス・スイッチ 204 を用いた構成によって、光クロスコネクトを行

う従来のOXC装置200では、今後の大容量ネットワークに対する発展性が期待できないといえる。

#### 【0042】

次にλ-XC装置1による光クロスコネクトのスループットについて説明する。最初に、λ-XC装置1でクロストーク（漏話）が発生しないスイッチサイズの条件について説明する。上記の説明では、λ-XC装置1内の入力光信号処理部11を通過した圧縮パルスの幅を $\Delta\tau$ としたが、パルス幅圧縮による時間分割数をWDM波長数mと等しくすれば、この $\Delta\tau$ は $100\text{ p s}/m$ と表せる（ビットレートが $10\text{ G b/s}$ の場合）。すると、圧縮パルスの信号帯域BWは、 $1/\text{パルス幅}$ であるから、 $BW = m/(100\text{ p s}) (= 1/(100\text{ p s}/m))$ と表せる。

#### 【0043】

また、装置内部波長数を入力光信号のWDM数nとすると、光ファイバ帯域が $50\text{ THz}$ のとき、装置内でクロストークが発生しないようにするには、 $2 \cdot BW \times n \leq 50\text{ THz}$  ( $n \leq 50\text{ THz} / 2 \cdot BW$ ) となることが必要である。

#### 【0044】

図10はクロストークを説明するための図である。（A）はクロストークが発生している状態、（B）はクロストークが発生しない状態を示している。（A）のように、隣接チャネルの信号同士が重なり合うと（図の斜線部）、互いの周波数成分が漏れこんでしまいクロストークが発生することになる。

#### 【0045】

一方、（B）のように隣接チャネル同士が離れていればクロストークは発生しない。すなわち、各チャネルの中心周波数間隔が少なくとも $2 \cdot BW$ あれば、クロストークが発生しない（帯域制限を受けない）ことがわかる。このため、少なくとも $2 \cdot BW$ の波長間隔を確保すれば、 $50\text{ THz}$ の光ファイバ帯域でクロストークの発生を回避することができる。

#### 【0046】

ここで、スイッチサイズである $n \times m$ を計算すると、 $n \times m = (50\text{ THz} / 2 \cdot BW) \times (BW \cdot 100\text{ p s}) = 2500$ となる。したがって、光ファイバ

帯域が 50 THz で、 10 Gb/s の入力のとき、  $n \times m \leq 2500$  となるようには、 n と m を設定すれば、隣接チャネル同士が重なる現象は起きないので、  $\lambda$ -XC 装置 1 ではクロストークが発生せずに光クロスコネクトを行うことができる。なお、クロストークが発生しない条件の一般式は、  $n \times m \leq B W_{fiber} \times \Delta T \times 1/2$  と書くことができる（ $\Delta T$  は入力光信号のパルス幅、ここでは 100 ps）。

#### 【0047】

ここまで、  $\lambda$ -XC 装置 1 において、クロストークが発生しないスイッチサイズの条件を求めた。次に  $\lambda$ -XC 装置 1 による光クロスコネクトのスループットを求めるとき、スループットは、スイッチサイズ × ビットレート ( $n \times m \times bitrate$ ) であるから、  $2500 \times 10 Gb/s$  であり、  $25 Tb/s$  となる。すなわち、  $\lambda$ -XC 装置 1 でクロストークが発生せずに、光クロスコネクトを行った際の最大のスループットは、ビットレートが  $10 Gb/s$  の場合、  $25 Tb/s$  となり、図 8 で上述した装置内光ファイバ伝送時のスループットと同じ値を実現することができる。

#### 【0048】

以上説明したように、本発明の  $\lambda$ -XC 装置 1 は、入力光信号処理部 11 と、パッシブな光デバイスで構成した波長スイッチ部 12 と、出力光信号処理部 13 とから構成することにより、光クロスコネクトのスループットを装置内光ファイバ伝送時のスループットと同じ値を実現することができ、従来の OXC 装置 20 よりも、はるかに大容量で高スループットな動作を行うことが可能になる。

#### 【0049】

次に波長スイッチ部 12 の構成の変形例について説明する。図 11 は変形例の波長スイッチ部を含む  $\lambda$ -XC 装置の構成を示す図であり、図 12 は図 11 に示した A 地点から E 地点の信号を示す図である。

#### 【0050】

$\lambda$ -XC 装置 1a は、入力光信号処理部 11-1 ~ 11-n 、波長スイッチ部 120 、出力光信号処理部 13-1 ~ 13-n から構成される。なお、入力光信号処理部 11-1 ~ 11-n と、出力光信号処理部 13-1 ~ 13-n は図 1 と

同じ構成要素なので、波長スイッチ部 120 を中心に説明する。

#### 【0051】

波長スイッチ部 120 は、1つの n : 1 WDM カプラ 121 と、1つの分波器 122 から構成される。n : 1 WDM カプラ 121 は、入力光信号処理部 11-1 ~ 11-n からの出力 n 本を 1 本に集線して、入力光信号処理部 11-1 ~ 11-n で圧縮された信号を合波する。分波器 121 は、合波された信号を波長毎に分波する。

#### 【0052】

信号の流れとしては、A 地点の信号は、パルス幅が 100 ps の  $\lambda_1 \sim \lambda_m$  の波長が多重された WDM 信号である。B 地点の信号は、波長変換、パルス幅圧縮、位相変換された信号である。C 地点の信号は、入力光信号処理部 11-1 ~ 11-n から出力された圧縮パルスが波長多重された信号である。D 地点の信号は、複数の  $\lambda_1$  の波長の圧縮パルスが多重されている信号である。E 地点の信号は、パルス幅が 100 ps の  $\lambda_1 \sim \lambda_m$  の波長が多重された WDM 信号である。波長スイッチ部 120 のような構成にすることにより、図 1 の波長スイッチ部 12 よりも構成部品の数を削減することができる。

#### 【0053】

次に入力光信号処理部 11 の構成及び動作について説明する。図 13 は第 1 の実施の形態の入力光信号処理部の構成を示す図である。第 1 の実施の形態の入力光信号処理部 110a は、分波器 111a、波長変換部 112a-1 ~ 112a-m、パルス幅圧縮部 113a-1 ~ 113a-m、可変ディレイ (Delay) 114a-1 ~ 114a-m、合波器 115a、入力光変換制御部 116a から構成される。

#### 【0054】

また、入力光変換制御部 116a は、分岐部 116a-1、O/E 116a-2、指定信号設定部 116a-3 を含む。このような構成の入力光信号処理部 110a は、WDM 数が n ならば、 $\lambda-X C$  装置 1 の入力部に n 段構成されることになる。

#### 【0055】

分波器 111a は、 $\lambda_1 \sim \lambda_m$  が波長多重された入力 WDM 信号を波長毎に分波する。波長変換部 112a-1 ~ 112a-m は、波長指定信号にもとづき、分波後の信号の波長変換を行う。図の場合、波長変換部 112a-1 は、 $\lambda_1$  を  $\lambda_2$  に変換し、波長変換部 112a-2 は、 $\lambda_2$  を  $\lambda_5$  に変換し、波長変換部 112a-m は、 $\lambda_m$  を  $\lambda_3$  に変換している。

#### 【0056】

パルス幅圧縮部 113a-1 ~ 113a-m は、波長変換後の信号のパルス幅圧縮を行う。可変ディレイ 114a-1 ~ 114a-m は、位相指定信号にもとづき、圧縮パルスの位相を変換（遅延）する。合波器 115a は、位相変換された圧縮パルスを合波し、後段の波長スイッチ部 12 へ送出する。

#### 【0057】

一方、O/E 116a-2 は、分岐部 116a-1 によって分岐された、合波器 115a の出力光パルスを電気信号に変換する。指定信号設定部 116a-3 は、電気信号にもとづいて、可変ディレイ 114a-1 ~ 114a-m それぞれで遅延させるべき値（位相設定信号）を生成し、可変ディレイ 114a-1 ~ 114a-m に送出する。また、波長変換部 112a-1 ~ 112a-m それぞれが、どの波長に変換すべきかを指示するための波長指定信号を生成し、波長変換部 112a-1 ~ 112a-m へ出力する。

#### 【0058】

図 14 は第 2 の実施の形態の入力光信号処理部の構成を示す図である。第 2 の実施の形態の入力光信号処理部 110b は、分波器 111b、制御パルス生成部 112b、非線形光ループミラー（nonlinear loop mirror：NOLM）113b-1 ~ 113b-m、WDM カプラ 114b、入力光変換制御部 115b から構成される。

#### 【0059】

また、入力光変換制御部 115b は、分岐部 115b-1、O/E 115b-2、指定信号設定部 115b-3 を含む（なお、入力光変換制御部 115b は、図 13 で上述した入力光変換制御部 116a と同じ機能を持つので、動作説明は省略する）。このような構成の入力光信号処理部 110b は、WDM 数が n なら

ば、 $\lambda$ -XC装置1の入力部にn段構成されることになる。

#### 【0060】

分波器111bは、 $\lambda_1 \sim \lambda_m$ が波長多重された入力WDM信号を波長毎に分波する。制御パルス生成部112bは、波長指定信号にもとづき、波長を可変設定して、短い制御パルスを生成する。また、位相指定信号にもとづく位相で、この制御パルスを出力する。

#### 【0061】

一方、NOLM113b-1～113b-mには、分波器111bで分波された光信号及び制御パルスが入射し、NOLM113b-1～113b-mは、制御パルスの重なった部分の光信号を出力する（図15で後述）。WDMカプラ114bは、NOLM113b-1～113b-mからの出力を合波し、後段の波長スイッチ部12へ送出する。

#### 【0062】

図15はNOLM113b及び制御パルス生成部112bの動作を説明するための図である。制御パルス生成部112bは、Tunable LD (Laser Diode) 112b-1、変調器112b-2、可変ディレイ112b-3から構成され、NOLM113bは、3dBカプラC1、合波カプラ（WDMカプラと同じ波長多重を行うカプラ）C2、非線形ループLから構成される。

#### 【0063】

なお、可変ディレイ112b-3の出力端子は、合波カプラC2の一端と接続する。分波器111bの1つの出力端子は、3dBカプラC1のポートp1に接続し、3dBカプラC1のポートp2は、WDMカプラ114bの1つの入力端子と接続する。

#### 【0064】

制御パルス生成部112bの動作について、Tunable LD 112b-1は、波長指定信号にもとづいた波長の光を発光する光源である。変調器112b-2は、Tunable LD 112b-1からの出力光に変調を施して短パルス光を生成する。可変ディレイ112b-3は、短パルス光を位相指定信号にもとづいて遅延させて制御パルス $\lambda_a$ として、NOLM113bの合波カプラC2へ入射する。

**【0065】**

次にNOLM113bの動作について詳しく説明する。結合率1:1の3dBカプラC1は、ポートp1から入力する、分波器111bで分波された光信号 $\lambda_1$ を50:50に分離する。また、合波カプラC2は、3dBカプラC1によって分離された一方の光信号 $\lambda_1$ と制御パルス $\lambda_a$ とを合波する。

**【0066】**

ここで、制御パルス $\lambda_a$ の入力がない場合、3dBカプラC1のポートp1から入射した光信号 $\lambda_1$ は、3dBカプラC1のポートp3及びポートp4に分けられ非線形ループ（光ファイバーループ）Lを反時計回り及び時計回りに伝搬し、両者同時に再び3dBカプラC1に入射する。

**【0067】**

この際、3dBカプラC1からは、非線形ループLを反時計回り及び時計回りに伝搬した光信号の干渉により、ポートp1にのみに光信号 $\lambda_1$ が outputされ、ポートp2には出力されない。すなわち、光信号 $\lambda_1$ の入力側から見ると、光信号 $\lambda_1$ は3dBカプラC1と非線形ループLからなるループミラーにより反射される（これにより、非線形光ループミラーと呼ばれる）。

**【0068】**

一方、制御パルス $\lambda_a$ の入力がある場合には、3dBカプラC1のポートp1から反時計回りに伝搬する光信号 $\lambda_1$ のうち、制御パルス $\lambda_a$ に重なった部分は、非線形ループLを伝搬中に、非線形光学効果の一つである相互位相変調効果により制御パルス $\lambda_a$ の強度に比例した位相の変化が生じる。

**【0069】**

そして、再び3dBカプラC1に入射した際に、位相の変化が生じた部分のみが3dBカプラC1における干渉によりポートp2から出力されることになる。すなわち、制御パルス $\lambda_a$ と重なった光信号 $\lambda_1$ の部分のみ（ $\lambda_{1a}$ ）をポートp2から出力する光ゲート機能が実現されることになる。このようにして、制御パルス生成部112bとNOLM113bにより、分波された光信号に対して、波長変換、パルス幅圧縮、位相変換を行うことが可能になる。

**【0070】**

次に出力光信号処理部 13 の構成及び動作について説明する。図 16 は第 1 の実施の形態の出力光信号処理部の構成を示す図である。第 1 の実施の形態の出力光信号処理部 130a は、チャーブパルス光源 131a、NOLM 132a、波長分散スロープ制御部 133a から構成される。また、波長分散スロープ制御部 133a は、分岐部 133a-1、133a-2、最短波長分散検出部 133a-3、最長波長分散検出部 133a-4、波長分散スロープ平坦化処理部 133a-5 から構成され、NOLM 132a は、3dB カプラ C1、合波カプラ C2、非線形ループ L から構成される。このような構成の出力光信号処理部 130a は、WDM 数が n ならば、λ-XC 装置 1 の出力部に n 段構成されることになる。

#### 【0071】

なお、波長スイッチ部 12 の出力端子は、合波カプラ C2 の一端と接続する。チャーブパルス光源 131a の出力端子は、3dB カプラ C1 のポート p1 に接続し、3dB カプラ C1 のポート p2 は、波長分散スロープ平坦化処理部 133a-5 の入力端子と接続する。

#### 【0072】

チャーブパルス光源 131a は、チャーブパルスを発光する光源である。チャーブパルスとは、波長（周波数）が時間的に連続して変化するパルスのことをいう。例えば、時間  $t_0 \sim t_1$  では  $\lambda_1$ 、時間  $t_1 \sim t_2$  では  $\lambda_2$ 、…、時間  $t_m-1 \sim t_m$  では  $\lambda_m$  というように直線的に波長が変化する発光パルスである（入力光信号が 100 ps なので、チャーブパルスの幅もここでは 100 ps）。

#### 【0073】

NOLM 132a に対し、波長スイッチ部 12 からの出力光信号（以降の説明のためスイッチパルスと呼ぶ）は合波カプラ C2 から入射し、チャーブパルスは 3dB カプラ C1 から入射する。3dB カプラ C1 は、ポート p1 から入力する、チャーブパルスを 50:50 に分離する。また、合波カプラ C2 は、3dB カプラ C1 によって分離された一方のチャーブパルスとスイッチパルスとを合波する。

#### 【0074】

3 dBカプラC1のポートp1から時計回りに伝搬するチャーブパルスのうち、スイッチパルスに重なった部分は、非線形ループLを伝搬中に、非線形光学効果の一つである相互位相変調効果によりスイッチパルスの強度に比例した位相の変化が生じる。

#### 【0075】

そして、再び3dBカプラC1に入射した際に、位相の変化が生じた部分のみが3dBカプラC1における干渉によりポートp2から出力されることになる。すなわち、スイッチパルスと重なったチャーブパルスの部分のみをポートp2から出力する光ゲート機能が実現する。NOLM132aによるこのような制御によって、波長スイッチ部12出力後のそれぞれ位相が異なる複数の $\lambda_1$ の信号を、 $\lambda_1 \sim \lambda_m$ の波長に変換している。

#### 【0076】

一方、波長変換後の信号は、波長分散平坦化処理部133a-5を介して、分岐部133a-1、133a-2により分岐され、各々の分岐信号は最短波長分散検出部133a-3、最長波長分散検出部133a-4に入力する。最短波長分散検出部133a-3は、 $\lambda_1 \sim \lambda_m$ の中の最も短い波長の $\lambda_1$ を持つ信号を選択して、その $\lambda_1$ 信号の波長分散を検出する。また、最長波長分散検出部133a-4は、 $\lambda_1 \sim \lambda_m$ の中の最も長い波長の $\lambda_m$ を持つ信号を選択して、その $\lambda_m$ 信号の波長分散を検出する。

#### 【0077】

そして、波長分散スロープ平坦化処理部133a-5（高分散で、波長分散値及びスロープを可変できるデバイスを使用する）は、検出された波長分散値にもとづき、 $\lambda_1$ と $\lambda_m$ とのスロープを平坦化させて、 $\lambda_1 \sim \lambda_m$ すべての各パルスの幅を均等に拡大化する。

#### 【0078】

図17は波長分散スロープの平坦化制御を説明するための図である。グラフG1、G2は、縦軸は波長分散D (ps/nm/km)、横軸は波長 (nm) であり、グラフG1はスロープ平坦前、グラフG2はスロープ平坦後を示している。

#### 【0079】

グラフ G 1 に対し、最短波長分散検出部 133a-3 は、 $\lambda_1$  の波長分散値 D<sub>1</sub> を検出し、最長波長分散検出部 133a-4 は、 $\lambda_m$  の波長分散値 D<sub>m</sub> を検出する。このとき、 $\lambda_1 \sim \lambda_m$  の分散スロープは S<sub>L1</sub> である。

#### 【0080】

グラフ G 2 に対し、波長分散スロープ平坦化処理部 133a-5 では、分散スロープ S<sub>L1</sub> をフラットな分散スロープ S<sub>L2</sub> となるように、各波長の波長分散値を制御する。

#### 【0081】

すなわち、波長分散スロープ平坦化処理部 133a-5 は、最短波長の  $\lambda_1$  に対する波長分散値が D<sub>1</sub>、最長波長の  $\lambda_m$  に対する波長分散値が D<sub>m</sub> であることを認識すると、波長分散値 D<sub>1</sub>、D<sub>m</sub> の平均値を求め、 $\lambda_1 \sim \lambda_m$  のすべての波長の波長分散値がこの平均値に等しくなるように制御する。このような制御を行うことで、分散スロープはフラットになり、 $\lambda_1 \sim \lambda_m$  それぞれのパルス幅を等しく拡大することができる。

#### 【0082】

図 18 は第 2 の実施の形態の出力光信号処理部の構成を示す図である。第 2 の実施の形態の出力光信号処理部 130b は、高速シーケンシャルスイッチ 131b、波長変換部 132b-1 ~ 132b-m、パルス幅拡大部 133b-1 ~ 133b-m、合波器 134b から構成される。このような構成の出力光信号処理部 130b は、WDM 数が n ならば、 $\lambda-XC$  装置 1 の出力部に n 段構成されることになる。

#### 【0083】

高速シーケンシャルスイッチ 131b は、波長スイッチ部 12 でスイッチングされた圧縮パルスを、時間単位にシーケンシャルにスイッチング出力する。波長変換部 132b-1 ~ 132b-m は、入力パルスをあらかじめ決められている波長（上位からこの波長を通知してもよい）に変換し、変換後のパルスは同一時間（位相）に出力する。図の場合、波長変換部 132b-1 は、 $\lambda_1$  を  $\lambda_1$  に変換し、波長変換部 132b-2 は、 $\lambda_1$  を  $\lambda_2$  に変換し、波長変換部 132b-m は、 $\lambda_1$  を  $\lambda_m$  に変換して、同一位相で出力している。

### 【0084】

パルス幅拡大部133b-1～133b-mは、波長変換後の信号のパルス幅拡大を行う。合波器134bは、パルス幅拡大後の信号を合波して、WDM信号として出力する。

### 【0085】

図19は第3の実施の形態の出力光信号処理部の構成を示す図である。第3の実施の形態の出力光信号処理部130cは、高速シーケンシャルスイッチ131c、波長変換部132c-1～132c-m、合波器133c、波長分散スロープ制御部134cから構成される。このような構成の出力光信号処理部130cは、WDM数がnならば、λ-XC装置の出力部にn段構成されることになる。

### 【0086】

高速シーケンシャルスイッチ131cは、波長スイッチ部12でスイッチングされた圧縮パルスを、時間単位にシーケンシャルにスイッチング出力する。波長変換部132c-1～132c-mは、入力パルスをあらかじめ決められている波長に変換し、変換後のパルスは同一時間（位相）に出力する。

### 【0087】

合波器133cは、波長変換後のパルスを合波する。また、波長分散スロープ制御部134cは、図16で上述した波長分散スロープ制御部133aと同じ構成要素のものであり、合波信号の各波長の波長分散スロープを制御して、パルス幅を拡大してWDM信号として出力する。図19の出力光信号処理部130cの方が、図18の出力光信号処理部130bよりも回路構成を縮小化できる。

### 【0088】

次にペタビット級のスループットが実現可能な本発明の光クロスコネクト装置について説明する。図20は本発明の光クロスコネクト装置の原理図である。光クロスコネクト装置2（λ-XC装置2）は、ペタビット級のスループットを実現する光クロスコネクトを行う装置であり、波長変換部21-1～21-5、波長スイッチ部20-1～20-5、出力光信号処理部25-1～25-5から構成される。

### 【0089】

また、波長スイッチ部 20-1～20-5 はそれぞれパッシブな光デバイスで構成され、分波器（AWG）22-1～22-5、パルス幅・位相変換部 23a-1～23a-10、23e-1～23e-10、合波器（光カプラ）24-1～24-5 から構成される。

#### 【0090】

波長変換部 21-1～21-5 は、入力する WDM 信号に対し、WDM 信号の WDM 数に等しい数の波長に波長変換する。分波器 22-1～22-5 は、波長変換後の光信号を波長毎に分波する。パルス幅・位相変換部 23a-1～23a-10、23e-1～23e-10 は、分波後の光信号のパルス幅を、WDM 信号の WDM 波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。合波器 24-1～24-5 は、位相変換後の光信号を合波して合波信号を生成する。

#### 【0091】

出力光信号処理部 25-1～25-5 は、波長スイッチ部 20-1～20-5 で振り分けられた光信号に対し、位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM 信号を出力する。

#### 【0092】

次に動作について説明する。図 21 は信号の流れを示す図である。なお、図中の A～E は、図 20 で示した A～E の地点を表す。まず、A 地点においては、図 20 の WDM 1 は、10 Gb/s (100 ps) で波長  $\lambda_1 \sim \lambda_{10}$  の 10 波 (10 チャネル) が波長多重されている。同様に WDM 2～WDM 5 は、10 Gb/s (100 ps) で波長  $\lambda_1 \sim \lambda_{10}$  の 10 波 (10 チャネル) がそれぞれ波長多重されている。

#### 【0093】

B 地点では、波長変換部 21-1～21-5 によって、各 WDM 信号に波長変換が施された信号となる。ここで、装置内部波長数 n は、WDM 数と等しくするので、図 20 の場合、WDM 1～WDM 5 により、n = 5 である。したがって、装置内部波長数は 5 波とするので、λ-XC 装置 2 では例えば、 $\lambda_1 \sim \lambda_5$  を割り当てて、 $\lambda_1 \sim \lambda_{10}$  の入力信号に対し、 $\lambda_1 \sim \lambda_5$  のいずれかの波長に変換

する。

#### 【0094】

例えば、B地点のWDM1について見ると、波長変換としては、 $\lambda 1 \rightarrow \lambda 1$ （波長変換なし）、 $\lambda 2 \rightarrow \lambda 5$ 、… $\lambda 10 \rightarrow \lambda 4$ というように、 $\lambda 1 \sim \lambda 10$ の波長を $\lambda 1 \sim \lambda 5$ の波長のいずれかに変換している。

#### 【0095】

C地点では、分波器22で波長毎に分波されて、パルス幅・位相変換部23によって、パルス幅圧縮、位相変換が施された信号となる。時間分割数は10（=WDM波長数）であるので、100psのパルス幅の入力信号を10分割した10psにパルス圧縮する。また、圧縮信号が同じ位相にこないように位相変換される。例えば、WDM1では、 $\lambda 1 \sim \lambda 5$ の波長が、10psまでパルス幅圧縮され、かつそれぞれ10波の圧縮信号は、時間軸上同じ位置にこないように位相がずらされる。WDM2～WDM5についても同様である。

#### 【0096】

D地点では、合波器24-1～24-5によって合波されて、同じ波長の信号が集められた信号となる。例えば、合波器24-1によって、WDM1では $\lambda 1$ の信号が10波合波する。同様に、WDM2～WDM5では、 $\lambda 2 \sim \lambda 5$ の信号それぞれが10波合波する。

#### 【0097】

E地点では、出力光信号処理部25-1～25-5によって、波長変換、パルス幅拡大が施されたWDM信号となる。出力光信号処理部25-1～25-5は、波長変換処理としては、入力信号の位相からあらかじめ変換すべき波長を認識しており、また、パルス幅拡大としては、元のパルス幅に戻す操作を行う。

#### 【0098】

例えば、出力光信号処理部25-1は、D地点におけるWDM1に対し、10波の $\lambda 1$ のそれぞれの位相から、どの波長に変換するかをあらかじめ認識しており、各波長の位相にもとづき、10波の $\lambda 1$ を $\lambda 1 \sim \lambda 10$ に波長変換する。また、10psを元の100psのパルス幅に拡大する。これにより、光クロスコネクト後のWDM信号として出力する。

### 【0099】

ここで、図20のλ-XC装置2と、図1で示したλ-XC装置1との違いについて説明する。図1のλ-XC装置1では、クロストークが発生するおそれがあった。このため、光ファイバ帯域が50THz、入力光信号のパルス幅が100psのとき、装置内部波長数を入力光信号のWDM数n、パルス幅圧縮による時間分割数をWDM波長数mとして、クロストークが発生しない条件 $n \times m \leq 2500$ （一般式としては、 $n \times m \leq BW_{fiber} \times \Delta T \times 1/2$ ）を満たすように、nとmを設定する必要があった。

### 【0100】

したがって、nとmをそれぞれ任意の値に設定することはできないので、スループットには上限が決まってしまい、ビットレートが10Gb/sなら、 $n \times m = 2500$ のときのスループット2.5Tb/sが最大値であった（この場合でも従来の装置と比べれば、はるかに高いスループットは実現できる）。

### 【0101】

クロストークが発生する原因について説明する。λ-XC装置1でクロストークが発生する理由は、波長スイッチ部12の分波器12a（AWG）で光信号を分波する前に、入力光信号処理部11でWDM信号をパルス幅圧縮して時間分割を行っているからである。すなわち、圧縮信号をAWGに通して分波していることが起因である。

### 【0102】

したがって、λ-XC装置2では、AWGの入力段ではパルス幅圧縮をせずに、AWGの出力段でパルス幅圧縮の処理を行うようとする。すなわち、AWGで分波された信号をパルス幅圧縮して時間分割を行う構成とすれば、クロストークが発生することはない。

### 【0103】

図22はクロストークが発生する要因を持つ構成を示す図である。λ-XC装置1では、 $\lambda_1 \sim \lambda_m$ が多重されたWDM信号を、入力光信号処理部11において、波長変換（ $\lambda_1 \sim \lambda_n$ への変換）、パルス幅圧縮（100ps → 10ps）、位相変換を施して分波器12aへ送出する。

**【0104】**

ここで  $n \times m \leq 2500$  を満たさないときは、入力光信号処理部 11 の出力は隣接チャネル同士に重なりが生じている（位相変換は中心周波数の位置がぶつからないように位相を変換しているが、 $n \times m \leq 2500$  を満たさない場合では、各圧縮信号の側波帯の領域が隣接の圧縮信号と重なってしまう）。

**【0105】**

このような信号を分波器 12a に入力して、波長単位に分波すると、例えば、 $\lambda_1$  を分波したとしても、 $\lambda_2$  の側波帯領域が重なっているため、 $\lambda_2$  の信号情報も切り出されてしまうので、クロストーク（漏話）が生じることとなる。

**【0106】**

図 23 はクロストークが発生しない構成を示す図である。 $\lambda-XC$  装置 2 では、 $\lambda_1 \sim \lambda_m$  が多重された WDM 信号を、まず、波長変換部 21 で波長変換 ( $\lambda_1 \sim \lambda_n$  の変換) を行い、波長変換後の信号を分波器 22 で分波する。そして、パルス幅・位相変換部 23 でパルス幅圧縮、位相変換を施している。

**【0107】**

このような構成にすれば、隣接チャネルに重なりのない WDM 信号を分波して、その後に時間分割しているので、クロストークが発生する要因がなくなる。したがって、 $\lambda-XC$  装置 2 の構成にすれば、クロストークに関しては考慮する必要がなくなるので、WDM 波長数 n と時間分割数 m をそれぞれ独立して設定することができる。

**【0108】**

n、m の値を独立に設定することにより、スループットの上限値もなくなり、ペタビット級のスループットを実現することが可能になる（スループットの特性上の限界はなくなり、技術的、コスト的な上限で決まるようになる）。

**【0109】**

例えば、ビットレートが  $10\text{Gb/s}$  の光信号に対し、装置内部波長数 n が 1000 (1000 チャネル)、1 ps に圧縮するものとして、時間分割数 m が 100 (100 ps を 100 分割) とすると、このときのスループットは、 $1000 \times 100 \times 10\text{Gb/s} = 1\text{Pb/s}$  となる。

### 【0110】

以上説明したように、本発明のλ-XC装置2では、クロストークが発生せずに、ペタビット（Pb/s）級の超大容量のスイッチングを行うことができ、次世代のマルチメディアネットワーク構築に対して大きく寄与することが可能になる（なお、政府の打ち出した「e-JAPAN戦略」では、2005年までに1000万世帯の超高速インターネットアクセス網（100Mb/s×1000万世帯=1Pb/s）に常時接続できる環境を目標としている）。

### 【0111】

なお、λ-XC装置2では、分波した波長毎にパルス幅・位相変換部23を設けることになるので、λ-XC装置1と比較すると、装置規模は大きくなる。したがって、25Tb/s以下のスループットで運用する環境では、λ-XC装置1を適用し、ペタビット級のスループットで運用する環境ではλ-XC装置2を適用するのが望ましい。

### 【0112】

次に光クロスコネクト時に輻輳が生じない本発明のλ-XC装置について説明する。図20で上述したλ-XC装置2では、スループットはペタビット級になって超大容量のスイッチングが可能であるが、波長スイッチ部20-1～20-5のような構成でスイッチングを行うと、パス（スイッチングパス）が同時に設定できないおそれがある。すなわち、波長スイッチ部20-1～20-5は、スイッチング時に目的ポートにパスを張ろうとすると、輻輳が生じる可能性のある閉塞（ブロッキング：blocking）タイプのスイッチである。このため、図20のλ-XC装置2は、ある程度、運用対象が限定できる場合に適用することについては有効である。

### 【0113】

以降では、スイッチング時に輻輳が生じることのない非閉塞（ノンブロッキング：non-blocking）タイプのスイッチ制御を用いた本発明のλ-XC装置について説明する。まず最初に、閉塞タイプ、非閉塞タイプのスイッチの違いと、非閉塞タイプの空間スイッチの構成例について説明する。

### 【0114】

図24は閉塞タイプのスイッチの一例を示す図である。入線が2本、出線が2本の $2 \times 2$ のスイッチSW51～SW54を、1段目にスイッチSW51、SW52を配置し、2段目にスイッチSW53、SW54を配置して、全体で $4 \times 4$ のスイッチを構成する。

### 【0115】

また、スイッチSW51は、入線側にポートp1a、p2a、出線側にポートp3a、p4aを有し、スイッチSW52は、入線側にポートp1b、p2b、出線側にポートp3b、p4bを有し、スイッチSW53は、入線側にポートp1c、p2c、出線側にポートp3c、p4cを有し、スイッチSW54は、入線側にポートp1d、p2d、出線側にポートp3d、p4dを有している。

### 【0116】

そして、ポートp3aとポートp1cがラインL1と接続し、ポートp4aとポートp1dがラインL2と接続し、ポートp3bとポートp2cがラインL3と接続し、ポートp4bとポートp2dがラインL4と接続する。

### 【0117】

このような構成に対し、図に示すパス（スイッチングパス）の向きについて記すと、パスP1（ポートp1a→ポートp3a）、パスP2（ポートp2a→ポートp4a）、パスP3（ポートp1b→ポートp3b）、パスP4（ポートp2b→ポートp4b）、パスP5（ポートp1c→ポートp3c）、パスP6（ポートp2c→ポートp4c）、パスP7（ポートp1d→ポートp3d）、パスP8（ポートp2d→ポートp4d）である。

### 【0118】

このようなパスによって、入信号（s1、s2、s3、s4）は、1段目のスイッチSW51、SW52の入線側から入力してスイッチングされると、2段目のスイッチSW53、SW54の出線側から出信号（s1、s3、s2、s4）の並びで出力されることになる。

### 【0119】

ここで、この状態から、信号s3と信号s2はそのままで、信号s1と信号s4の順番を入れ替えて、入信号（s1、s2、s3、s4）を出信号（s4、s

3、 s 2、 s 1) の並びにスイッチングする場合を考える。

#### 【0120】

信号 s 1 の経路について見ると、スイッチ SW5 1 のパス P 1 は、ポート p 1 a → ポート p 4 a へ向け、ライン L 2 を通った後に、スイッチ SW5 4 のパス P 7 の向きをポート p 1 d → ポート p 4 d へ向けることになる。また、信号 s 4 の経路について見ると、スイッチ SW5 2 のパス P 4 は、ポート p 2 b → ポート p 3 b へ向け、ライン L 3 を通った後に、スイッチ SW5 3 のパス P 6 の向きをポート p 2 c → ポート p 3 c へ向けることになる。

#### 【0121】

ところが、このようなスイッチング操作を行ってしまうと、それぞれのスイッチ内のパスが輻輳してしまうことがわかる（例えば、スイッチ SW5 1 では、パス P 1 とパス P 2 がポート p 4 a でぶつかってしまう）。このため、上記の場合、信号 s 1、 s 4 のみの順番を入れ替えることはできず、信号 s 1、 s 4 の順番を入れ替えるためには、信号 s 2、 s 3 の順番まで入れ替えなければならないことになる（結局、出信号（s 4、 s 2、 s 3、 s 1）とするしかない）。

#### 【0122】

ここで、 $m \times m$  の閉塞スイッチでは、入線  $m - 1$  本に対応する出線が確立してしまうと、スイッチ内の残りの 1 本のパスの行き先が決まってしまう。例えば、図 24 のスイッチ SW5 1 では、ライン L 2 を通すパス P 2 が確立してしまうと、もう一方のパス P 1 はライン L 1 に向かうしかない（最も本数の少ない例である）。このような構成の閉塞タイプのスイッチでは、ある箇所のスイッチングを行おうとすると、上述のように他の箇所まで影響を与えることになる。

#### 【0123】

図 25 は非閉塞タイプのスイッチの一例を示す図である。入線が 2 本、出線が 4 本の  $2 \times 4$  のスイッチ SW6 1 ~ SW6 4 を、1 段目にスイッチ SW6 1、SW6 2 を配置し、2 段目にスイッチ SW6 3、SW6 4 を配置して、全体で  $4 \times 4$  のスイッチを構成する。

#### 【0124】

また、スイッチ SW6 1 は、入線側にポート p 1 a、p 2 a、出線側にポート

p3a～p6aを有し、スイッチSW62は、入線側にポートp1b、p2b、出線側にポートp3b～p6bを有し、スイッチSW63は、入線側にポートp1c～p4c、出線側にポートp5c、p6cを有し、スイッチSW64は、入線側にポートp1d～p4d、出線側にポートp5d、p6dを有している。

#### 【0125】

そして、ポートp3aとポートp1cがラインL1と接続し、ポートp4aとポートp2cがラインL2と接続し、ポートp5aとポートp1dがラインL3と接続し、ポートp6aとポートp2dがラインL4と接続する。

#### 【0126】

さらに、ポートp3bとポートp3cがラインL5と接続し、ポートp4bとポートp4cがラインL6と接続し、ポートp5bとポートp3dがラインL7と接続し、ポートp6bとポートp4dがラインL8と接続する。

#### 【0127】

このような構成に対し、図に示すパス（スイッチングパス）の向きについて記すと、パスP1（ポートp1a→ポートp3a）、パスP2（ポートp2a→ポートp6a）、パスP3（ポートp1b→ポートp3b）、パスP4（ポートp2b→ポートp6b）、パスP5（ポートp1c→ポートp5c）、パスP7（ポートp3c→ポートp6c）、パスP10（ポートp2d→ポートp5d）、パスP12（ポートp4d→ポートp6d）である。

#### 【0128】

このようなパスによって、入信号（s1、s2、s3、s4）は、1段目のスイッチSW61、SW62の入線側から入力してスイッチングされると、2段目のスイッチSW63、SW64の出線側から出信号（s1、s3、s2、s4）の並びで出力されることになる。

#### 【0129】

ここで、この状態から、信号s3と信号s2はそのままで、信号s1と信号s4の順番を入れ替えて、入信号（s1、s2、s3、s4）を出信号（s4、s3、s2、s1）の並びにスイッチングする場合を考える。

#### 【0130】

図26はスイッチング後のパス状態を示す図である。信号s1の経路について見ると、スイッチSW61のパスP1は、ポートp1a→ポートp5aへ向け、ラインL3を通った後に、スイッチSW64からパスP9の向きをポートp1dからポートp6dへ向けることになる。また、信号s4の経路について見ると、スイッチSW62のパスP4は、ポートp2b→ポートp4bへ向け、ラインL6を通った後に、スイッチSW63からパスP8の向きをポートp4cからポートp5cへ向けることになる。

#### 【0131】

図からわかるように、このようなスイッチング操作を行っても、それぞれのスイッチ内のパスが輻輳することはない（信号s3、s2の経路はそのまま）。したがって、信号s1、s4のみの順番を入れ替えることができ、信号(s4、s3、s2、s1)とすることができます。

#### 【0132】

このように、入線の本数に対して、およそ2倍近くの本数の出線を持つスイッチを多段に組み合わせれば、入線m-1本に対応する出線が確立しても、スイッチ内の残り1本のパスの行き先が固定的に決まってしまうことはなくなる。例えば、図26のスイッチSW61では、ラインL4を通すパスP2が確立しても、もう一方のパスP1は残り3通り（ポートp3a～p5a）のラインL1～L3の選択性がある。このような構成の非閉塞タイプのスイッチでは、他の箇所に影響を与えることなく、ある箇所のスイッチングを自由に行うことができる。

#### 【0133】

次に非閉塞タイプの空間スイッチの例について図27～図30を用いて説明する。図27は非閉塞タイプの空間スイッチの構成を示す図である。空間スイッチSW10は、2段構成からなり、1段目に入線がm本、出線がm・n本のm×m・nのスイッチSW11-1～SW11-nと、2段目に入線がm・n本、出線がm本のm・n×mのスイッチSW12-1～SW12-nとから構成され、全体でm・n×m・nのスイッチである。また、1段目のm×m・nスイッチはn個、2段目のm・n×mスイッチはn個なので、全体でm×m・nスイッチが2n個ある（1段目と2段目は同じスイッチ）。

### 【0134】

さらに、1段目のスイッチSW1 1-1の出線は、m本のラインの束がnあり、m本の各ライン束は、2段目のスイッチSW1 2-1～SW1 2-nとそれぞれ接続する。スイッチSW1 1-2～SW1 1-nからの出線も同様にして、2段目のスイッチSW1 2-1～SW1 2-nとそれぞれ接続する。

### 【0135】

ここで、1段目の単位スイッチ（スイッチSW1 1-1～SW1 1-nのいずれかのスイッチのこと）の入線m-1本に対応する出線が確立した場合、残り1本が張れるパスの本数は、出線本数から $(m-1)$ を引いて、 $m \cdot n - (m-1) = m(n-1) + 1$ である。したがって、 $m(n-1) + 1$ 通りに自由にパスが張れるので、空間スイッチSW1 0は非閉塞タイプである。

### 【0136】

図28は非閉塞タイプの空間スイッチの構成を示す図である。空間スイッチSW2 0は、3段構成からなり、1段目に入線がm本、出線が $(2m-1)$ 本の $m \times (2m-1)$ のスイッチSW2 1-1～SW2 1-nと、2段目に入線がn本、出線がn本の $n \times n$ のスイッチSW2 2-1～SW2 2-(2m-1)と、3段目に入線が $(2m-1)$ 本、出線がm本の $(2m-1) \times m$ のスイッチSW2 3-1～SW2 3-nとから構成され、全体で $m \cdot n \times m \cdot n$ のスイッチである。

### 【0137】

また、1段目の $m \times (2m-1)$ スイッチがn個、2段目の $n \times n$ スイッチが $(2m-1)$ 個、3段目の $(2m-1) \times m$ スイッチがn個なので、全体で $m \times (2m-1)$ スイッチが $2n$ 個（1段目と3段目は同じスイッチ）、 $n \times n$ スイッチが $(2m-1)$ 個ある。

### 【0138】

さらに、1段目のスイッチSW2 1-1の出線は、 $2m-1$ 本なので、1本づつ2段目のスイッチSW2 2-1～SW2 2-(2m-1)とそれぞれ接続する。スイッチSW2 1-2～SW2 1-nからの出線も同様にして、2段目のスイッチSW2 2-1～SW2 2-(2m-1)とそれぞれ接続する。

## 【0139】

また、2段目のスイッチSW22-1の出線は、n本なので、1本づつ3段目のスイッチSW23-1～SW23-nとそれぞれ接続する。スイッチSW22-2～SW22-(2m-1)からの出線も同様にして、3段目のスイッチSW23-1～SW23-nとそれぞれ接続する。

## 【0140】

ここで、1段目の単位スイッチの出線は(2m-1)本であるから、1段目の単位スイッチから2段目の(2m-1)個のスイッチSW22-1～22-(2m-1)へ向かうパスの本数は(2m-1)本である。また、3段目の単位スイッチの入線は(2m-1)本であるから、2段目の(2m-1)個のスイッチSW22-1～22-(2m-1)それぞれから3段目の単位スイッチへ向かうパスの本数は(2m-1)本である。

## 【0141】

したがって、1段目スイッチの入線m-1本に対応する出線が確立し、3段目スイッチの入線m-1本に対応する出線が確立した場合でも、(2m-1)-(m-1)=m本のパスが1段目→3段目に張ることができるので、空間スイッチSW20は非閉塞タイプである。なお、多段構成の非閉塞スイッチは、Clos型スイッチとも呼ばれる（Charles Closによって提案されたことによる）。

## 【0142】

図29は非閉塞タイプの空間スイッチの構成を示す図である。図28の変形例である空間スイッチSW30は、3段構成からなり、1段目に入線がm本、出線が2m本のm×2mのスイッチSW31-1～SW31-nと、2段目に入線がm本、出線がm本のm×mのスイッチSW32-1～SW32-2nと、3段目に入線が2m本、出線がm本の2m×mのスイッチSW33-1～SW33-nとから構成され、全体でm·n×m·nのスイッチである（m>nでm、nは偶数）。

## 【0143】

また、1段目のm×2mスイッチがn個、2段目のm×mスイッチが2n個、3段目の2m×mスイッチがn個なので、全体でm×2mスイッチが2n個（1

段目と3段目は同じスイッチ)、 $m \times m$ スイッチが $2n$ 個ある。

#### 【0144】

さらに、1段目のスイッチSW3 1-1の出線は2m本であり、この2m本が $m/n$ ( $m/n$ は整数)本のライン束ごとに2段目のスイッチSW3 2-1～SW3 2-2nとそれぞれ接続する。スイッチSW3 1-2～SW3 2-nからの出線も同様にして、2段目のスイッチSW3 2-1～SW3 2-2nとそれぞれ接続する。

#### 【0145】

また、2段目のスイッチSW3 2-1の出線はm本であり、このm本が $m/n$ 本のライン束ごとに3段目のスイッチSW3 3-1～SW3 3-nとそれぞれ接続する。スイッチSW3 2-2～SW3 2-nからの出線も同様にして、3段目のスイッチSW3 3-1～SW3 3-nとそれぞれ接続する。

#### 【0146】

ここで、1段目の単位スイッチの出線は2m本であるから、1段目の単位スイッチから2段目の $2n$ 個のスイッチSW3 2-1～3 2-2nへ向かうパスの本数は2m本である。また、3段目の単位スイッチの入線は2m本であるから、2段目の $2n$ 個のスイッチSW3 2-1～3 2-2nそれから3段目の単位スイッチへ向かうパスの本数は2m本である。

#### 【0147】

したがって、1段目スイッチの入線 $m-1$ 本に対応する出線が確立し、3段目スイッチの入線 $m-1$ 本に対応する出線が確立した場合でも、 $2m-(m-1)= (m+1)$ 本のパスが1段目→3段目に張ることができるので、空間スイッチSW3 0は非閉塞タイプである。

#### 【0148】

図30は非閉塞タイプの空間スイッチの構成を示す図である。図28の変形例である空間スイッチSW4 0は、3段構成からなり、1段目に入線がm本、出線が $2m$ 本の $m \times 2m$ のスイッチSW4 1-1～SW4 1-nと、2段目に入線が $2m$ 本、出線が $2m$ 本の $2m \times 2m$ のスイッチSW4 2-1～SW4 2-nと、3段目に入線が $2m$ 本、出線がm本の $2m \times m$ のスイッチSW4 3-1～SW4

$3 - n$  とから構成され、全体で  $m \cdot n \times m \cdot n$  のスイッチである ( $m, n$  は偶数)。

### 【0149】

また、1段目の  $m \times 2m$  スイッチが  $n$  個、2段目の  $2m \times 2m$  スイッチが  $n$  個、3段目の  $2m \times m$  スイッチが  $n$  個なので、全体で  $m \times 2m$  スイッチが  $2n$  個 (1段目と3段目は同じスイッチ)、 $2m \times 2m$  スイッチが  $n$  個ある (図29で示した空間スイッチ SW30 よりもスイッチ構成数は少なくなる)。

### 【0150】

さらに、1段目のスイッチ SW41-1 の出線は 2m 本であり、この 2m 本が  $2m/n$  ( $2m/n$  は整数) 本のライン束ごとに 2段目のスイッチ SW42-1 ~ SW42-n とそれぞれ接続する。スイッチ SW41-2 ~ SW42-n からの出線も同様にして、2段目のスイッチ SW42-1 ~ SW42-n とそれぞれ接続する。

### 【0151】

また、2段目のスイッチ SW42-1 の出線は 2m 本であり、この 2m 本が  $2m/n$  本のライン束ごとに 3段目のスイッチ SW43-1 ~ SW43-n とそれぞれ接続する。スイッチ SW42-2 ~ SW42-n からの出線も同様にして、3段目のスイッチ SW43-1 ~ SW43-n とそれぞれ接続する。

### 【0152】

ここで、1段目の単位スイッチの出線は 2m 本であるから、1段目の単位スイッチから 2段目の  $n$  個のスイッチ SW42-1 ~ 42-n へ向かうバスの本数は 2m 本である。また、3段目の単位スイッチの入線は 2m 本であるから、2段目の  $n$  個のスイッチ SW42-1 ~ 42-2n それから 3段目の単位スイッチへ向かうバスの本数は 2m 本である。

### 【0153】

したがって、1段目スイッチの入線  $m-1$  本に対応する出線が確立し、3段目スイッチの入線  $m-1$  本に対応する出線が確立した場合でも、 $2m-(m-1)= (m+1)$  本のバスが 1段目 → 3段目に張ることができるので、空間スイッチ SW40 は非閉塞タイプである。

**【0154】**

次に非閉塞タイプのスイッチを用いた本発明のλ-XC装置の構成及び動作について説明する。図31は非閉塞タイプのλ-XC装置の構成を示す図である。λ-XC装置3は、入力光信号のWDM数をn、入力光信号の多重されている波長が $\lambda_1 \sim \lambda_m$ でWDM波長数をmとしたとき、 $m > n$ の場合に、完全非閉塞の光クロスコネクトを行う装置である。λ-XC装置3は、非閉塞タイプとして、図30の空間スイッチSW40を応用した装置（空間スイッチの非閉塞タイプとなるスイッチング理論を適用した装置）である。

**【0155】**

λ-XC装置3は、波長変換部31-1～31-n、波長スイッチ部40、波長変換・パルス幅拡大部32-1～32-n、波長スイッチ部50、波長変換・パルス幅拡大部33-1～33-nから構成される。

**【0156】**

波長スイッチ部40は、分波器41-1～41-nと、WDM1の光信号を処理する光信号処理部42-1-1～42-1-2mからWDMnの光信号を処理する光信号処理部42-n-1～42-n-2m（WDM2以降の光信号処理部は図示せず）と、合波器43-1～43-nとから構成される。

**【0157】**

波長スイッチ部50は、分波器51-1～51-nと、WDM1の光信号を処理する光信号処理部52-1-1～52-1-2mからWDMnの光信号を処理する光信号処理部52-n-1～52-n-2m（WDM2以降の光信号処理部は図示せず）と、合波器53-1～53-nとから構成される。

**【0158】**

構成要素の個数を示すと、入力光信号のWDM数がnなので、波長変換部31、分波器41、51、波長変換・パルス幅拡大部32、33、合波器43、53はそれぞれn個ある。また、λ-XC装置3内の波長変換部31、波長変換・パルス幅拡大部32では、 $\lambda_1 \sim \lambda_m$ の波長数の入力WDM信号に対して、波長変換を行って、 $\lambda_1 \sim \lambda_2 m$ の波長数まで増加するため（装置内部波長数は入力信号の波長の倍に設定する）、WDM1用の光信号処理部42-1は2m個、WD

M2用の光信号処理部42-2は2m個、さらにWDMn用の光信号処理部42-nは2m個ある。したがって、光信号処理部42は(2m×n)個ある。

#### 【0159】

同様に、光信号処理部52-1は2m個、光信号処理部52-2は2m個、さらに光信号処理部52-nは2m個なので、光信号処理部52は(2m×n)個ある。

#### 【0160】

次に光信号処理部42と合波器43との接続関係及び光信号処理部52と合波器53との接続関係について説明する。合波器43は、光信号処理部42の出力ファイバに対し、WDM1～WDMnごとに、 $2m/n$ ( $2m/n$ は整数)本単位の出力ファイバと接続する。また、同様にして合波器53は、光信号処理部52の出力ファイバに対し、WDM1～WDMnごとに、 $2m/n$ 本単位の出力ファイバと接続する(なお、図を簡略化するために、図31中に示す太実線は、 $2m/n$ 本単位のファイバ及びその本数分の光信号処理部が配置してあることを示す)。

#### 【0161】

例えば、合波器43-1について見ると、合波器43-1には、WDM1の信号を処理する光信号処理部42-1-1～42-1-(2m/n)からの出力ファイバと、2段目のWDM2の信号を処理する、図示しない光信号処理部42-2-1～42-2-(2m/n)からの出力ファイバと、最終段のWDMnの信号を処理する、図示しない光信号処理部42-n-1～42-n-(2m/n)からの出力ファイバとが接続する。

#### 【0162】

図32は光信号処理部と合波器の接続関係を示す図である。この図は、光信号処理部と合波器の接続関係をわかりやすく説明するための図で、n=2、m=2の簡単な例を示している。

#### 【0163】

このような構成では、 $2m/n=2$ であるので、合波器43-1、43-2は、光信号処理部42-1-1～42-1-4、42-2-1～42-2-4の出

力ファイバに対し、WDM 1、WDM 2 ごとに、 $2 (= 2 \text{ m}/n)$  本単位の出力ファイバと接続する。

#### 【0164】

すなわち、光信号処理部 42-1-1、42-1-2 からの 2 本の出力ファイバは合波器 43-1 と接続し、光信号処理部 42-1-3、42-1-4 からの 2 本の出力ファイバは合波器 43-2 と接続する。同様に光信号処理部 42-2-1、42-2-2 からの 2 本の出力ファイバは合波器 43-1 と接続し、光信号処理部 42-2-3、42-2-4 からの 2 本の出力ファイバは合波器 43-2 と接続する。光信号処理部 52 と合波器 53 との接続関係についても上記と同様な接続形式である。

#### 【0165】

次に動作について説明する。波長変換部 31-1～31-n それぞれは、入力する WDM 信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成する。分波器 41-1～41-n は、波長変換後の光信号を波長毎に分波する。光信号処理部 42 は、入力する単位波長の光信号に対し、波長変換、パルス幅圧縮、位相変換の処理を行う。ここでは、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成する。そして、時間分割数  $2 \text{ m}$  ( $\lambda - XC$  装置 1、2 では時間分割数は  $m$  であったが、 $\lambda - XC$  装置 3 及び後述の  $\lambda - XC$  装置 4 では  $2 \text{ m}$  とする) でパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。

#### 【0166】

合波器 43-1～43-n は、位相変換後の光信号を合波する。例えば、合波器 43-1 は  $\lambda_1$  のパルスのみ集線して合波し、合波器 43-n は  $\lambda_n$  のパルスのみ集線して合波する。波長変換・パルス幅拡大部 32-1～32-n は、波長スイッチ部 40 からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大する。

#### 【0167】

分波器 51-1～51-n は、波長変換・パルス幅拡大部 32-1～32-n からの出力を波長毎に分波する。光信号処理部 52 は、入力する単位波長の光信

号に対し、波長変換、パルス幅圧縮、位相変換の処理を行う。上記と同様に、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。

#### 【0168】

合波器53-1～53-nは、位相変換後の光信号を合波する。例えば、合波器53-1は $\lambda_1$ のパルスのみ集線して合波し、合波器53-nは $\lambda_n$ のパルスのみ集線して合波する。波長変換・パルス幅拡大部33-1～33-nは、波長スイッチ部50からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成し、パルス幅を拡大して、光クロスコネクト処理後のWDM信号を送出する。

#### 【0169】

このように、本発明の $\lambda-X C$ 装置3は、波長スイッチ部を2段構成とし、波長スイッチ部40、50内では、前段の分波器で2m波分の波長分波を行った後に、時間分割数を2mとしてパルス幅を圧縮し、2m/n本を $\lambda_1 \sim \lambda_n$ に割り付けて、後段の分波器に接続する構成とした。

#### 【0170】

このような構成にすることで、図30で示した空間スイッチSW40と等価的に同じスイッチ構成となるので、 $\lambda-X C$ 装置3は、非閉塞タイプのスイッチング（光クロスコネクト）を行うことが可能になる。

#### 【0171】

図33、図34は $\lambda-X C$ 装置3と空間スイッチSW40との対応関係を示す図である。 $\lambda-X C$ 装置3の波長変換部31の入力から光信号処理部42の出力までの区間Aは、空間スイッチSW40の1段目の $m \times 2m$ スイッチに対応し、合波器43の入力から光信号処理部52の出力までの区間Bは、空間スイッチSW40の2段目の $2m \times 2m$ スイッチに対応し、光信号処理部52の入力から波長変換・パルス幅拡大部33の出力までの区間Cは、空間スイッチSW40の3段目の $2m \times m$ スイッチに対応する。

#### 【0172】

一方、空間スイッチSW40の区間aに対し、 $\lambda-X C$ 装置3のWDM1～W

DMnの物理的な入力線は1本であるが、波長が $\lambda_1 \sim \lambda_m$ であるため、波長レベルでみると、m本の信号入力としてよく、 $m \times 2 m$ スイッチの入線数と等しい。

### 【0173】

区間bに対し、光信号処理部42の出力ファイバは $2 m / n$ 本束ねて、n個の合波器43それぞれに接続するので、 $m \times 2 m$ スイッチの出線と $2 m \times 2 m$ スイッチの入線との関係と等しい。

### 【0174】

区間cに対し、光信号処理部52の出力ファイバは $2 m / n$ 本束ねて、n個の合波器53それぞれに接続するので、 $2 m \times 2 m$ スイッチの出線と $2 m \times m$ スイッチの入線との関係と等しい。

### 【0175】

区間dに対し、λ-XC装置3のWDM1～WDMnの物理的な出力線は1本であるが、波長が $\lambda_1 \sim \lambda_m$ であるため、波長レベルでみると、m本の信号出力としてよく、 $2 m \times m$ スイッチの出線数と等しい。したがって、λ-XC装置3は、空間スイッチSW40と等価的に等しい構成を持つので、非閉塞スイッチとなる。

### 【0176】

次に $m \leq n$ のときの非閉塞タイプのλ-XC装置について説明する。図35は非閉塞タイプのλ-XC装置の構成を示す図である。λ-XC装置4は、入力光信号のWDM数をn、入力光信号の多重されている波長が $\lambda_1 \sim \lambda_m$ でWDM波長数をmとしたとき、 $m \leq n$ の場合に、完全非閉塞の光クロスコネクトを行う装置である。λ-XC装置4は、非閉塞タイプとして、図30の空間スイッチSW40を応用した装置である。

### 【0177】

λ-XC装置4は、波長変換部41-1～41-n、波長スイッチ部60、波長変換・パルス幅拡大部42-1～42-n、波長スイッチ部70、波長変換・パルス幅拡大部43-1～43-nから構成される。

### 【0178】

波長スイッチ部 60 は、分波器 61-1 ~ 61-n と、WDM1 の光信号を処理する光信号処理部 62-1-1 ~ 62-1-n から WDMn の光信号を処理する光信号処理部 62-n-1 ~ 62-n-n と、合波器 63-1 ~ 63-n とから構成される。

#### 【0179】

波長スイッチ部 70 は、分波器 71-1 ~ 71-n と、WDM1 の光信号を処理する光信号処理部 72-1-1 ~ 72-1-n から WDMn の光信号を処理する光信号処理部 72-n-1 ~ 72-n-n と、合波器 73-1 ~ 73-n とから構成される。

#### 【0180】

構成要素の個数を示すと、入力光信号のWDM数が n なので、波長変換部 41 、分波器 61 、 71 、波長変換・パルス幅拡大部 42 、 43 、合波器 63 、 73 はそれぞれ n 個ある。また、  $\lambda$ -XC 装置 4 内の波長変換部 41 、波長変換・パルス幅拡大部 42 では、  $\lambda_1 \sim \lambda_m$  の波長数の入力WDM信号に対して、波長変換を行って、  $\lambda_1 \sim \lambda_n$  の波長数とするため ( $m \leq n$ ) 、WDM1 用の光信号処理部 62-1 は n 個、WDM2 用の光信号処理部 62-2 は n 個、さらに WDMn 用の光信号処理部 62-n は n 個ある。したがって、光信号処理部 62 は (n × n) 個ある。同様に、光信号処理部 72-1 は n 個、光信号処理部 72-2 は n 個、さらに光信号処理部 72-n は n 個なので、光信号処理部 72 は (n × n) 個ある。

#### 【0181】

次に光信号処理部 62 と合波器 63 との接続関係及び光信号処理部 72 と合波器 73 との接続関係について説明する。合波器 63 は、光信号処理部 62 の出力ファイバ 1 本ごとと接続する。同様に合波器 73 は、光信号処理部 72 の出力ファイバ 1 本ごとと接続する。

#### 【0182】

例えば、合波器 63-1 について見ると、合波器 63-1 には、WDM1 の信号を処理する光信号処理部 62-1-1 の出力ファイバと、2段目のWDM2 の信号を処理する、図示しない光信号処理部 62-2-1 の出力ファイバと、最終

段のWDM n の信号を処理する、図示しない光信号処理部 6 2 - n - 1 の出力ファイバとが接続する。

#### 【0183】

次に動作について説明する。波長変換部 4 1 - 1 ~ 4 1 - n は、入力するWDM信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の波長を生成する。分波器 6 1 - 1 ~ 6 1 - n は、波長変換後の光信号を波長毎に分波する。

#### 【0184】

光信号処理部 6 2 は、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成し、かつ時間分割数 2 m でパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。合波器 6 3 - 1 ~ 6 3 - n は、位相変換後の光信号を合波する。

#### 【0185】

波長変換・パルス幅拡大部 4 2 - 1 ~ 4 2 - n は、波長スイッチ部 6 0 からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大する。分波器 7 1 - 1 ~ 7 1 - n は、波長変換・パルス幅拡大部 4 2 - 1 ~ 4 2 - n からの出力を波長毎に分波する。光信号処理部 7 2 は、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成し、かつ時間分割数 2 m でパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。

#### 【0186】

合波器 7 3 - 1 ~ 7 3 - n は、位相変換後の光信号を合波する。波長変換・パルス幅拡大部 4 3 - 1 ~ 4 3 - n は、波長スイッチ部 7 0 からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大する。

#### 【0187】

このように、本発明の  $\lambda$ -XC 装置 4 は、波長スイッチ部を 2 段構成とし、波長スイッチ部 6 0 、 7 0 内では、前段の分波器で n 波分の波長分波を行った後、時間分割数を 2 m としてパルス幅圧縮して、各圧縮信号を  $\lambda_1 \sim \lambda_n$  に割り付けて、後段の分波器に接続する構成とした。

#### 【0188】

このような構成にすることで、図30で示した空間スイッチ SW40と等価的に同じスイッチ構成となるので、λ-XC装置4は、非閉塞タイプのスイッチング（光クロスコネクト）を行うことが可能になる。

#### 【0189】

図36、図37はλ-XC装置4と空間スイッチ SW40との対応関係を示す図である。λ-XC装置4の波長変換部41の入力から光信号処理部62の出力までの区間Aは、空間スイッチ SW40の1段目の $m \times 2m$ スイッチに対応し、合波器63の入力から光信号処理部72の出力までの区間Bは、空間スイッチ SW40の2段目の $2m \times 2m$ スイッチに対応し、光信号処理部72の入力から波長変換・パルス幅拡大部43の出力までの区間Cは、空間スイッチ SW40の3段目の $2m \times m$ スイッチに対応する。

#### 【0190】

一方、空間スイッチ SW40の区間aに対し、λ-XC装置4のWDM1～WDMnの物理的な入力線は1本であるが、波長が $\lambda_1 \sim \lambda_m$ であるため、波長レベルでみると、m本の信号入力としてよく、 $m \times 2m$ スイッチの入線数と等しい。

#### 【0191】

区間bに対し、光信号処理部62の出力ファイバは1本ごと、n個の合波器63それぞれに接続するので、光信号処理部62-1-1～62-1-nからの物理的な出力線はn本、合波器63-1の物理的な入力線はn本であるが（他の光信号処理部、合波器についても同様）、時間分割数を2mとしているため、 $m \times 2m$ スイッチの出線と $2m \times 2m$ スイッチの入線の関係と等しい。

#### 【0192】

ここでは、 $m \leq n$ という条件なので例えば、 $m=10$ 、 $n=10$ として、100psの入力の場合を考えると、 $\lambda_1 \sim \lambda_m$  ( $\lambda_1 \sim \lambda_{10}$ ) が波長変換部41-1で波長変換されて $\lambda_1 \sim \lambda_n$  ( $\lambda_1 \sim \lambda_{10}$ ) になり、分波器61-1で10波の信号が分波される。

#### 【0193】

光信号処理部62-1-1～62-1-10は、分波された10波の信号の波

長変換、パルス幅圧縮、位相変換を行うが、時間分割数が2 m (= 20) なので、1つの圧縮パルス幅は5 p sとなる。すると、位相変換では、100 p sの間隔内に5 p sの位相の配置の仕方が20通りあることになるので、 $m \times 2 m$ スイッチの出線2 m (= 20) の本数と等価的に等しいことになる。

#### 【0194】

すなわち、光信号処理部62-1-1～62-1-10それぞれの10本の出力線から、100 p s間隔内に時間分割数10のときの10 p sパルスを、位相をそれぞれずらして出力することは、出力線は10本そのままであるが、100 p s間隔内に時間分割数20のときの5 p sパルスを、位相をそれぞれずらして出力することは、出力線は等価的に20本あるものとしてよい。

#### 【0195】

また、光信号処理部62-1-1～62-1-10それぞれの1本当たりの出力を見た場合、10 p sの時間を割り当てることができるので、5 p sのパルスの配置の仕方は2通りあることになり、光信号処理部62-1-1～62-1-10から2本 (= 2 m / n = 2 · 10 / 10) の出力線が出ているものと等価的にみなしてよい。なお、区間cは区間bと、区間dは区間aと同様な考え方で等価であることがいえるので説明は省略する。

#### 【0196】

次に完全非閉塞タイプのλ-XC装置に対する性能予測について説明する。λ-XC装置3の波長変換部31による波長変換後の波長数を2000波とし、時間分割数を2000分割とする。波長変換部31では、入力光信号の波長数を2倍に変換するので、この場合、装置に入力する光信号の波数は1000波入力となる。また、圧縮パルス幅は、100 p s / 2000なので50 f sである。

#### 【0197】

また、λ-XC装置3の装置内の光ファイバで、圧縮パルスが最も多重される光ファイバでは1000波立つことになる。図38は圧縮パルスの変調帯域の広がりを示す図である。1000波の立て方を10 GHz間隔とすると、λ1～λ1000の圧縮パルスが占める帯域は10 THz (= 10 GHz × 1000) となる。

**【0198】**

一方、1つの波長信号を50 fsまで情報圧縮した場合、この50 fsの圧縮パルスの実際の変調帯域は20 THzである（入力時は100 psの変調帯域10 GHzのものが50 fsまで圧縮されて変調帯域が20 THzまで広がっている）。

**【0199】**

ここで、10 GHz間隔で1000波立てられた状態における変調帯域に対して、1000波の圧縮パルス全体が占める変調帯域は、最短波長 $\lambda_1$ と最長波長 $\lambda_{1000}$ の変調帯域の広がりをみればよい。1000波圧縮パルスが立てられた状態で、 $\lambda_1$ 、 $\lambda_{1000}$ は図のような広がりの変調帯域となるので、1000波の圧縮パルス全体の帯域は50 THzとなる。

**【0200】**

光ファイバ帯域は50 THzであるので、光ファイバ帯域内に1000波の圧縮パルスの帯域が収まることがわかる。すなわち、完全非閉塞タイプで最も装置内部波長数が多くなる $\lambda$ -XC装置3に対し、光ファイバ帯域内で、入力光信号が1000波、時間分割数を2000分割とした光クロスコネクトを実行可能であることがわかる。

**【0201】**

一方、入力光信号のWDM数がnでWDM波長数がmのとき、 $m \leq n$ の $\lambda$ -XC装置4に関しては、 $m = 1000$ 波、 $n = 1000$ 本とすれば、 $\lambda$ -XC装置4のスループットは、 $1000 \times 1000 \times 10 \text{ Gb/s} = 10 \text{ Pb/s}$ となる。このように、ペタビット級のスループットで、かつ完全非閉塞な光クロスコネクトを実現することが可能になる。

**【0202】**

(付記1) 光信号の光クロスコネクトを行う光クロスコネクト装置において

入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換し、かつWDM信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う入力

光信号処理部と、

パッシブな光デバイスで構成して、前記入力光信号処理部で処理された光信号を、同じ波長毎に振り分ける波長スイッチ部と、

前記波長スイッチ部で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する出力光信号処理部と、

を有することを特徴とする光クロスコネクト装置。

#### 【0203】

(付記2) 入力光信号のWDM数nを装置内部波長数とし、WDM波長数mをパルス幅圧縮による時間分割数とした際、スイッチサイズn×mを、光ファイバ帯域×入力光信号パルス幅×0.5以下に制限することを特徴とする付記1記載の光クロスコネクト装置。

#### 【0204】

(付記3) 前記波長スイッチ部は、波長毎に分波する分波器と、分波後の光信号に対して同じ波長の光信号を合波する合波器と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

#### 【0205】

(付記4) 前記波長スイッチ部は、入力光信号のWDM数がnの場合に、n本の光信号を1本に集線するWDMカプラと、集線された光信号を波長毎に分波する分波器と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

#### 【0206】

(付記5) 前記入力光信号処理部は、入力WDM信号を波長毎に分波する分波器と、波長指定信号にもとづき、分波後の信号の波長変換を行う波長変換部と、波長変換後の信号のパルス幅圧縮を行うパルス幅圧縮部と、位相指定信号にもとづき、圧縮信号の位相を変換する可変ディレイと、位相変換された圧縮信号を合波する合波器と、前記波長指定信号及びスイッチング出力後の信号にもとづき前記位相指定信号を設定する入力光変換制御部と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

**【0207】**

(付記6) 前記入力光信号処理部は、入力WDM信号を波長毎に分波する分波器と、波長指定信号にもとづき、波長可変の制御パルスを生成し、かつ位相指定信号にもとづく位相で、前記制御パルスを出力する制御パルス生成部と、入射された分波後の信号と前記制御パルスとに対して、前記制御パルスと重なった部分の光信号を出力する非線形光ループミラーと、前記非線形光ループミラーからの出力を合波するWDMカプラと、前記波長指定信号及び合波出力後の信号にもとづき前記位相指定信号を設定する入力光変換制御部と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

**【0208】**

(付記7) 前記出力光信号処理部は、波長が時間的に連続して変化するチャーブパルスを発光するチャーブパルス光源と、前記波長スイッチ部の出力光信号と前記チャーブパルスとに対して、前記出力光信号と重なった前記チャーブパルスの部分の波長の光信号を出力する非線形光ループミラーと、前記非線形光ループミラーからの出力に対して、最短波長パルスの最短波長分散と、最長波長パルスの最長波長分散とを検出し、前記最短波長分散と前記最長波長分散間の波長分散スロープを平坦化する波長分散スロープ制御部と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

**【0209】**

(付記8) 前記出力光信号処理部は、前記波長スイッチ部の出力光信号を、時間単位にシーケンシャルにスイッチング出力するシーケンシャルスイッチと、スイッチング後の信号の波長変換を行う波長変換部と、波長変換後の信号のパルス幅拡大を行うパルス幅拡大部と、パルス幅拡大後の信号を合波する合波器と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

**【0210】**

(付記9) 前記出力光信号処理部は、前記波長スイッチ部の出力光信号を、時間単位にシーケンシャルにスイッチング出力するシーケンシャルスイッチと、スイッチング後の信号の波長変換を行う波長変換部と、波長変換後の信号を合波する合波器と、合波後の信号に対して、最短波長パルスの最短波長分散と、最長

波長パルスの最長波長分散とを検出し、前記最短波長分散と前記最長波長分散間の波長分散スロープを平坦化する波長分散スロープ制御部と、から構成されることを特徴とする付記1記載の光クロスコネクト装置。

### 【0211】

(付記10) 光信号の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換する波長変換部と、

波長変換後の光信号を波長毎に分波する分波器と、分波後の光信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行うパルス幅・位相変換部と、位相変換後の光信号を合波する合波器と、から構成される波長スイッチ部と、

前記波長スイッチ部で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する出力光信号処理部と、

を有することを特徴とする光クロスコネクト装置。

### 【0212】

(付記11) 入力光信号のWDM数nを装置内部波長数とし、WDM波長数mをパルス幅圧縮による時間分割数とした際、nとmを独立に設定することを特徴とする付記10記載の光クロスコネクト装置。

### 【0213】

(付記12) 入力光信号のWDM数をn、入力光信号の多重されている波長が $\lambda_1 \sim \lambda_m$ でWDM波長数がmであって、 $m > n$ の場合に、非閉塞の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$ の波長を生成するn個の波長変換部と、

波長変換後の光信号を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$ の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相

変換を行う  $(2m \times n)$  個の第1の光信号処理部と、前記第1の光信号処理部の出力ファイバに対し、 $2m/n$  本ごとの出力ファイバと接続して、位相変換後の光信号を合波する  $n$  個の合波器と、から構成される第1の波長スイッチ部と、

前記第1の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大する  $n$  個の第1の波長変換・パルス幅拡大部と、

前記第1の波長変換・パルス幅拡大部からの出力を波長毎に分波する  $n$  個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成し、かつ時間分割数  $2m$  でパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う  $(2m \times n)$  個の第2の光信号処理部と、前記第2の光信号処理部の出力ファイバに対し、 $2m/n$  本ごとの出力ファイバと接続して、位相変換後の光信号を合波する  $n$  個の合波器と、から構成される第2の波長スイッチ部と、

前記第2の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大する  $n$  個の第2の波長変換・パルス幅拡大部と、

を有することを特徴とする光クロスコネクト装置。

#### 【0214】

(付記13) 入力光信号のWDM数を  $n$ 、入力光信号の多重されている波長が  $\lambda_1 \sim \lambda_m$  でWDM波長数が  $m$  であって、 $m \leq n$  の場合に、非閉塞の光クロスコネクトを行う光クロスコネクト装置において、

入力するWDM信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の波長を生成する  $n$  個の波長変換部と、

波長変換後の光信号を波長毎に分波する  $n$  個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成し、かつ時間分割数  $2m$  でパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う  $(n \times n)$  個の第1の光信号処理部と、前記第1の光信号処理部の出力ファイバ1本ごとと接続して、位相変換後の光信号を合波する  $n$  個の合波器と、から構成される第1の波長スイッチ部と、

前記第1の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大するn個の第1の波長変換・パルス幅拡大部と

前記第1の波長変換・パルス幅拡大部からの出力を波長毎に分波するn個の分波器と、分波後の光信号に対し、波長変換を行って、 $\lambda_1 \sim \lambda_n$  の中のいずれかの波長を生成し、かつ時間分割数2mでパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う（n×n）個の第2の光信号処理部と、前記第2の光信号処理部の出力ファイバ1本ごとと接続して、位相変換後の光信号を合波するn個の合波器と、から構成される第2の波長スイッチ部と、

前記第2の波長スイッチ部からの出力に対し、波長変換を行って、 $\lambda_1 \sim \lambda_m$  の波長を生成し、パルス幅を拡大するn個の第2の波長変換・パルス幅拡大部と

を有することを特徴とする光クロスコネクト装置。

### 【0215】

#### 【発明の効果】

以上説明したように、本発明の光クロスコネクト装置は、入力するWDM信号に対し、波長変換、パルス幅圧縮、位相変換を行った後に、パッシブな光デバイスで構成した波長スイッチ部で同じ波長毎に振り分け、振り分けられた光信号に対し、波長変換及びパルス幅拡大を行ってWDM信号を出力する構成とした。これにより、大規模のスイッチングを行って高スループットな光クロスコネクトを実現することが可能になる。

#### 【図面の簡単な説明】

##### 【図1】

本発明の光クロスコネクト装置の原理図である。

##### 【図2】

入力光信号処理部及び出力光信号処理部での処理概要を示す図である。

##### 【図3】

信号の流れを示す図である。

##### 【図4】

局間の光ファイバ伝送を示す図である。

【図 5】

光ファイバの特性を示す図である。

【図 6】

S M F の光伝送における波長領域を示す図である。

【図 7】

局間光ファイバ伝送のスループット算出を説明するための図である。

【図 8】

装置内光ファイバ伝送のスループット算出を説明するための図である。

【図 9】

O X C 装置の概略構成を示す図である。

【図 10】

クロストークを説明するための図である。（A）はクロストークが発生している状態、（B）はクロストークが発生しない状態を示す図である。

【図 11】

変形例の波長スイッチ部を含む λ-X C 装置の構成を示す図である。

【図 12】

A 地点から E 地点の信号を示す図である。

【図 13】

第 1 の実施の形態の入力光信号処理部の構成を示す図である。

【図 14】

第 2 の実施の形態の入力光信号処理部の構成を示す図である。

【図 15】

N O L M 及び制御パルス生成部の動作を説明するための図である。

【図 16】

第 1 の実施の形態の出力光信号処理部の構成を示す図である。

【図 17】

波長分散スロープの平坦化制御を説明するための図である。

【図 18】

第2の実施の形態の出力光信号処理部の構成を示す図である。

【図29】

第3の実施の形態の出力光信号処理部の構成を示す図である。

【図20】

本発明の光クロスコネクト装置の原理図である。

【図21】

信号の流れを示す図である。

【図22】

クロストークが発生する要因を持つ構成を示す図である。

【図23】

クロストークが発生しない構成を示す図である。

【図24】

閉塞タイプのスイッチの一例を示す図である。

【図25】

非閉塞タイプのスイッチの一例を示す図である。

【図26】

スイッチング後のパス状態を示す図である。

【図27】

非閉塞タイプの空間スイッチの構成を示す図である。

【図28】

非閉塞タイプの空間スイッチの構成示す図である。

【図29】

非閉塞タイプの空間スイッチの構成を示す図である。

【図30】

非閉塞タイプの空間スイッチの構成を示す図である。

【図31】

非閉塞タイプのλ-XC装置の構成を示す図である。

【図32】

光信号処理部と合波器の接続関係を示す図である。

**【図 3 3】**

$\lambda$ -XC装置と空間スイッチとの対応関係を示す図である。

**【図 3 4】**

$\lambda$ -XC装置と空間スイッチとの対応関係を示す図である。

**【図 3 5】**

非閉塞タイプの $\lambda$ -XC装置の構成を示す図である。

**【図 3 6】**

$\lambda$ -XC装置と空間スイッチとの対応関係を示す図である。

**【図 3 7】**

$\lambda$ -XC装置と空間スイッチとの対応関係を示す図である。

**【図 3 8】**

圧縮パルスの変調帯域の広がりを示す図である。

**【符号の説明】**

10 光クロスコネクト装置

11-1～11-5 入力光信号処理部

12-1～12-5 波長スイッチ部

12a-1～12a-5 分波器

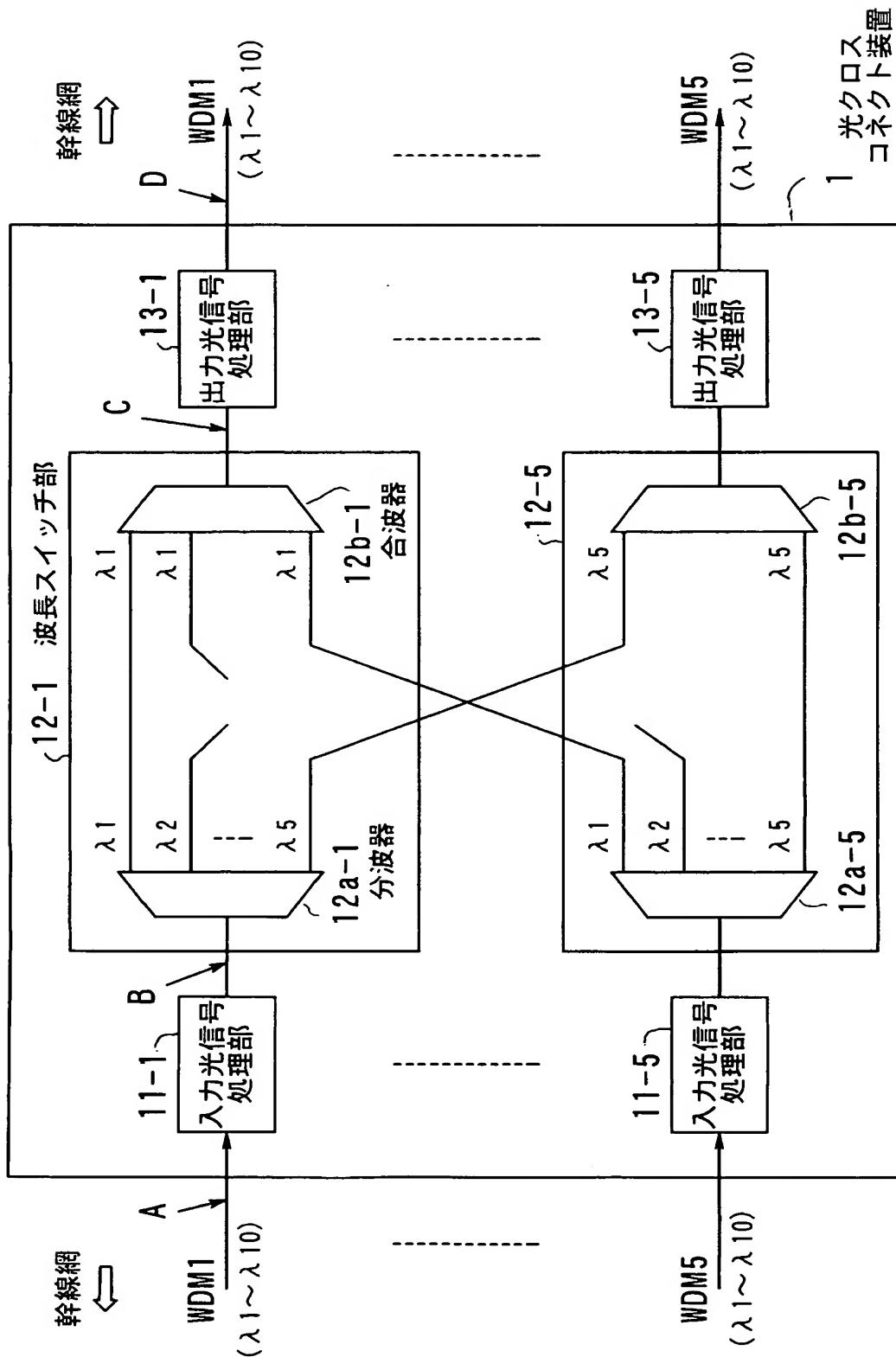
12b-1～12b-5 光カプラ

13-1～13-5 出力光信号処理部

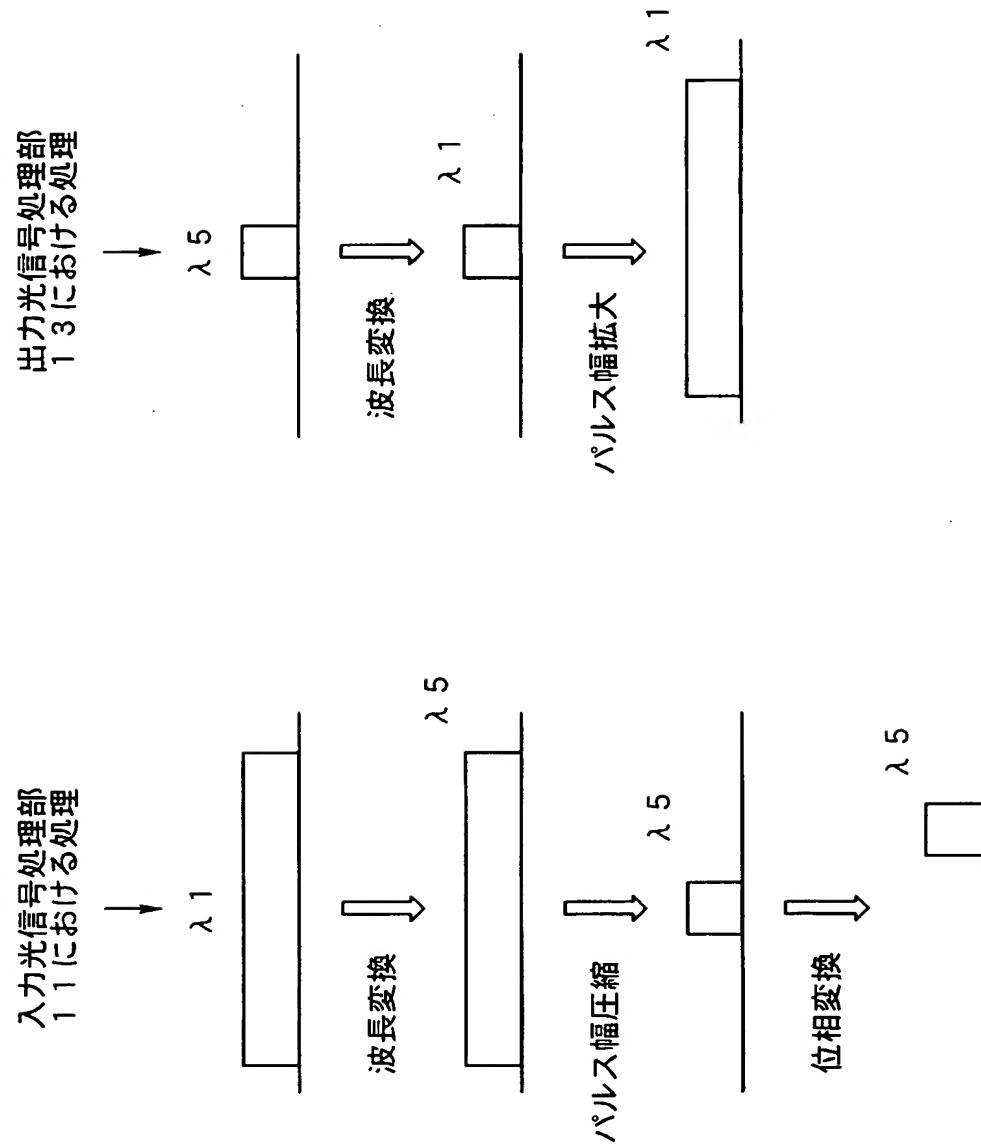
【書類名】

図面

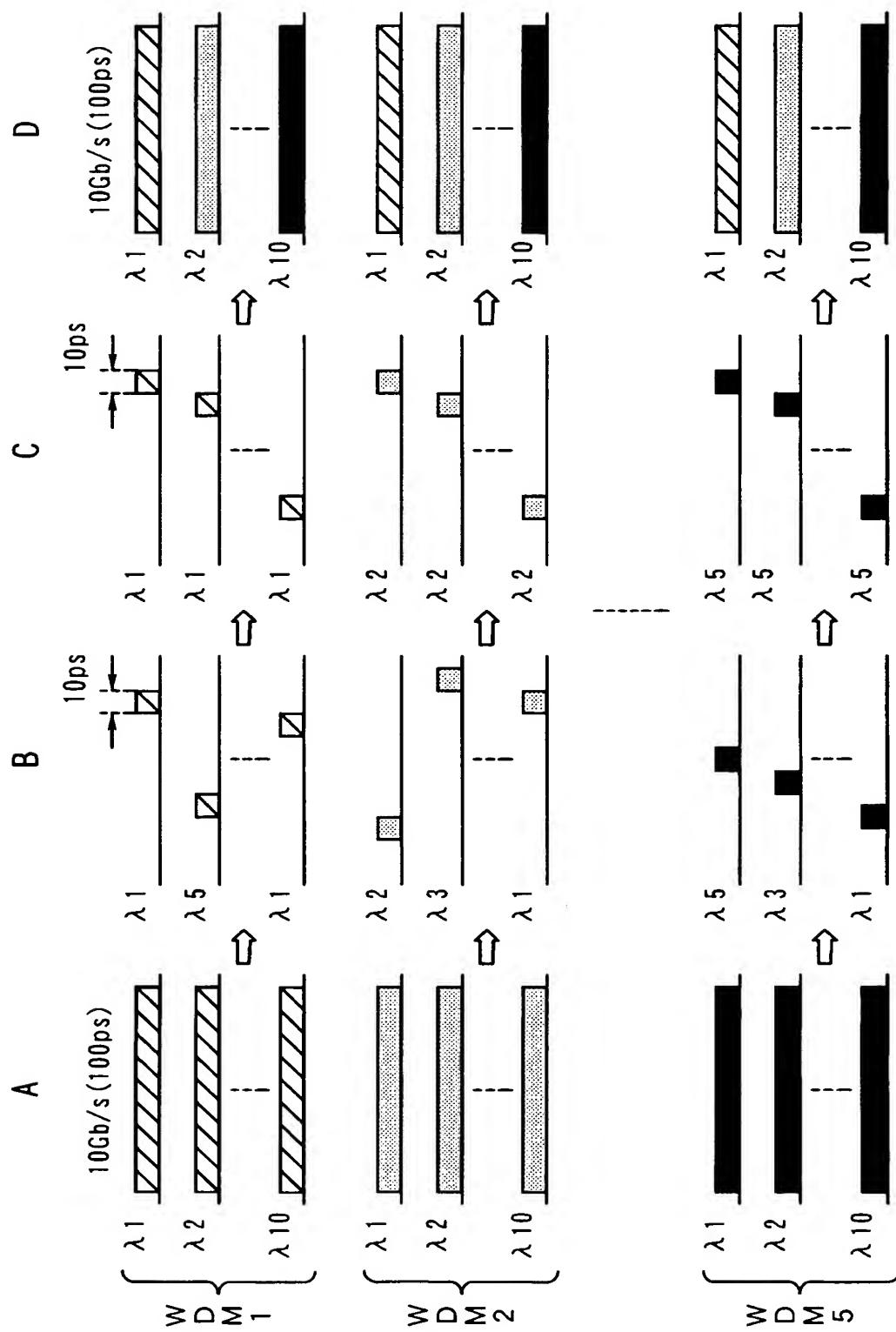
【図 1】



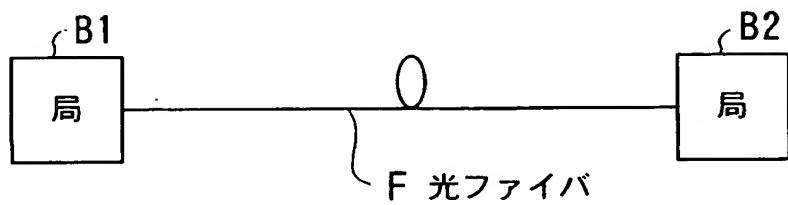
【図2】



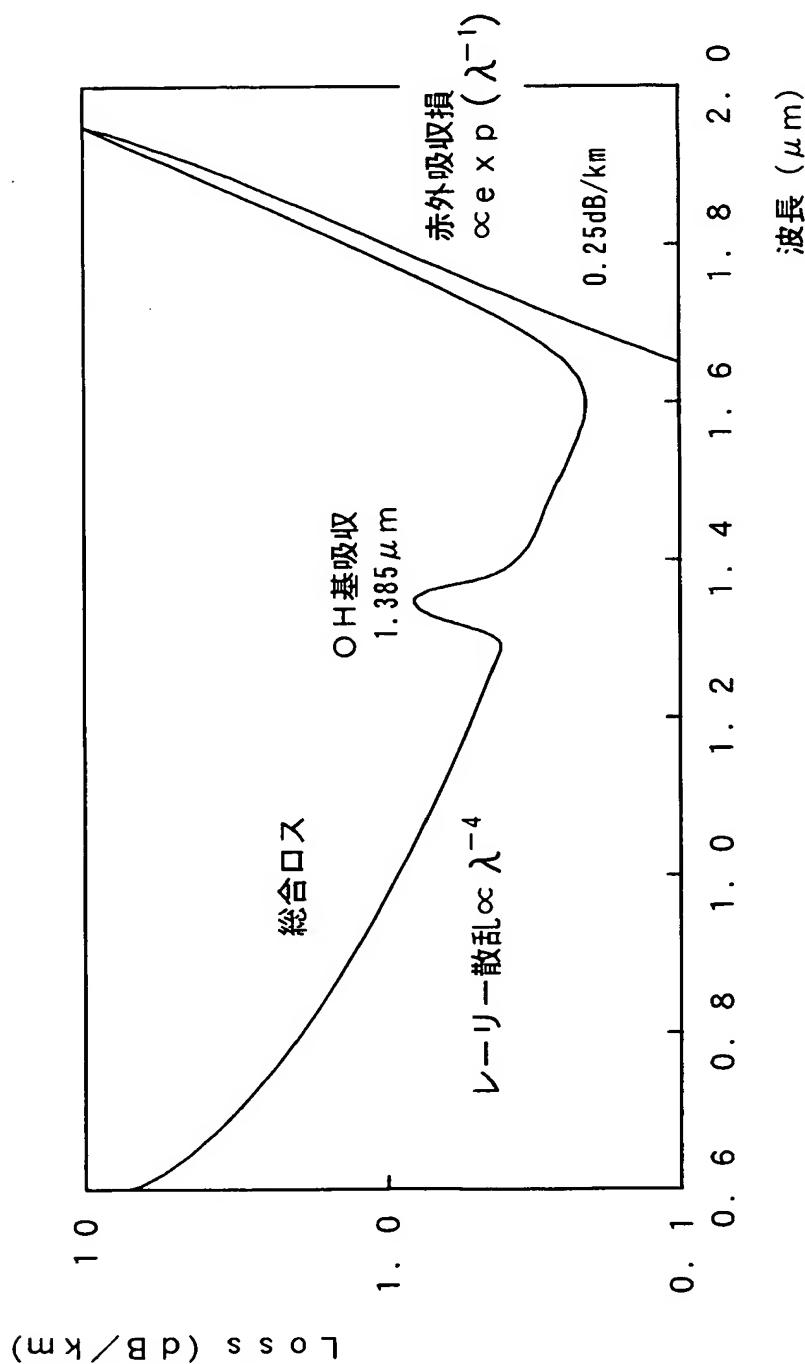
【図3】



【図4】



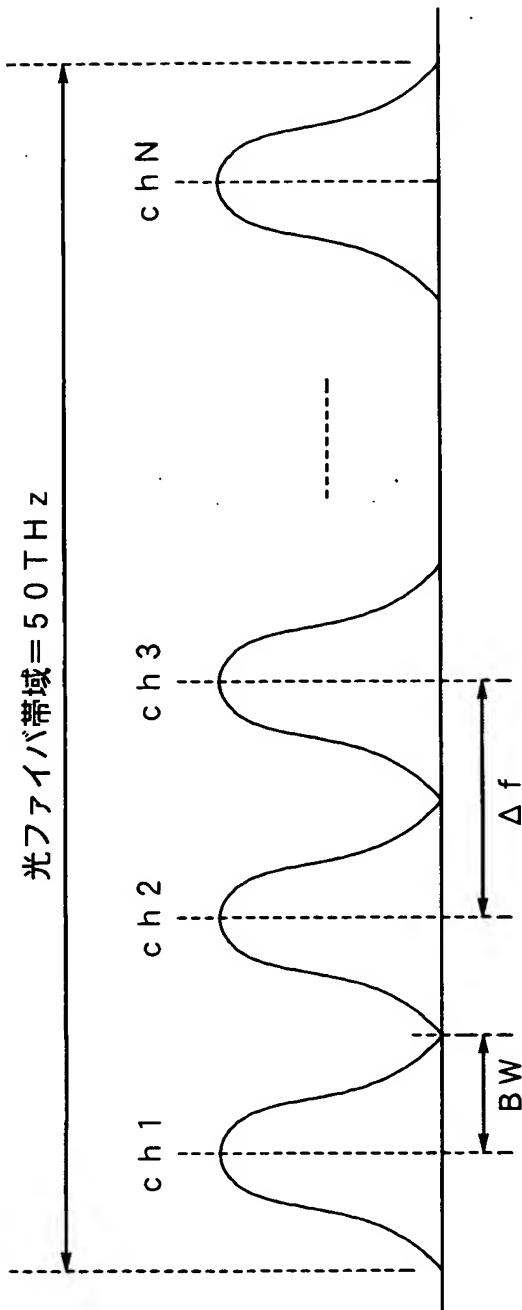
【図5】



【図6】

バンド呼称	意味	波長範囲
Oバンド	Original	1260nm～1360nm
Eバンド	Extended	1360nm～1460nm
Sバンド	Short wavelength	1460nm～1530nm
Cバンド	Conventional	1530nm～1565nm
Lバンド	Long wavelength	1565nm～1625nm
Uバンド	Ultralong wavelength	1625nm～1675nm

【図 7】



(局間光ファイバ伝送のスループット)

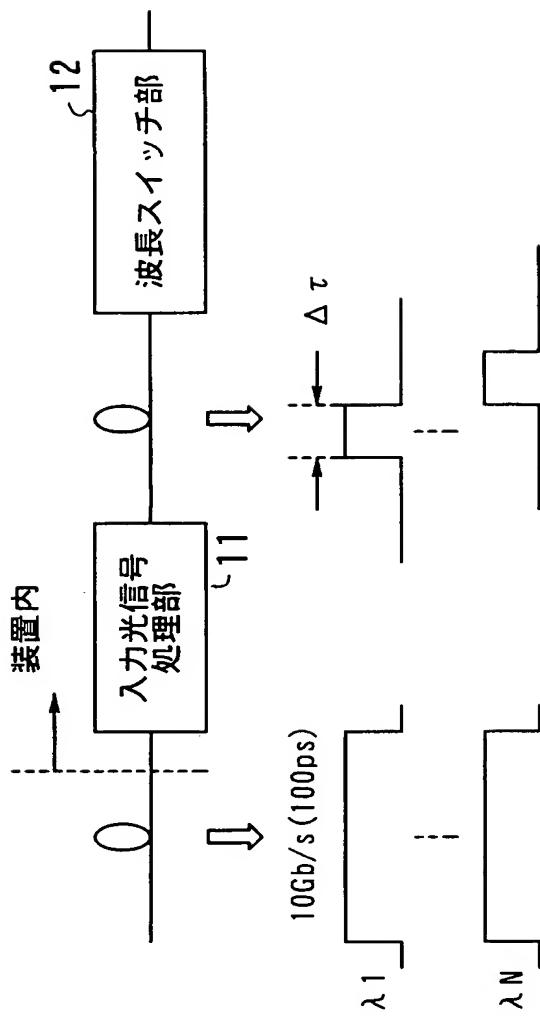
ビットレートとみなした BW

$$\text{スループット} = \text{チャネル数} \times \text{ビットレート} = \frac{5.0 \text{ THz}}{2 \times \text{BW}} \times \text{BW} = 2.5 \text{ Tb/s}$$

↓  
変調帯域の BW

2.5 Tb/s は、光ファイバ帯域が 50 THz のときの理論限界値であるが、実際には、長距離伝送を行うと、光ファイバの非線形効果により、2.5 Tb/s よりかなり低い値になる。

【図8】



(装置内光ファイバ伝送のスループット)

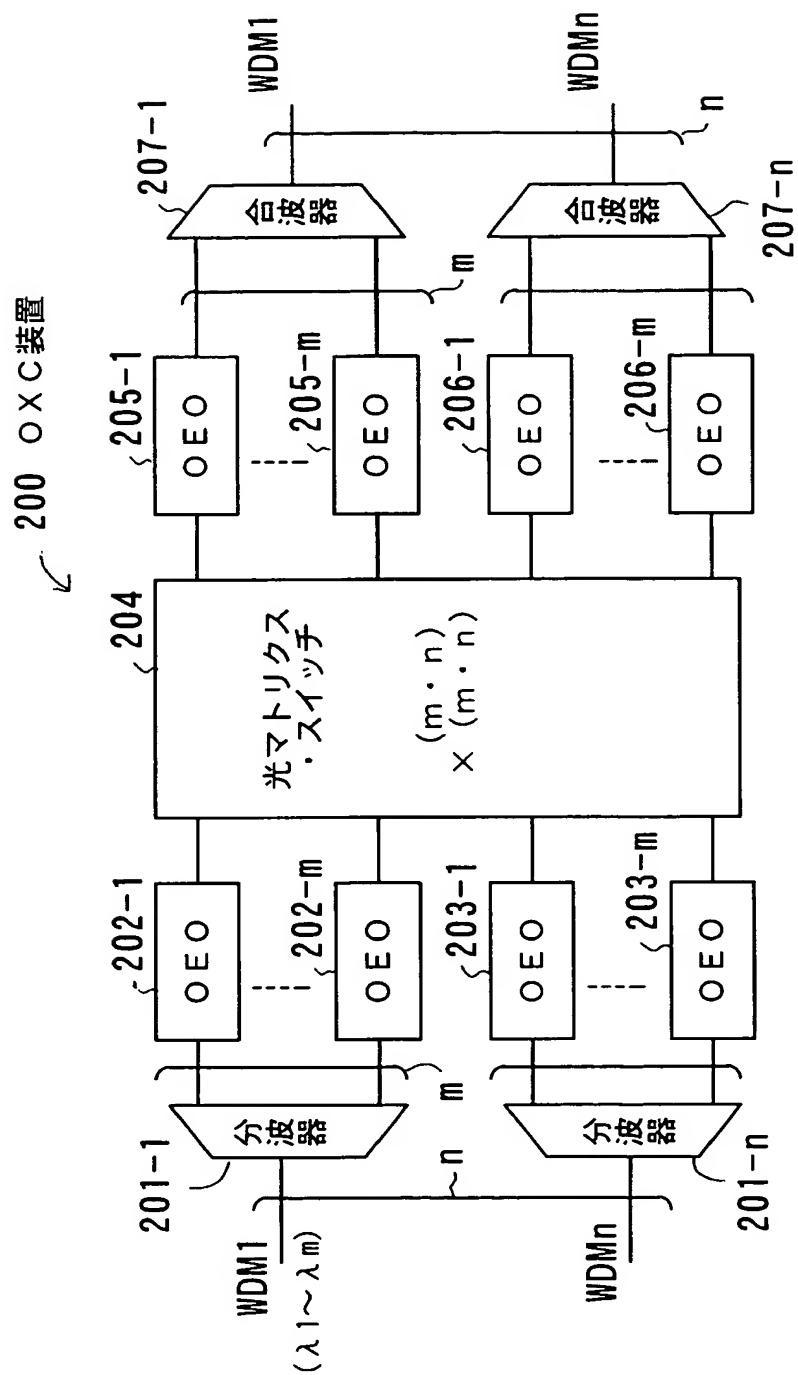
スループット = 圧縮パルスの数 × 1 壓縮パルスのビットレート

$$= \frac{50 \text{ THz}}{2 \times \left( \frac{1}{\Delta \tau} \right)} \times \underbrace{\frac{100 \text{ ps}}{\Delta \tau} \cdot 10 \text{ Gb/s}}_{\text{時間分割数}} = \frac{BW_{fiber}}{2}$$

局間光ファイバ伝送とは異なり、短距離伝送なので、  
非線形効果の影響を受けない。したがって、理論値  
の  $25 \text{ Tb/s}$  のスループットが実現可能である。

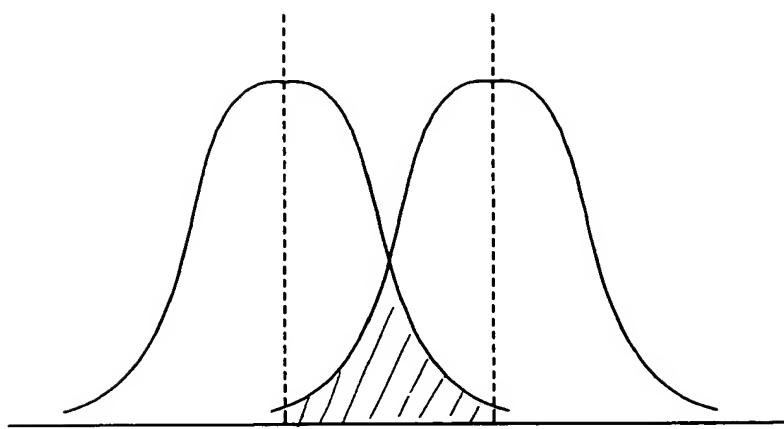
装置内スループットは、光ファイバ帯域の  $1/2$  として求めてよい。

【図 9】

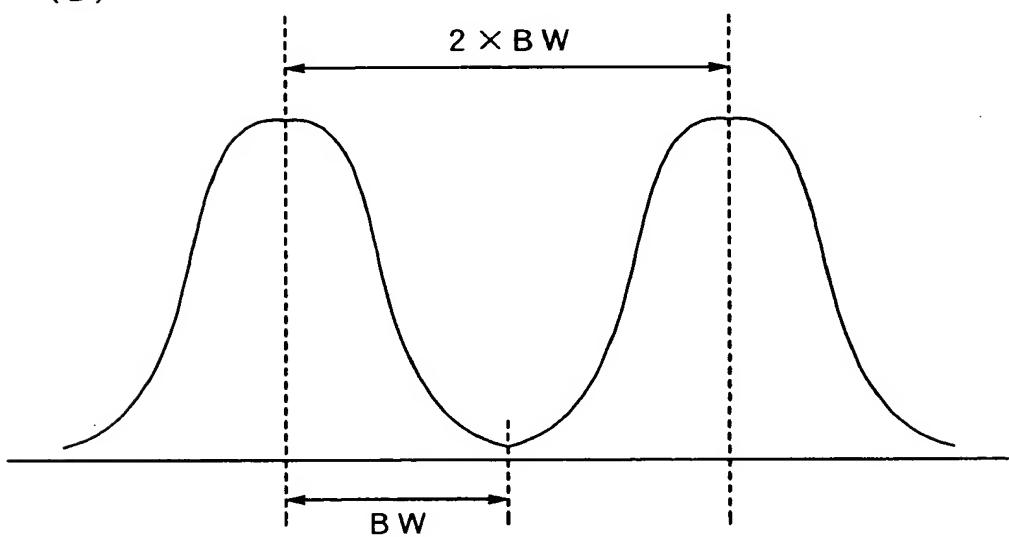


【図10】

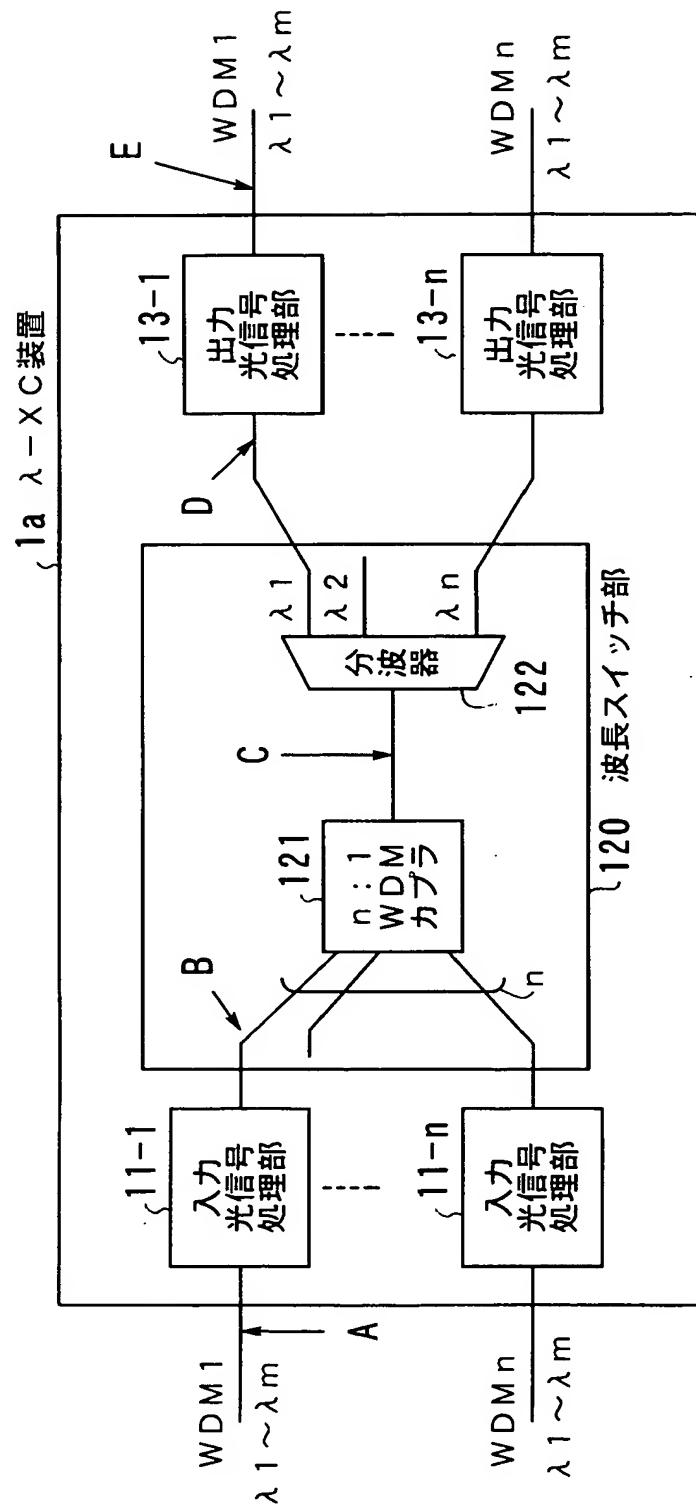
(A)



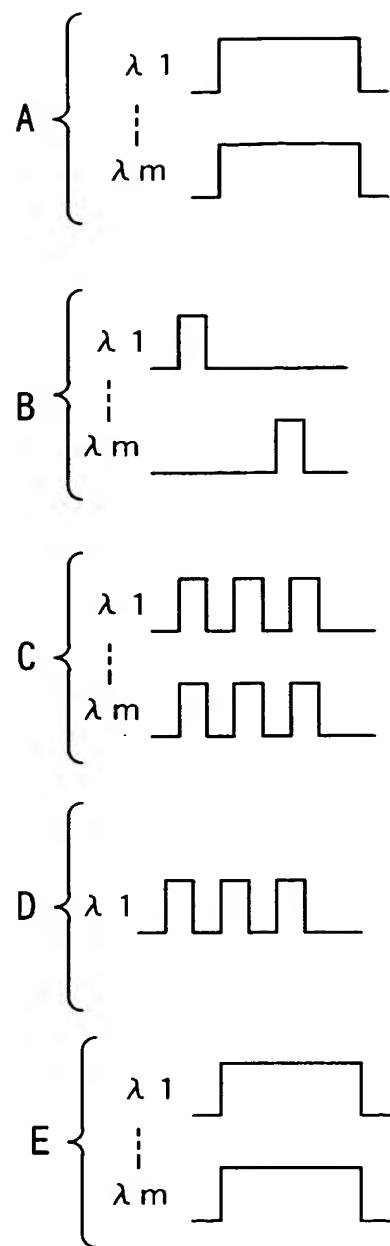
(B)



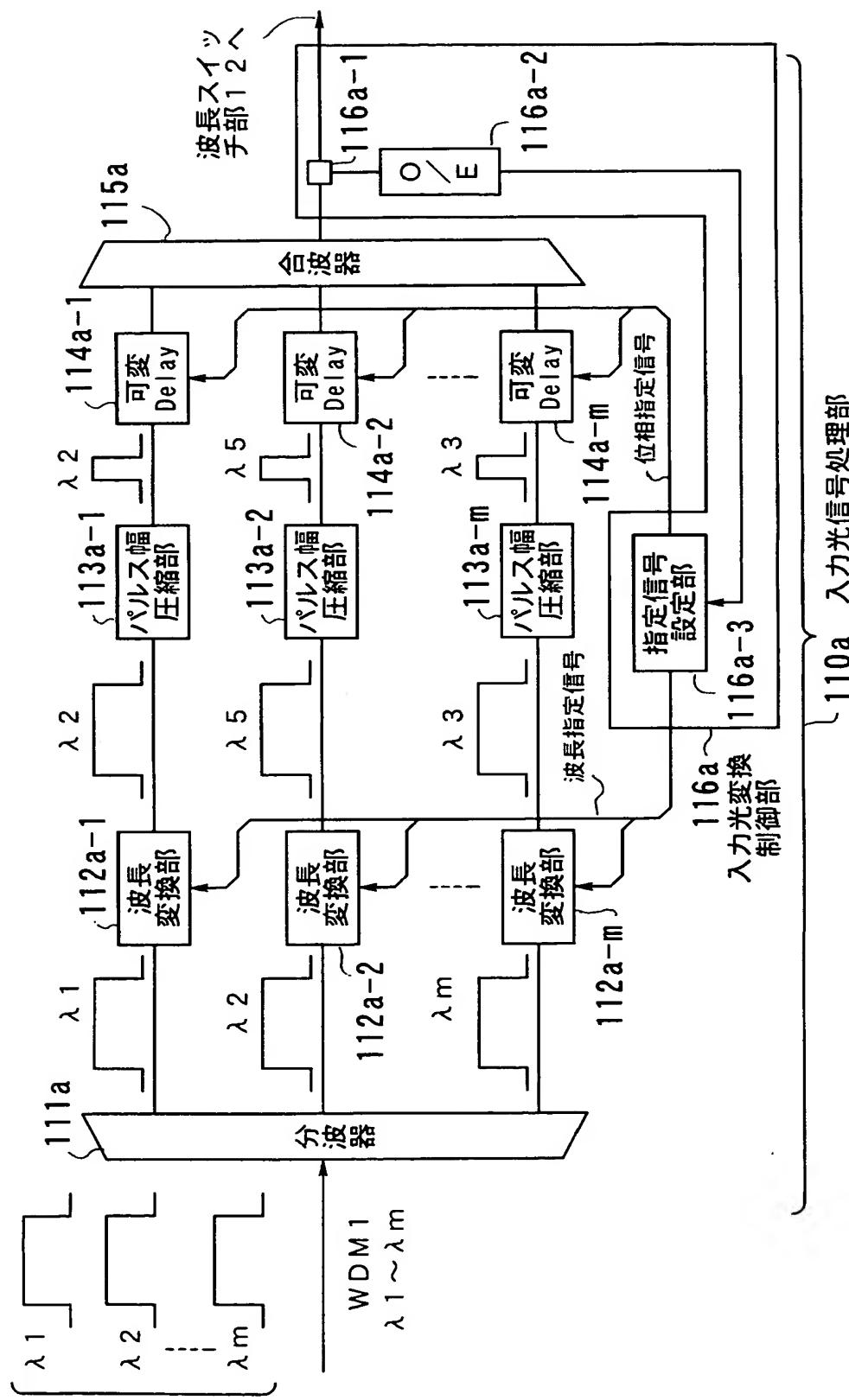
【図 11】



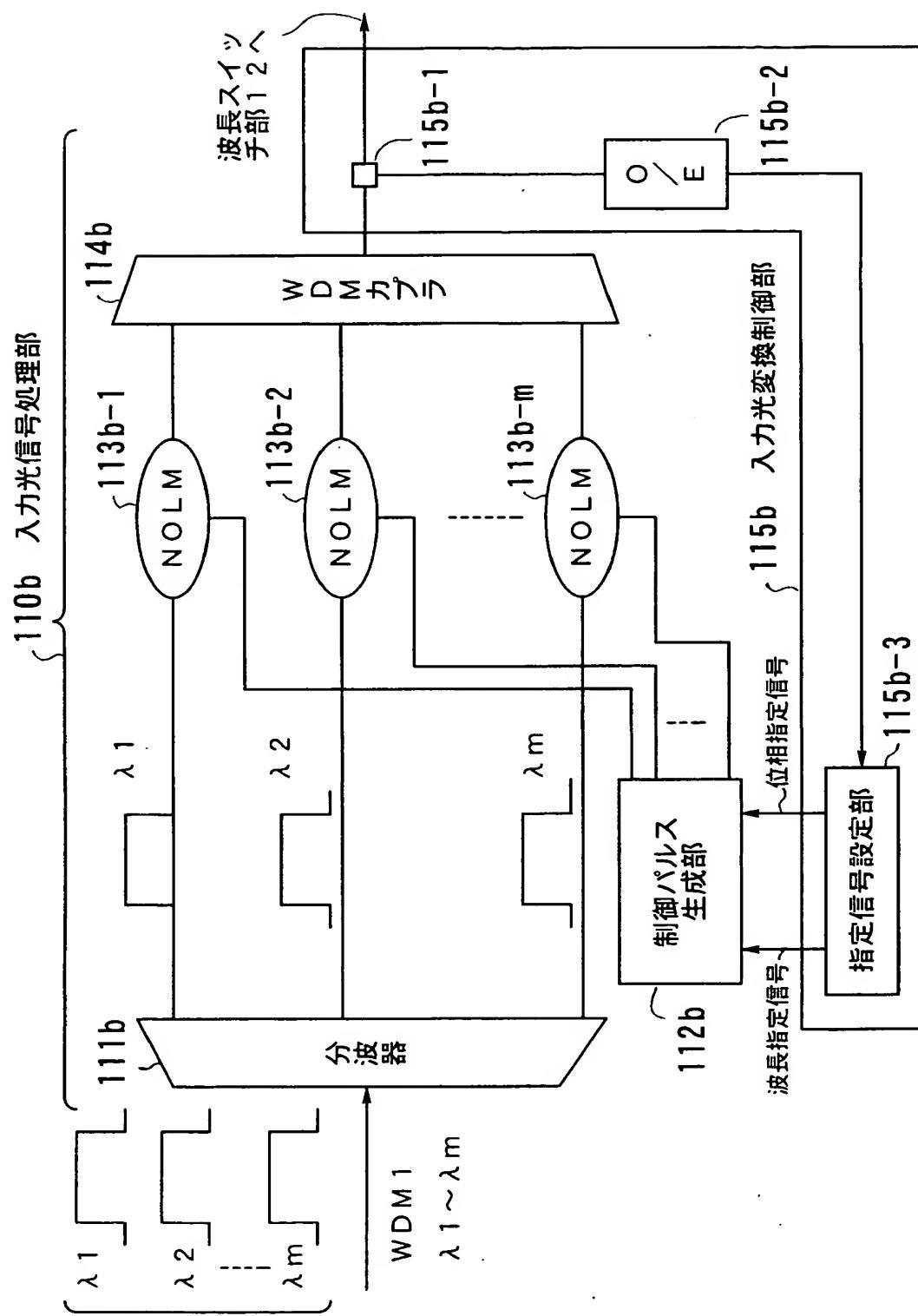
【図12】



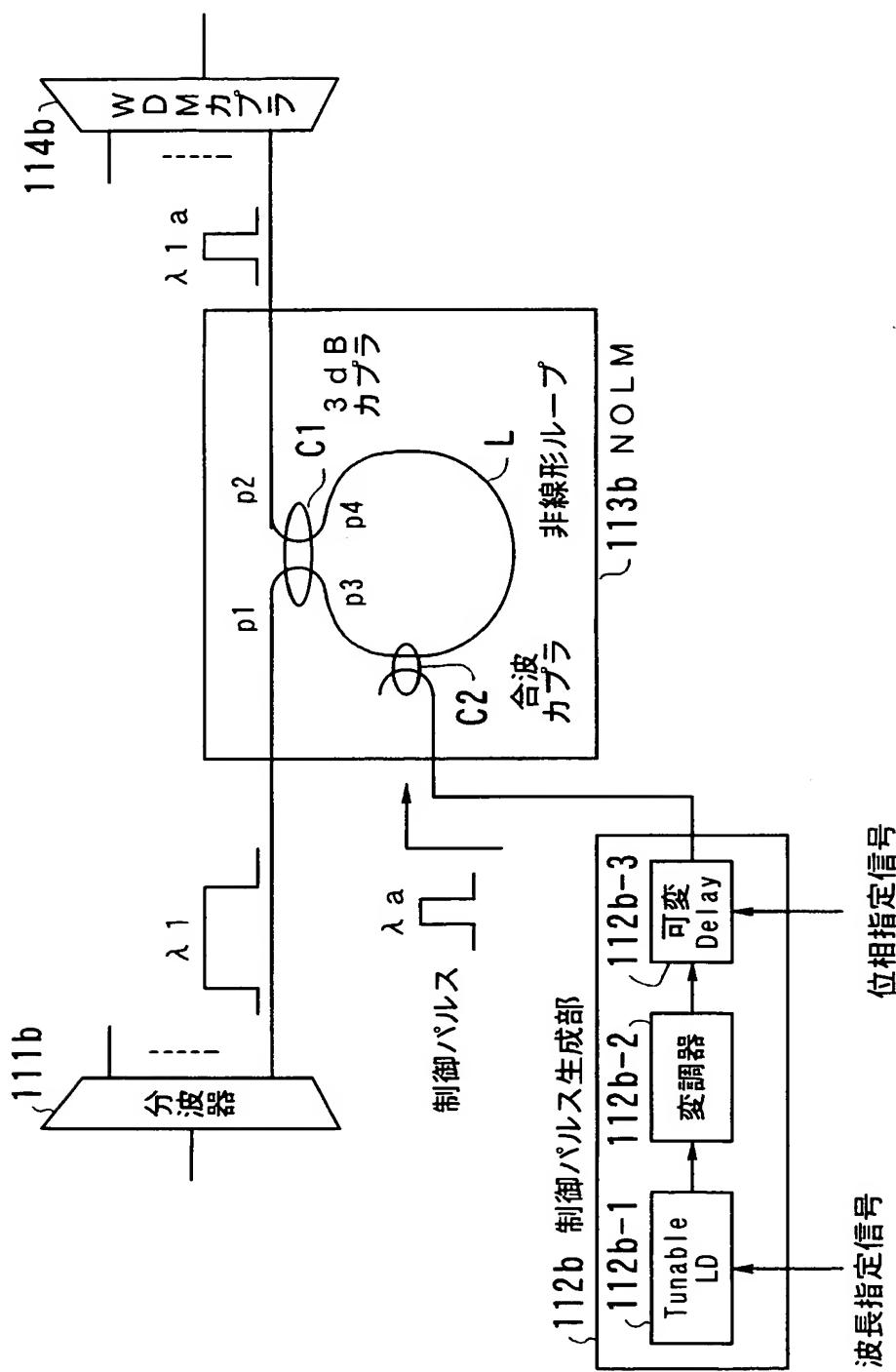
【図13】



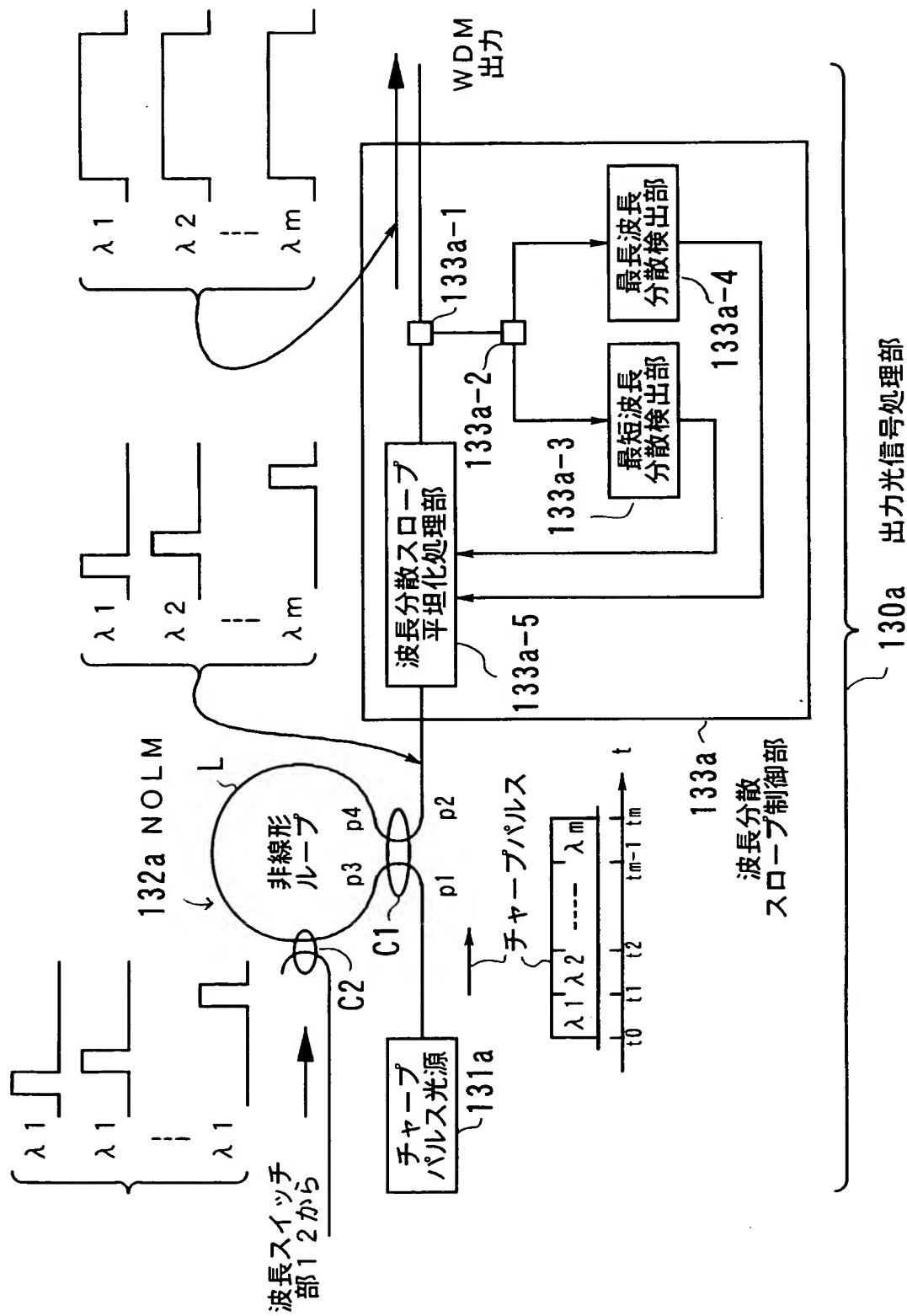
【図14】



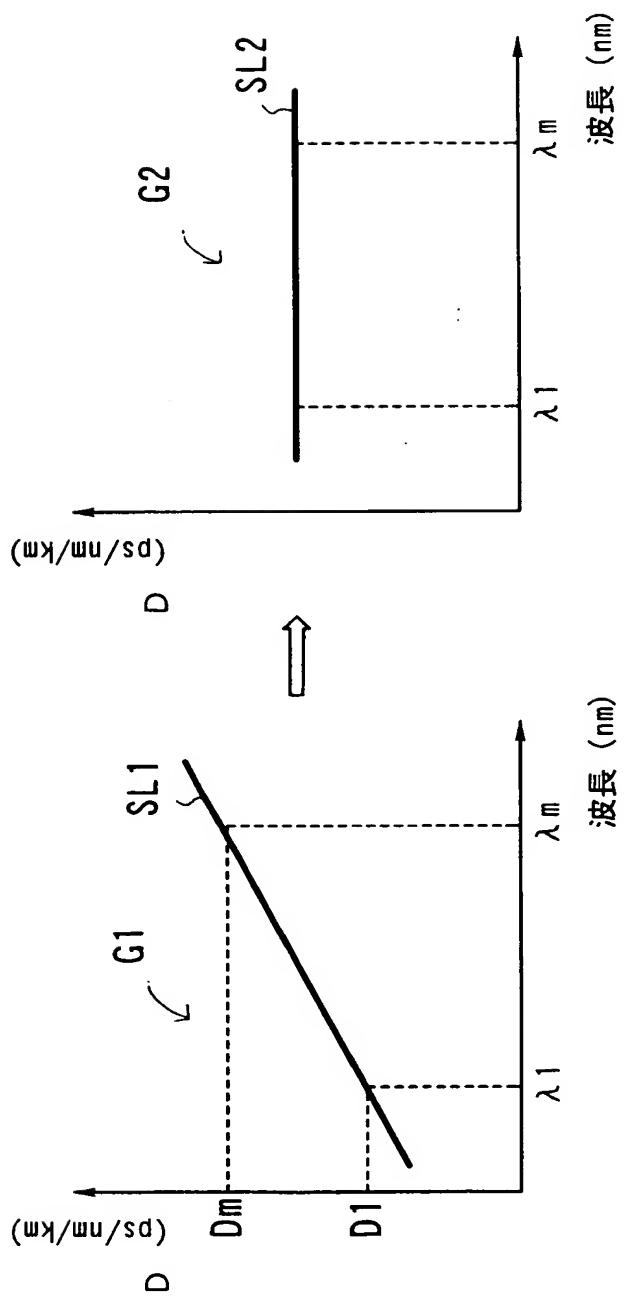
【図15】



【図 16】

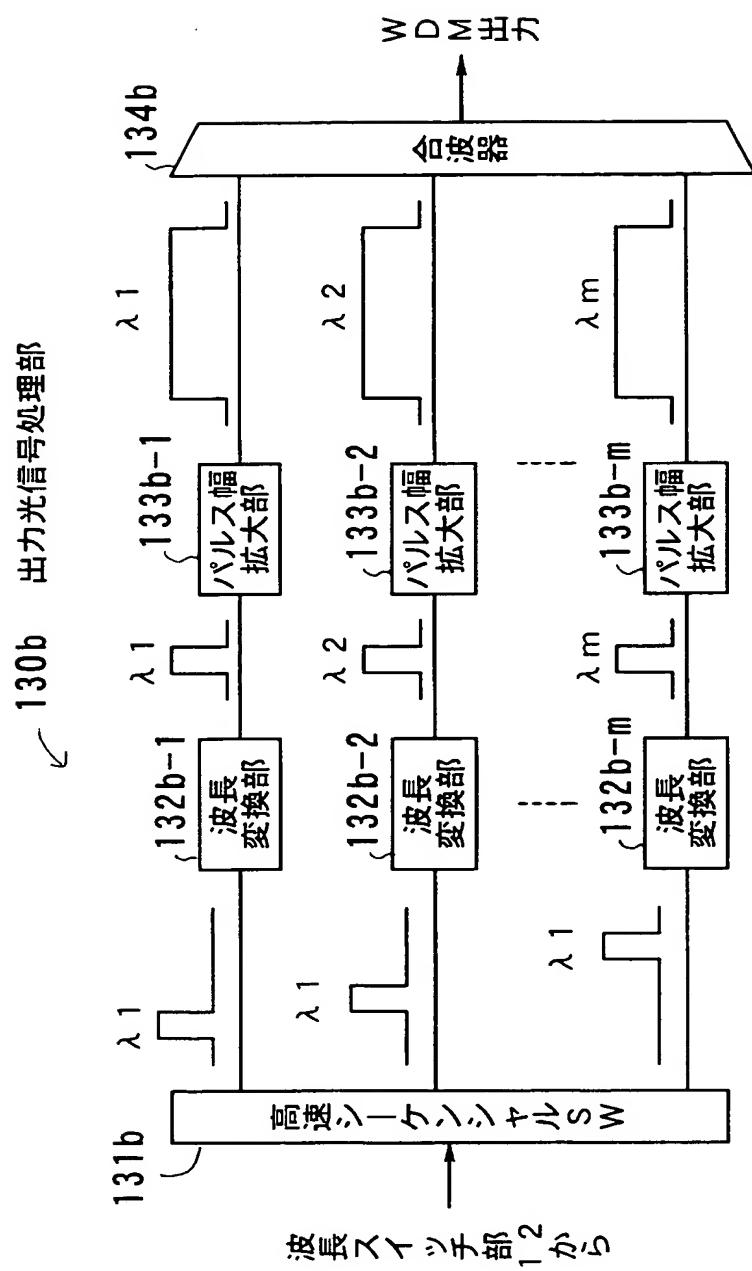


【図17】

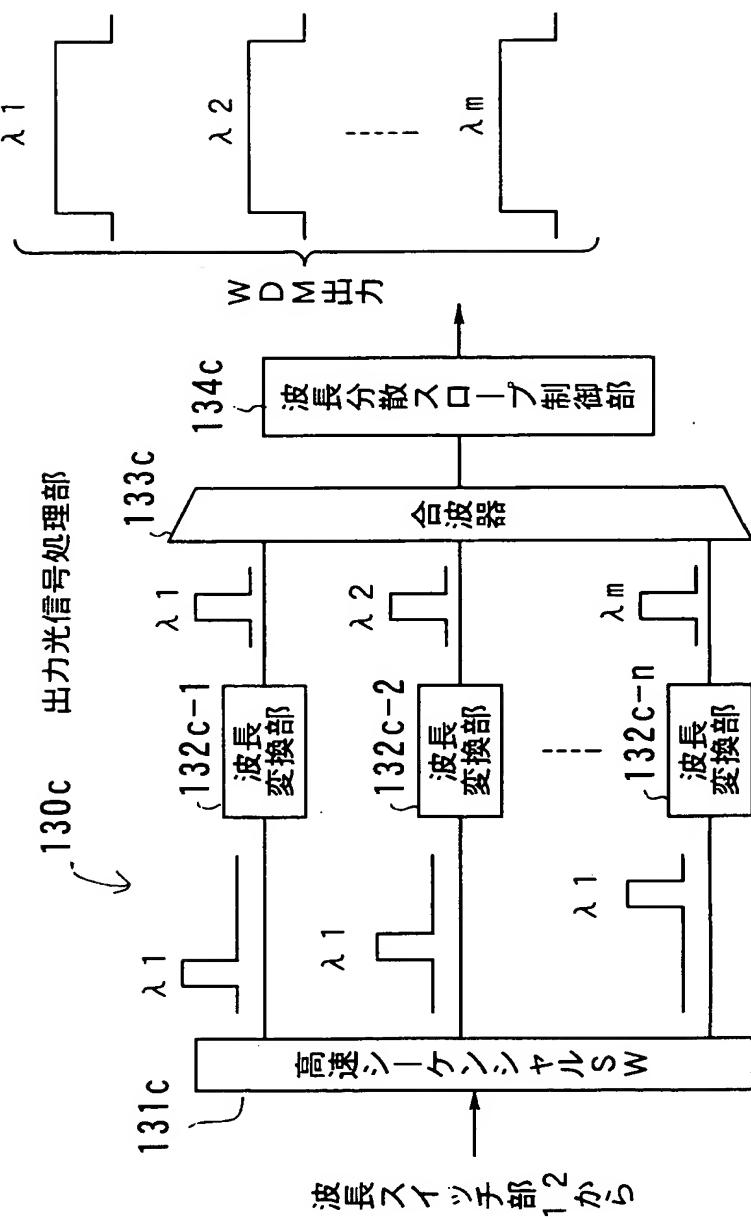


$\lambda_1$ と $\lambda_m$ 間の分散スローブをフランクトにするごとに、 $\lambda_1$ ～ $\lambda_m$ そのぞれのパルス幅が等しく拡大される

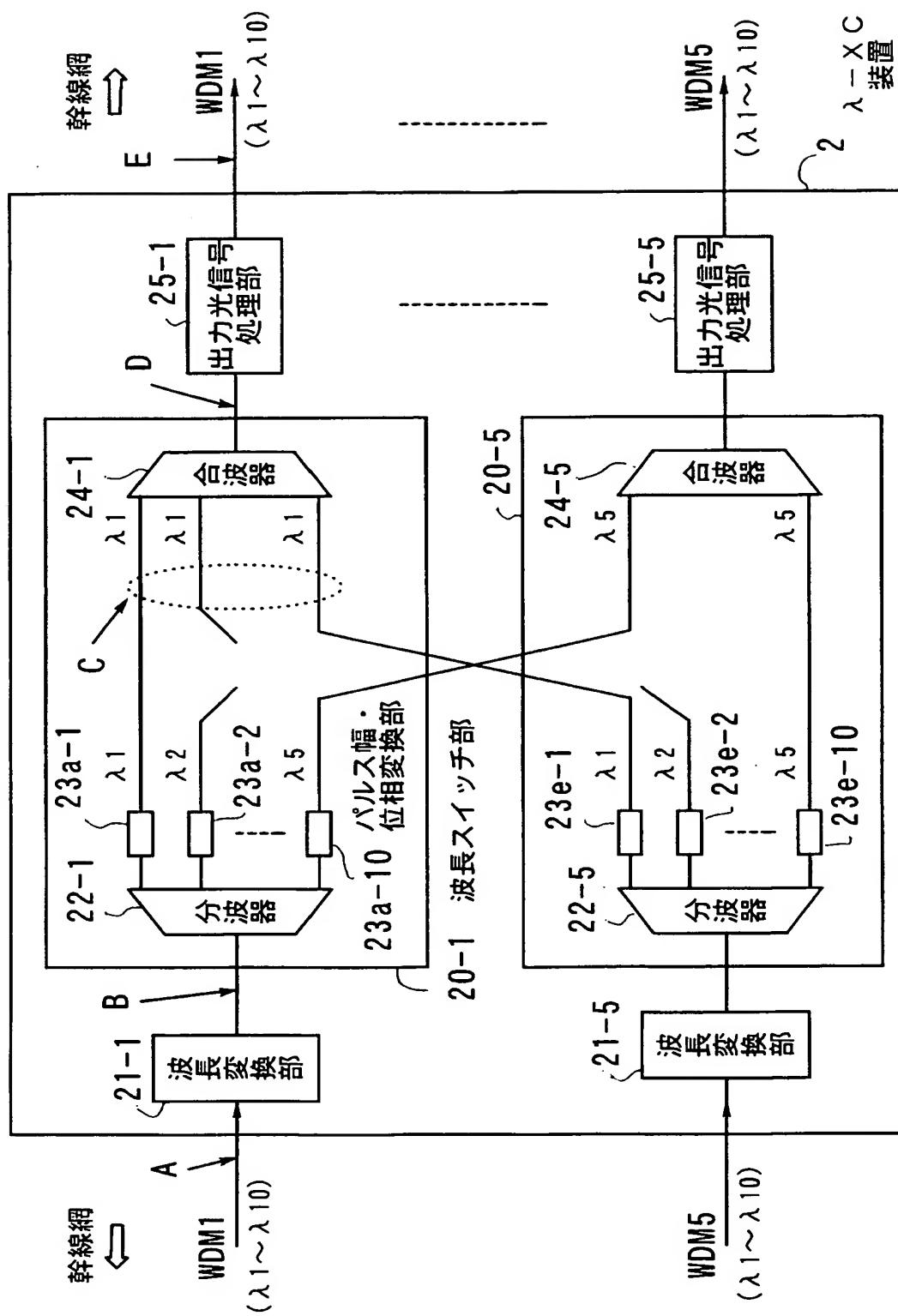
【図18】



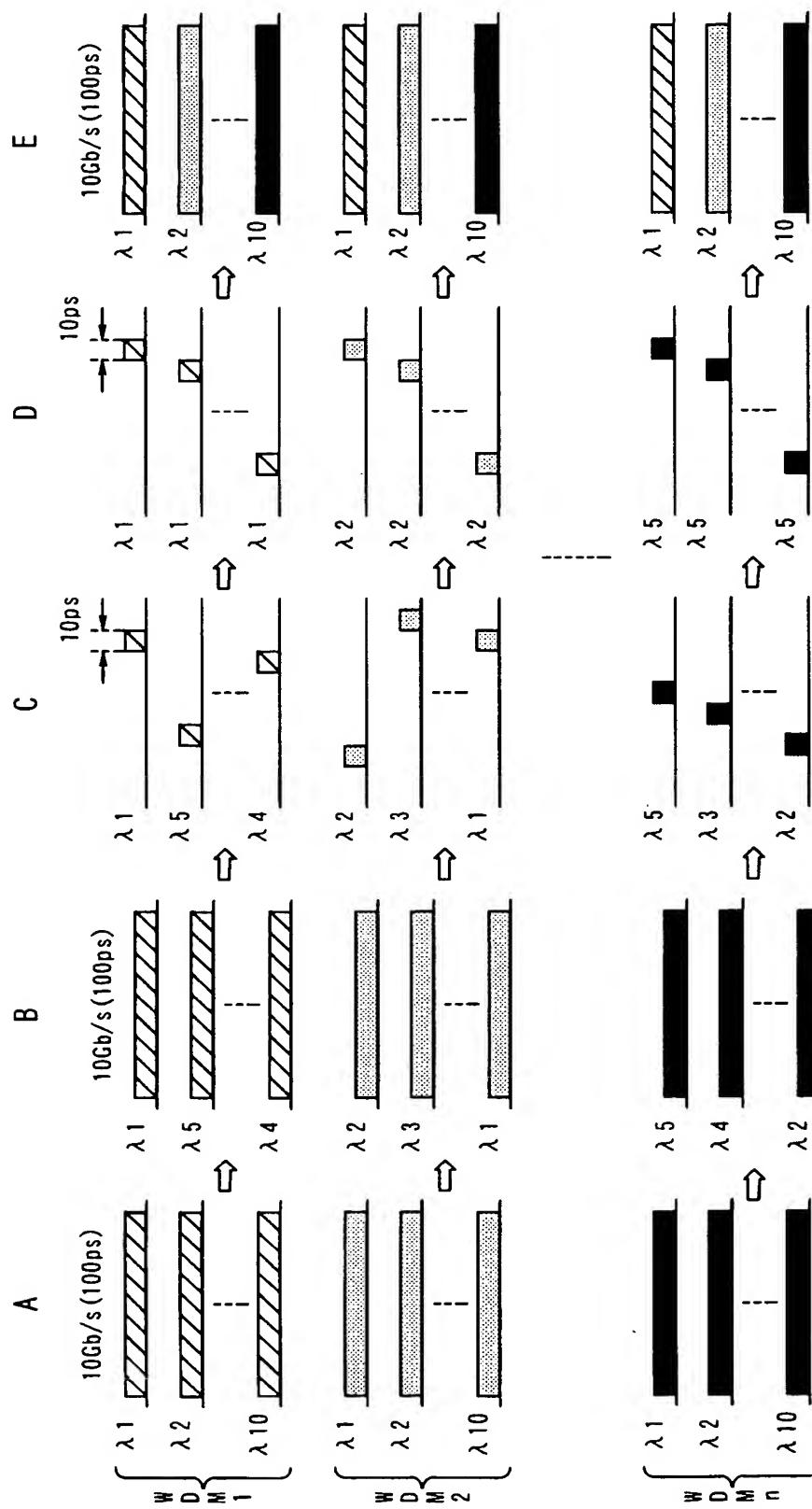
【図19】



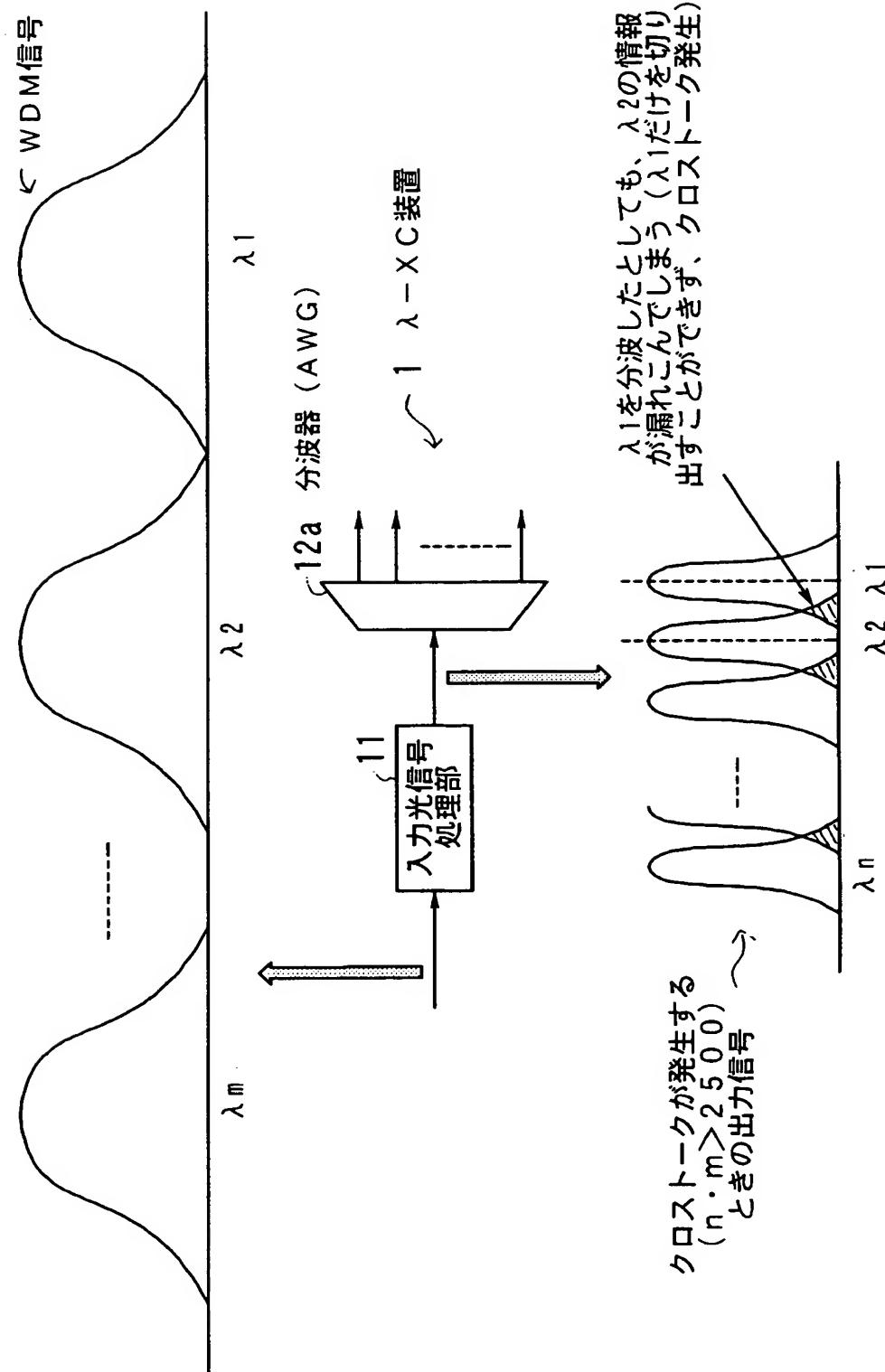
【図20】



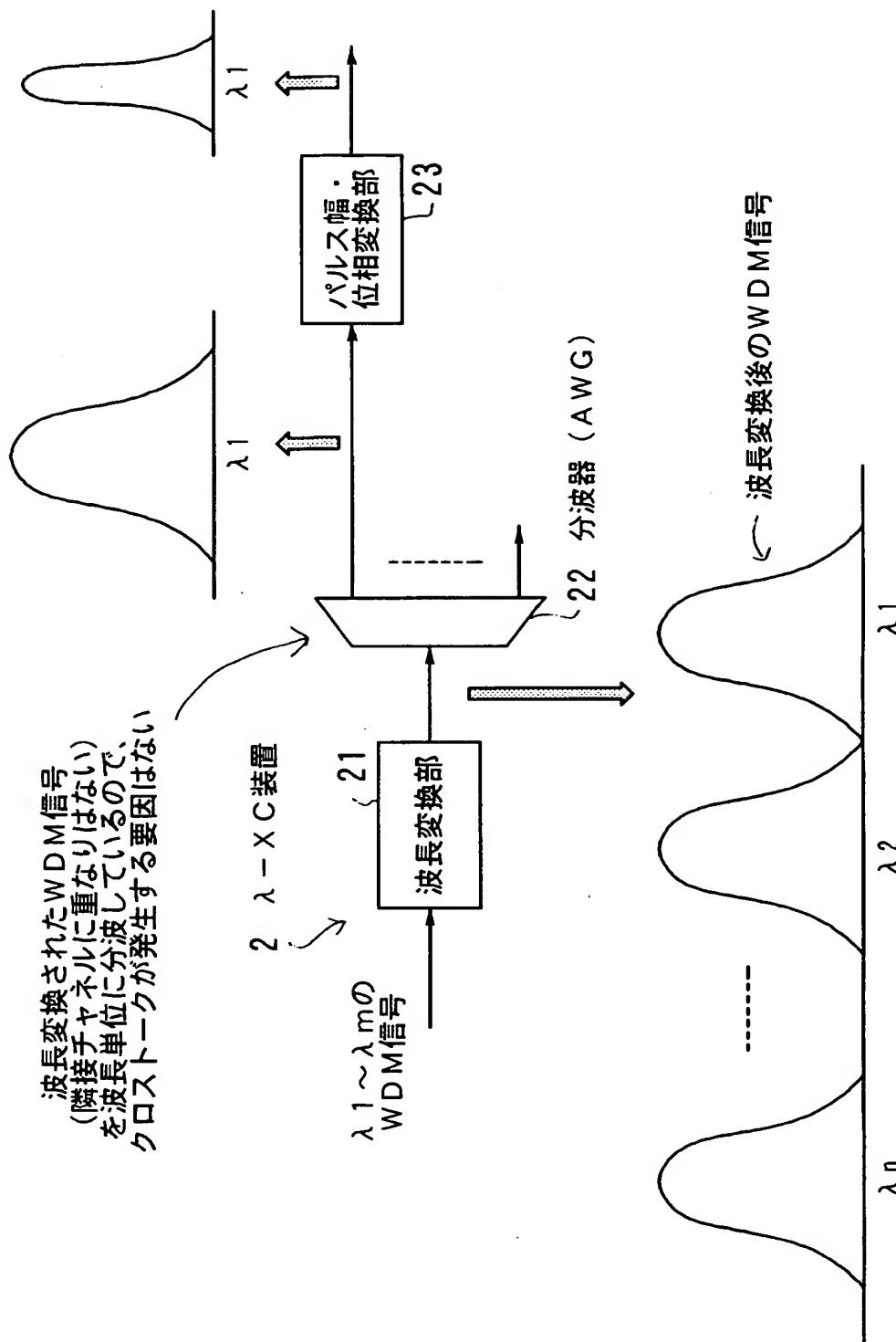
【図 21】



【図22】



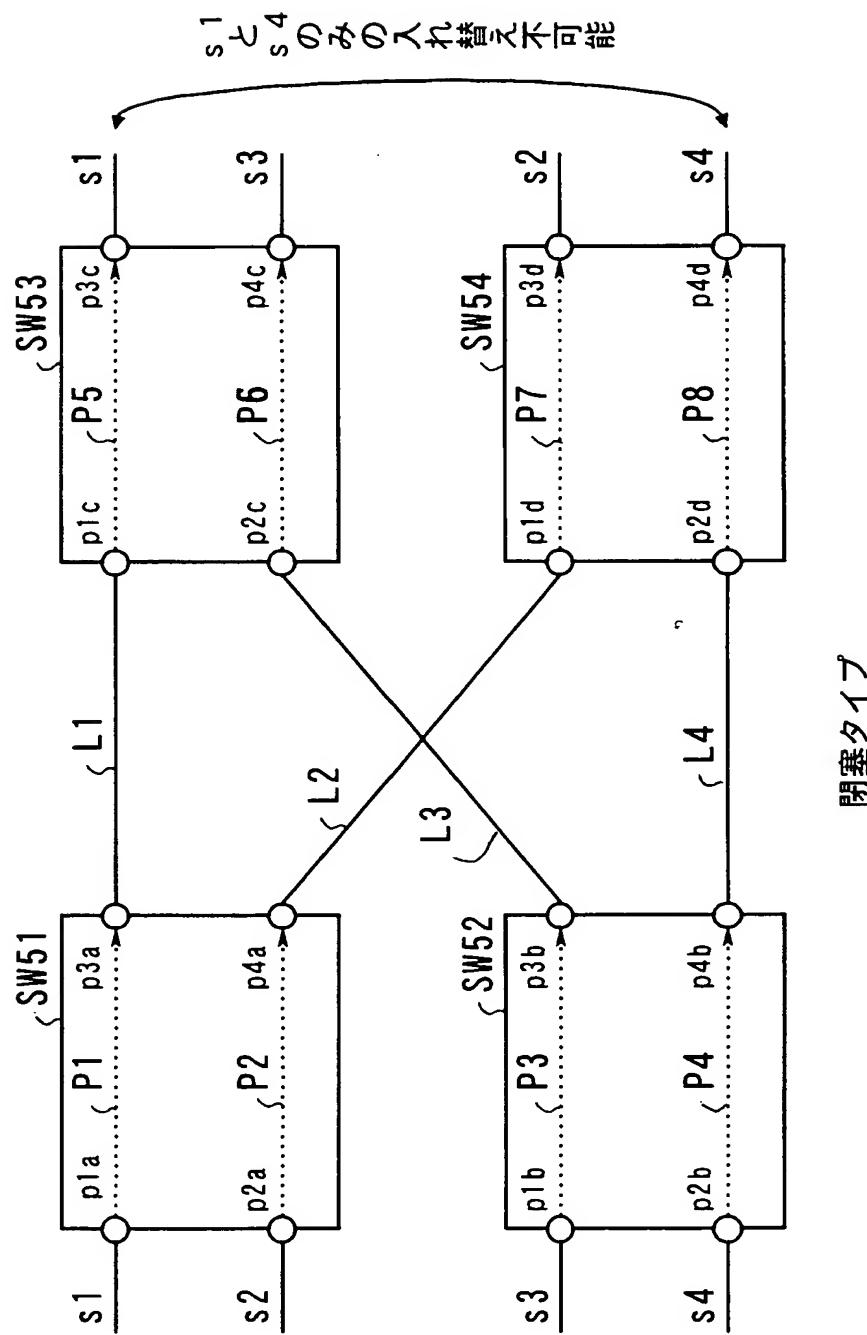
【図23】



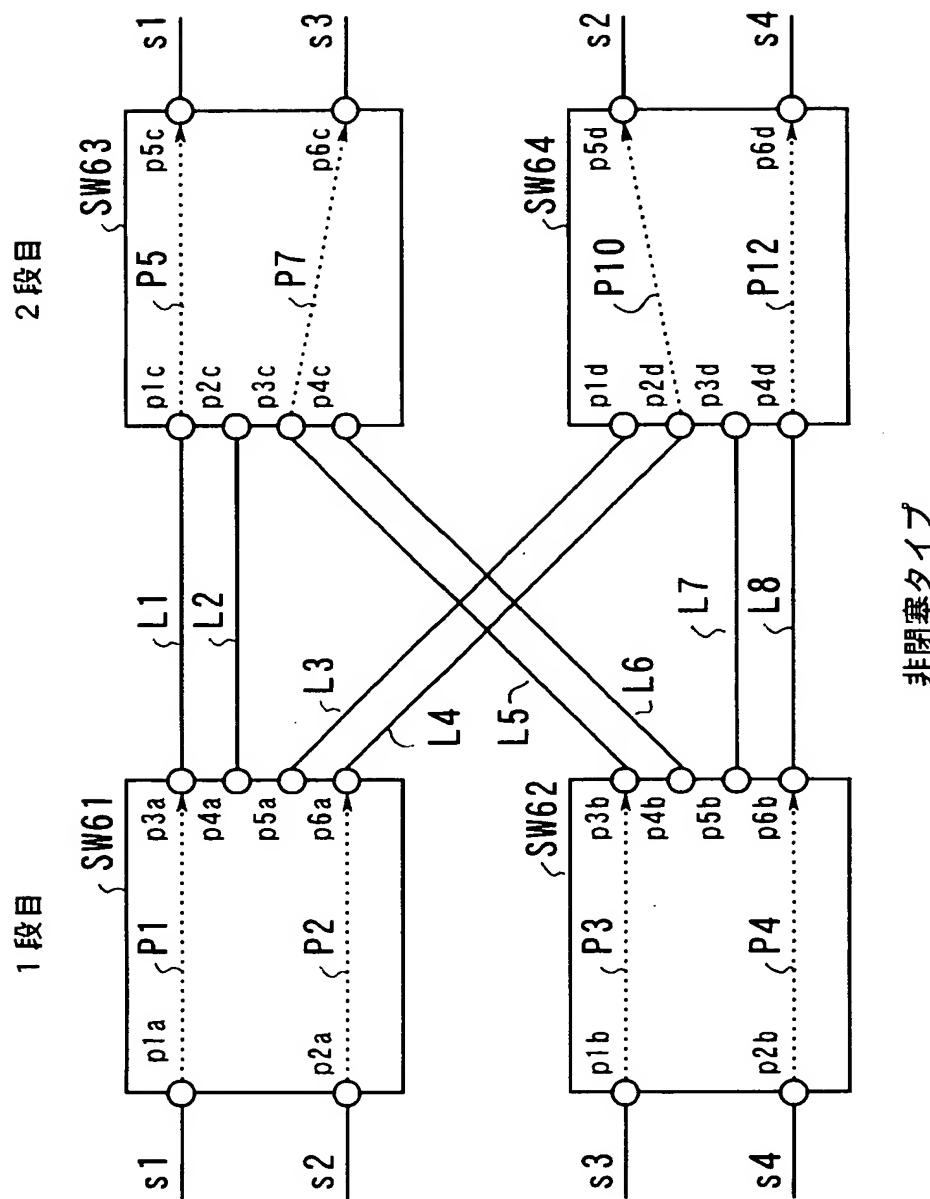
【図 24】

$m \times m$ スイッチの $m-1$ 本が確立すると、スイッチ内の残りのパスが向かう先は決まってしまう

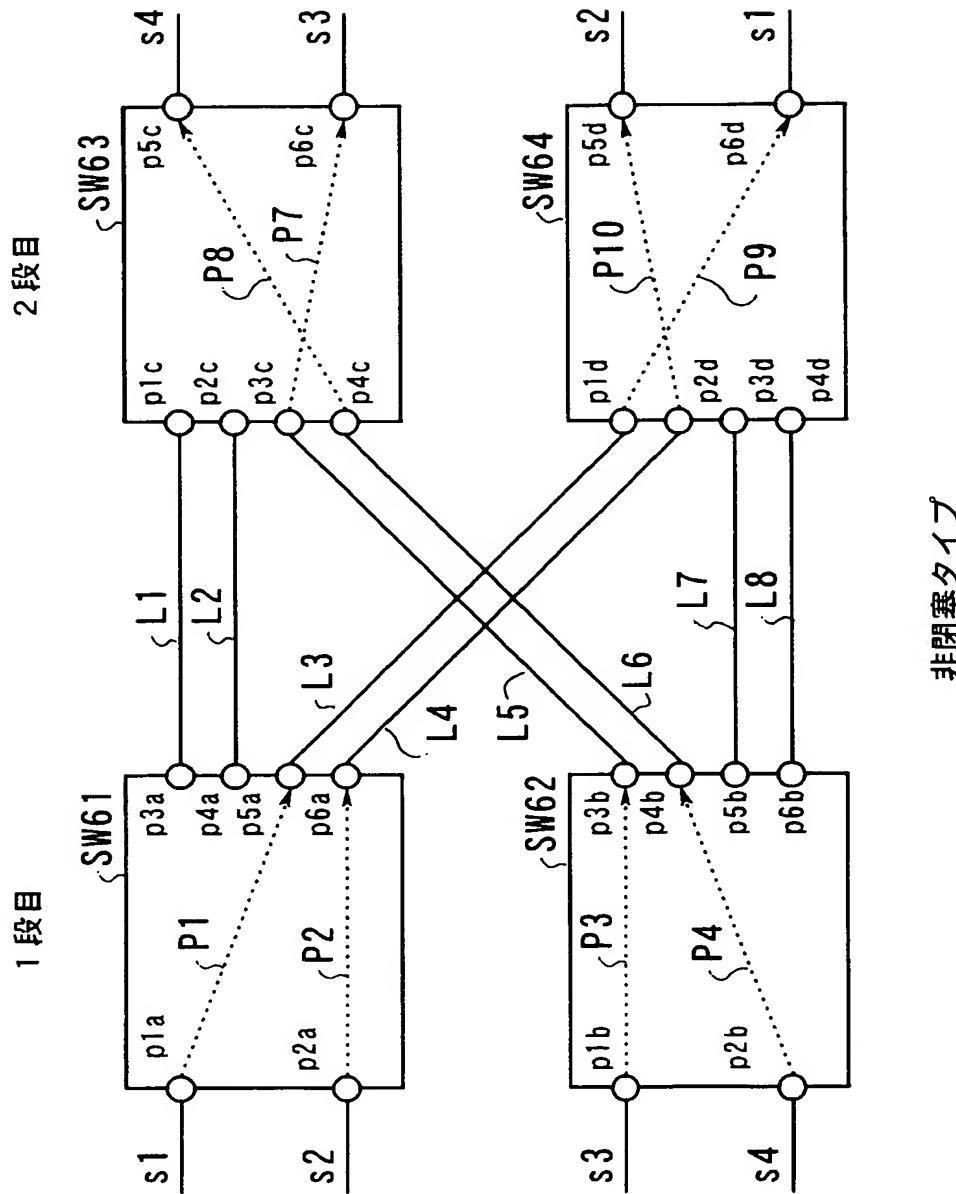
1 段目 2 段目



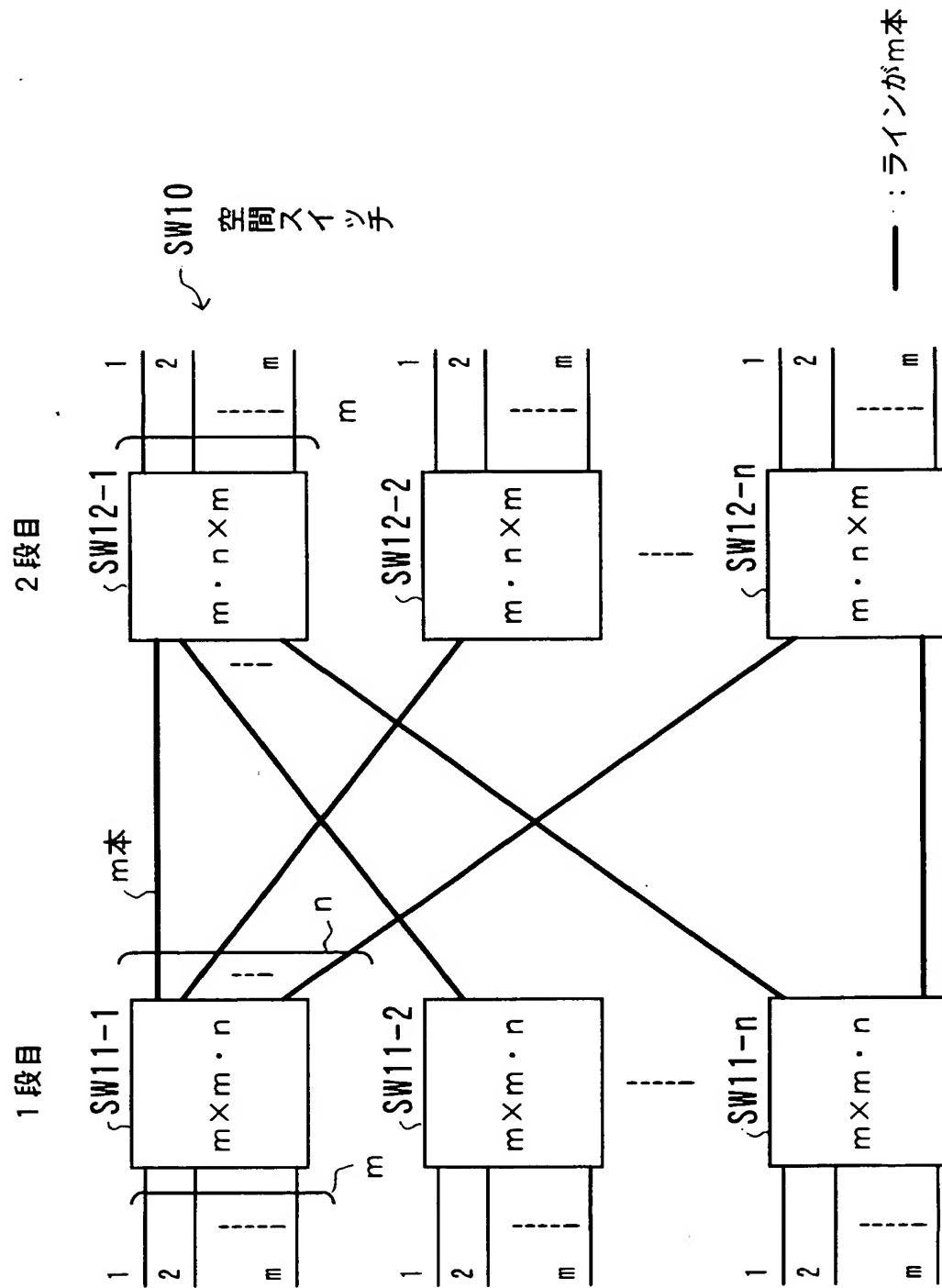
【図25】



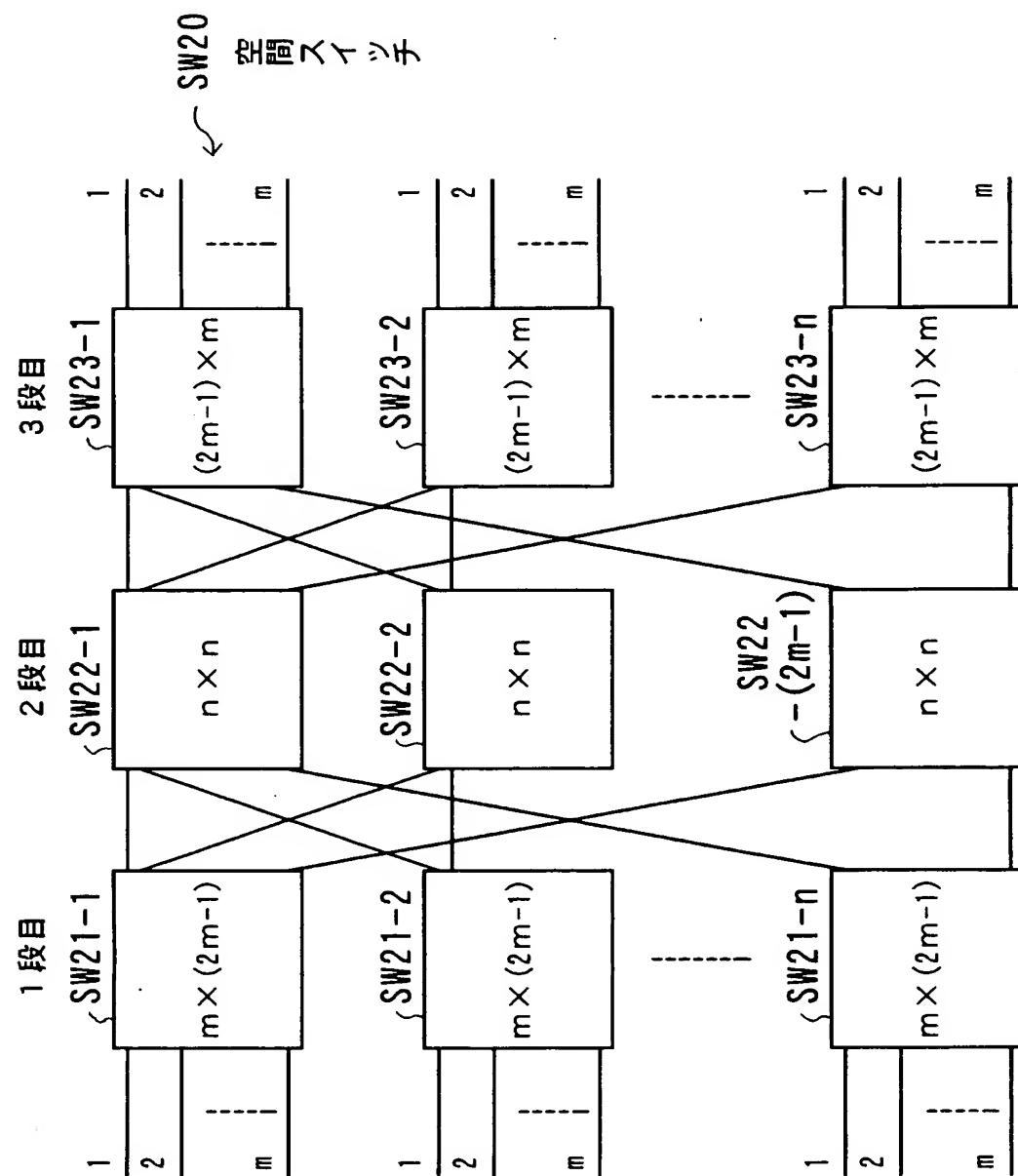
【図26】



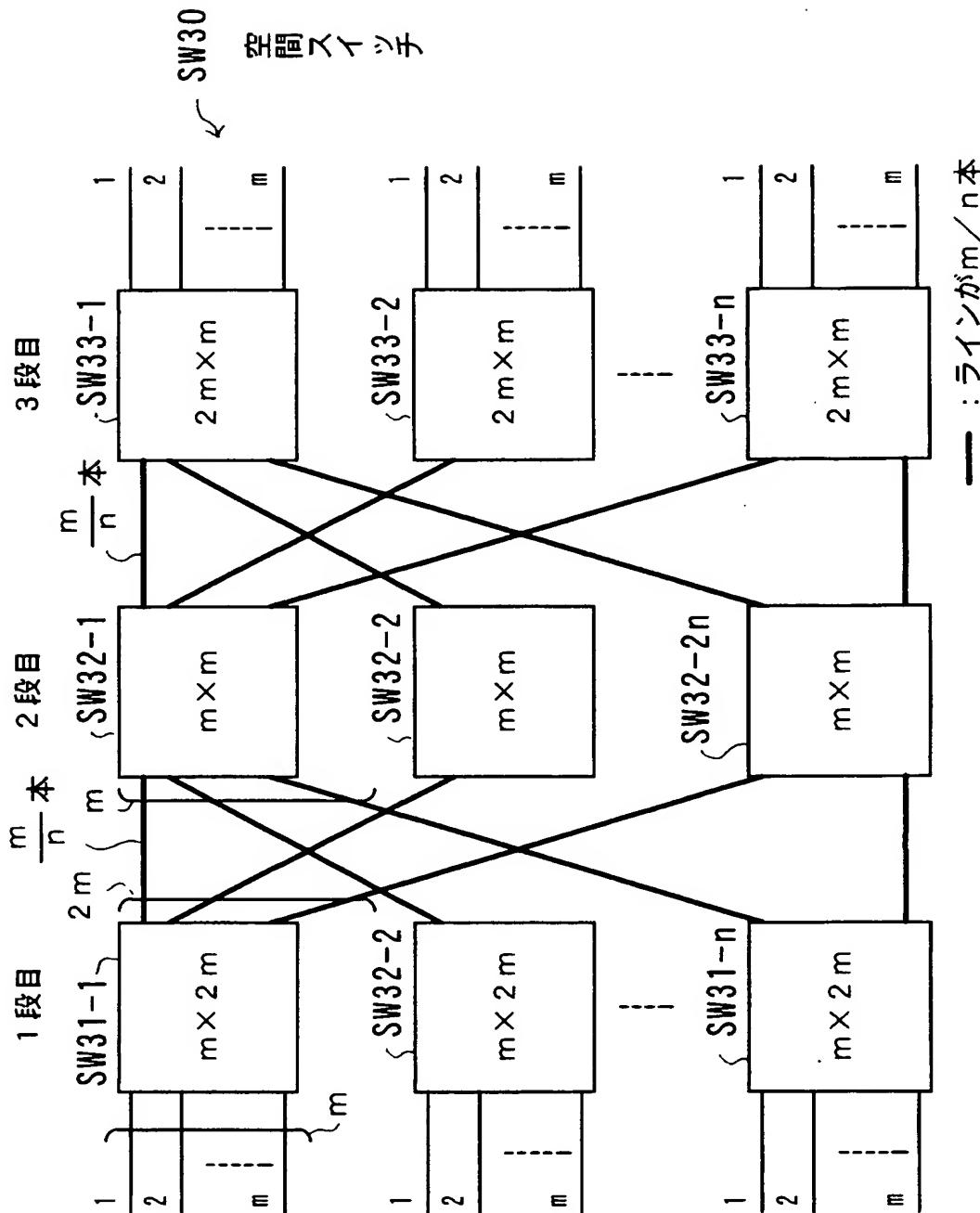
【図27】



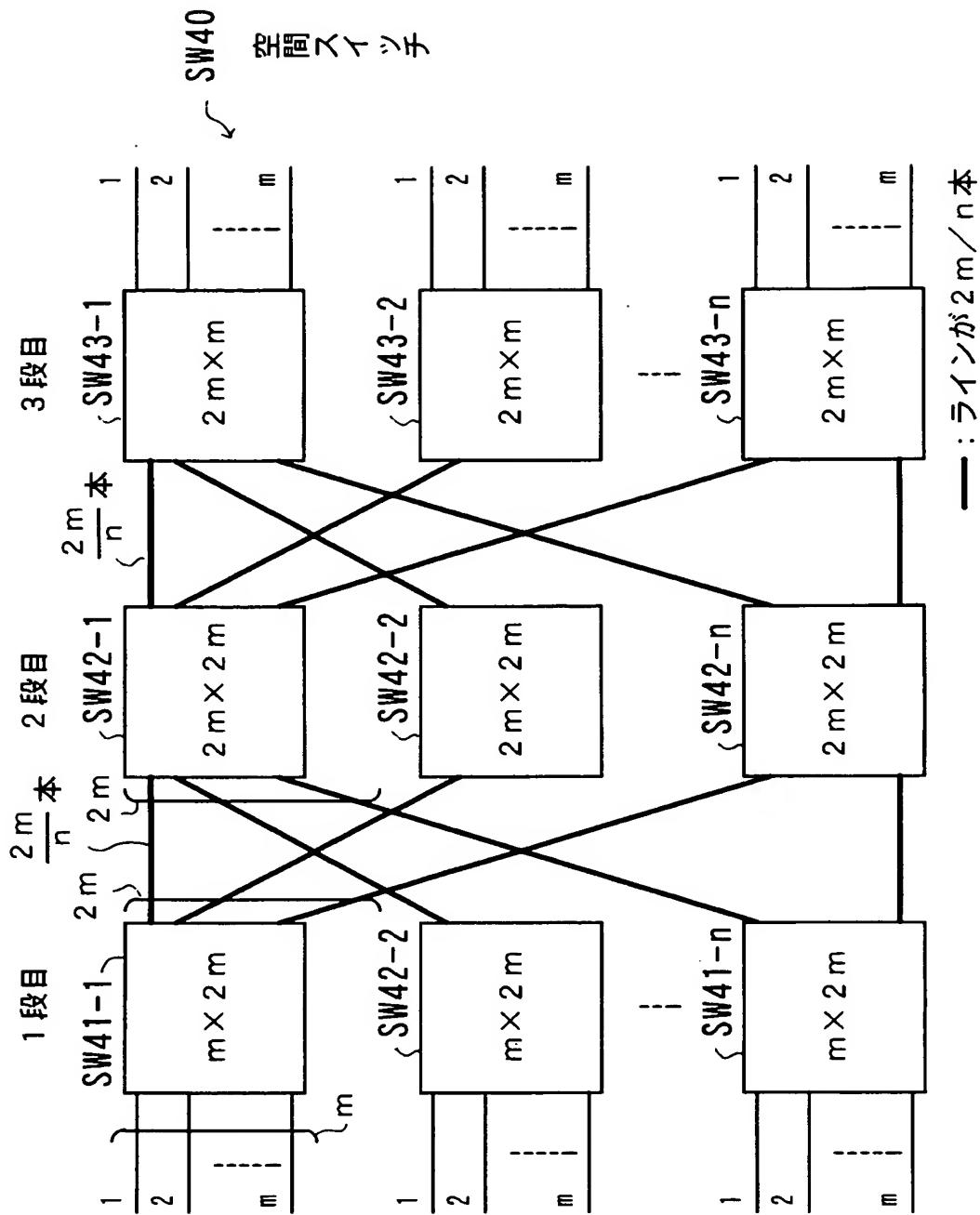
【図28】



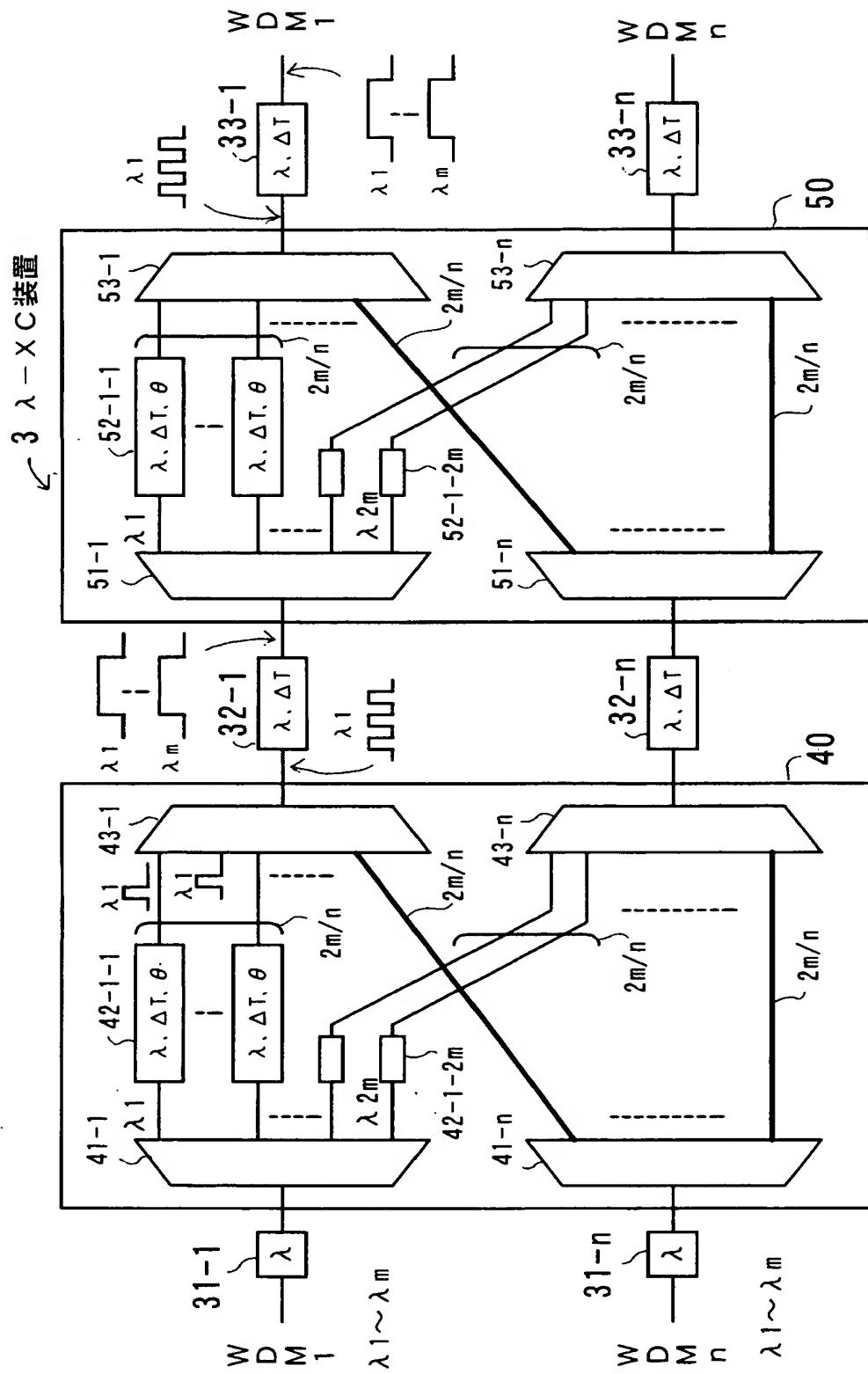
【図29】



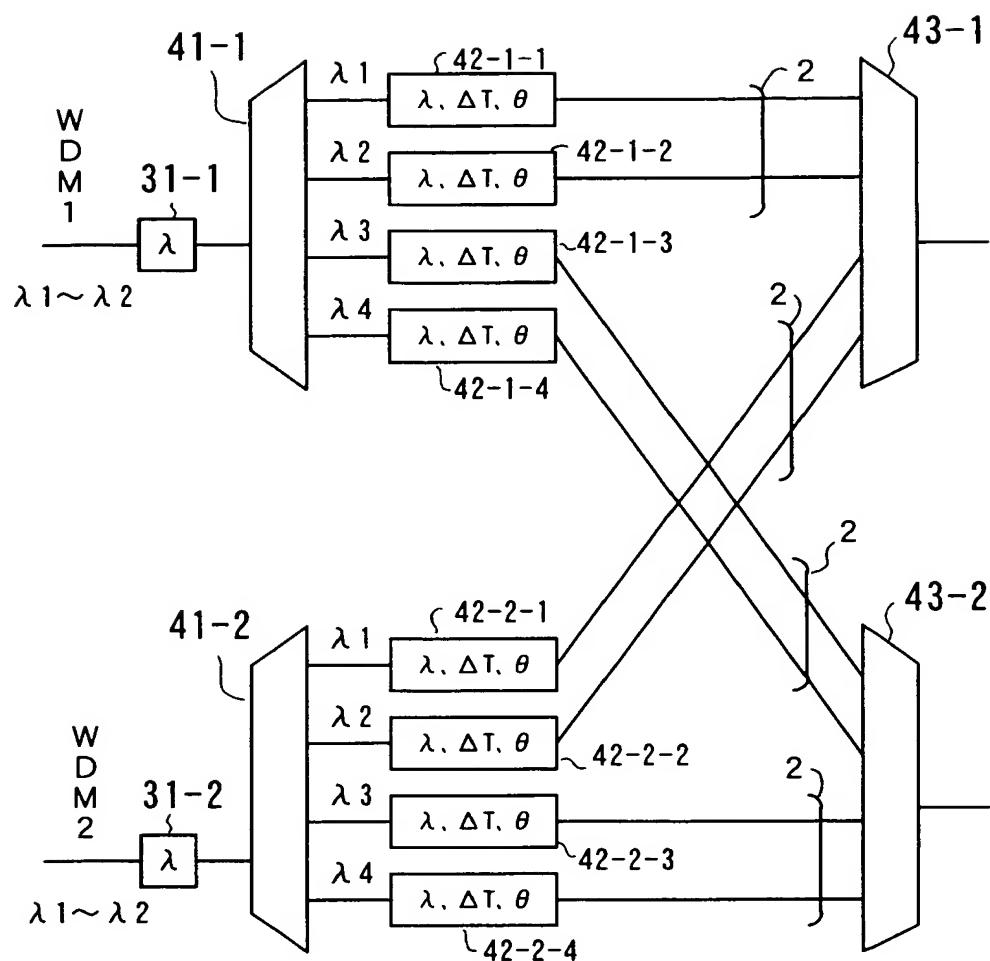
【図30】



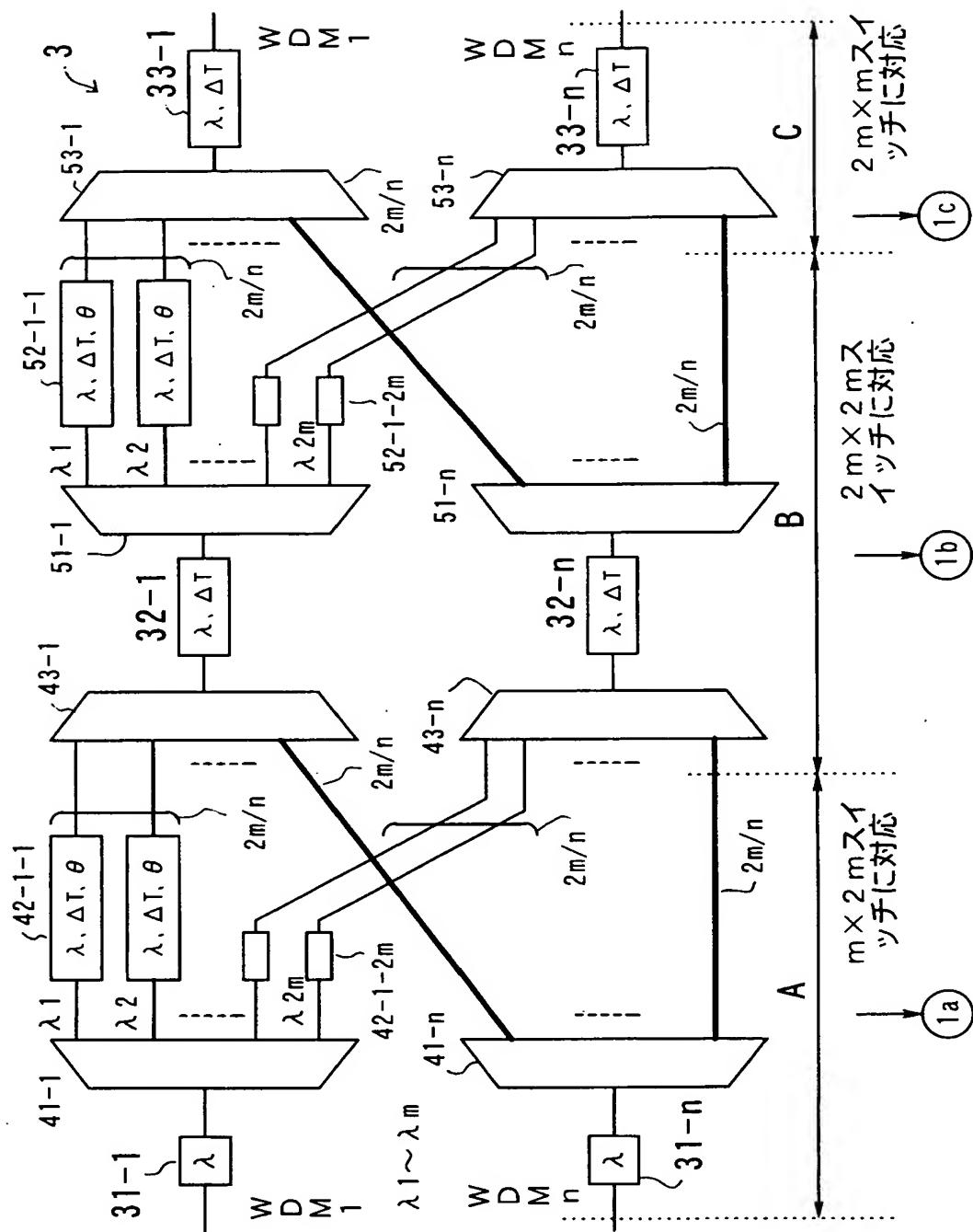
【図 31】



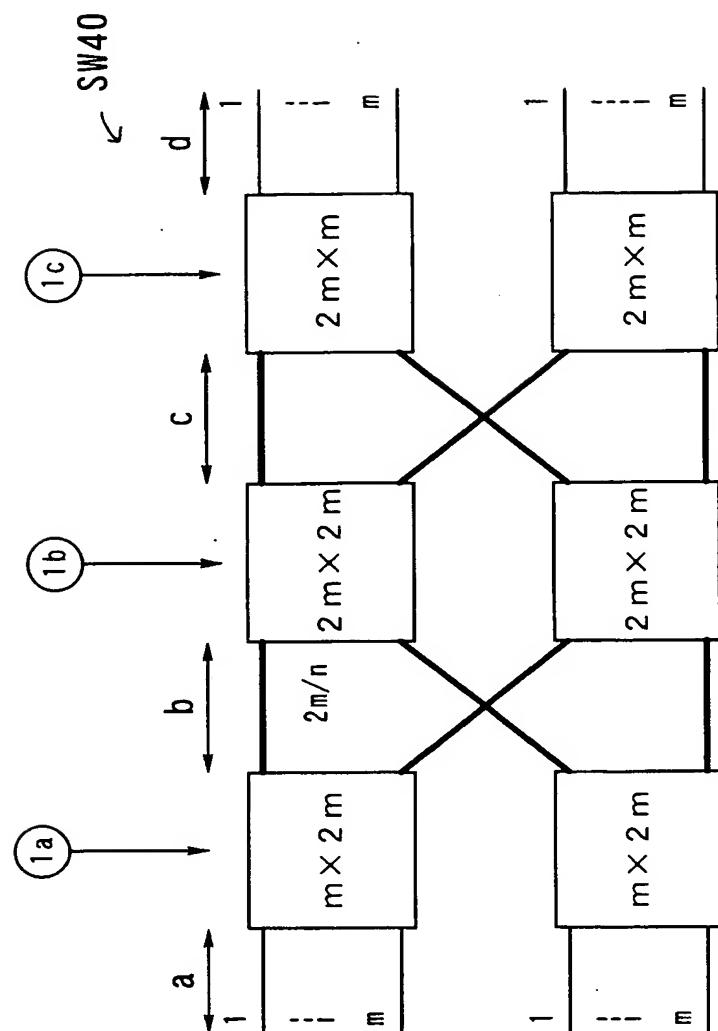
【図32】



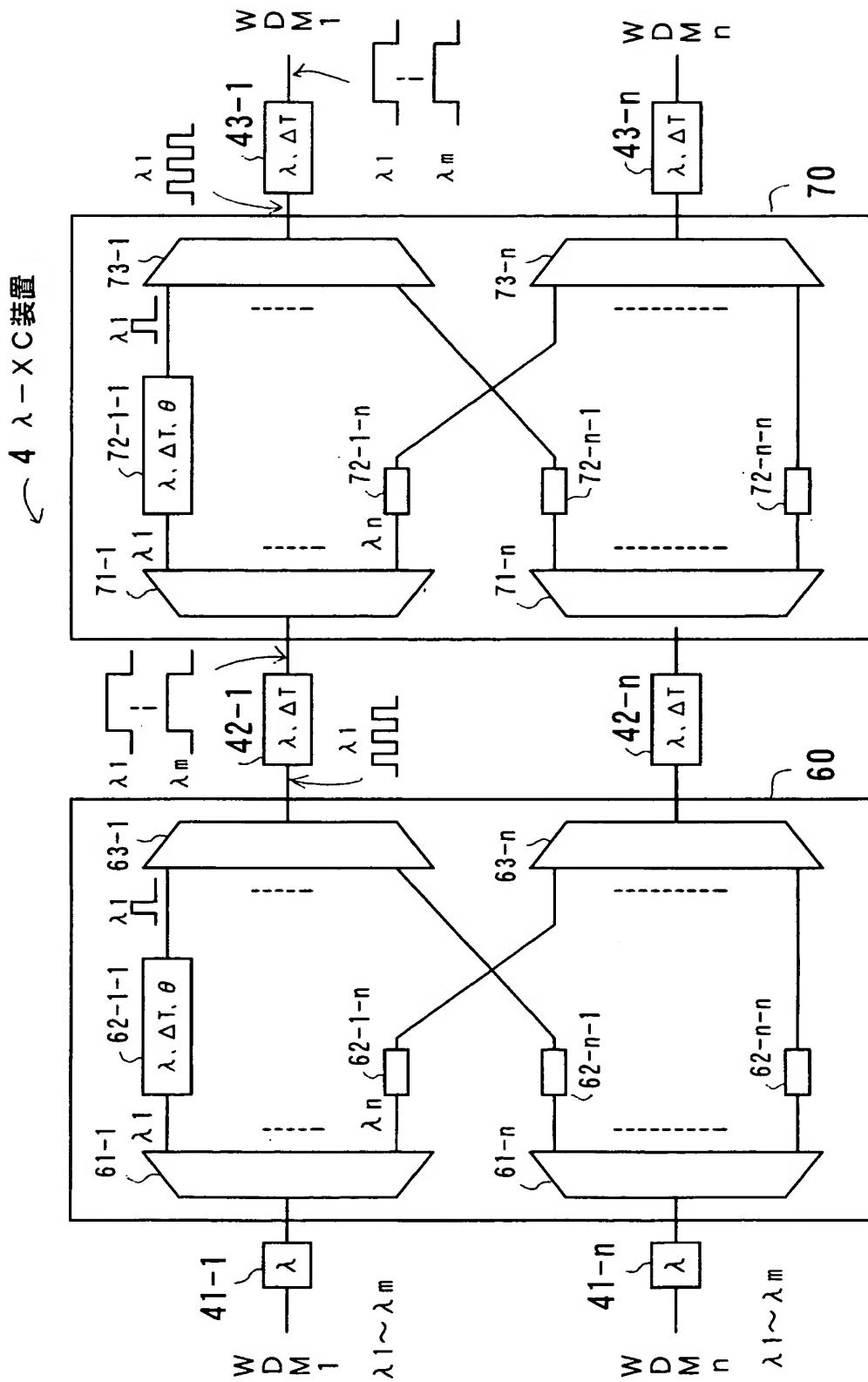
### 【図33】



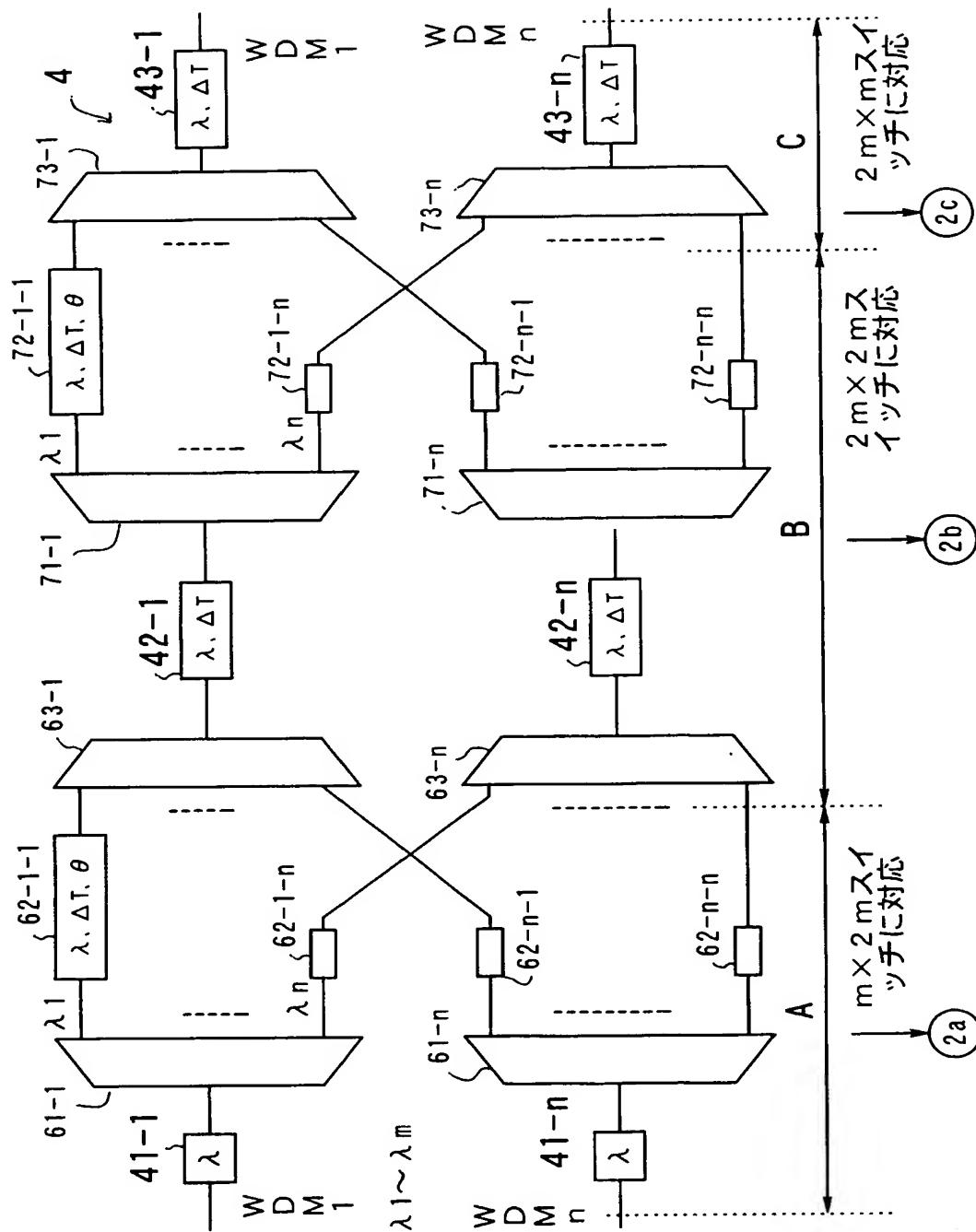
【図34】



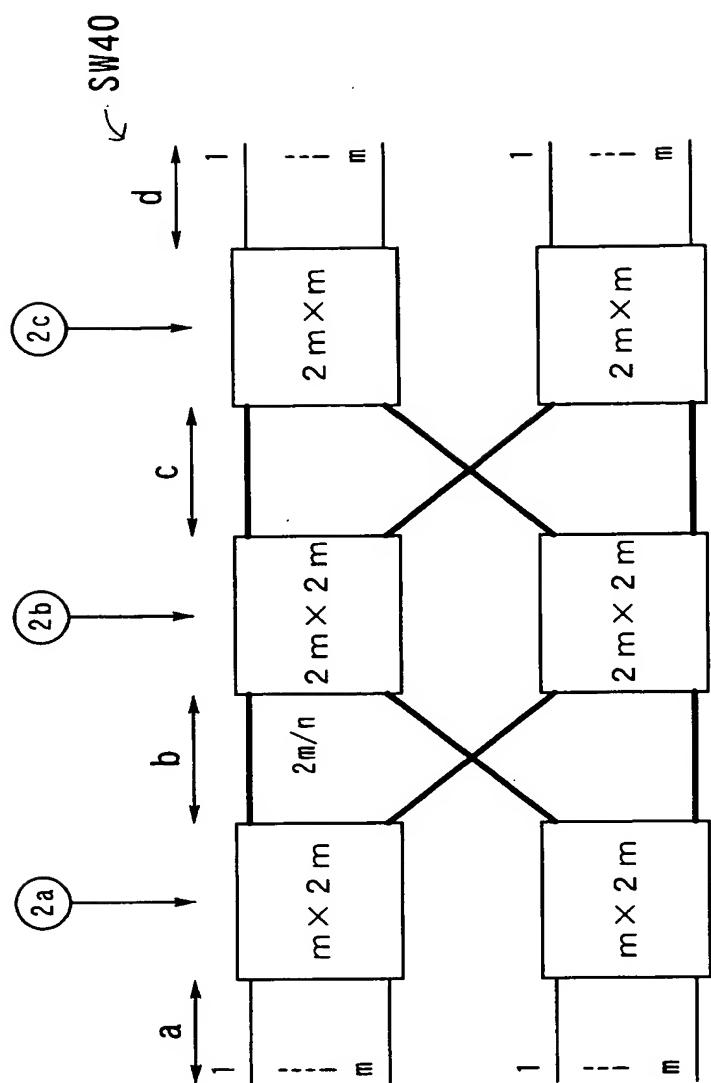
【図35】



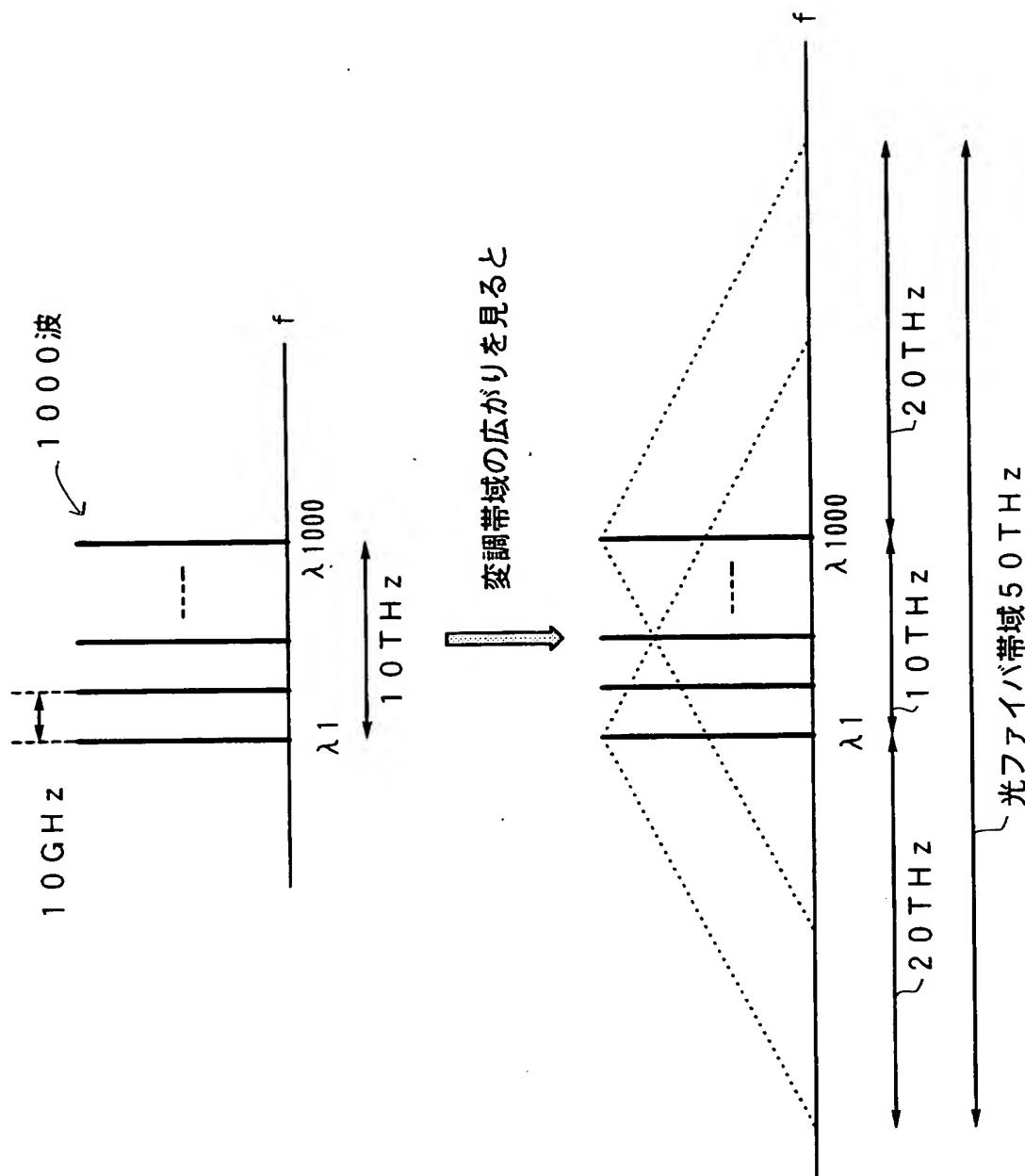
【図36】



【図37】



【図38】



【書類名】 要約書

【要約】

【課題】 大規模のスイッチングを行って高スループットな光クロスコネクトを実現する。

【解決手段】 入力光信号処理部11-1～11-5は、入力するWDM信号に対し、WDM信号のWDM数に等しい数の波長に波長変換し、かつWDM信号のパルス幅を、WDM信号のWDM波長数で分割してパルス幅圧縮を行い、複数の圧縮信号が同位相にならないように位相変換を行う。波長スイッチ部12-1～12-5は、パッシブな光デバイスで構成して、入力光信号処理部11-1～11-5で処理された光信号を、同じ波長毎に振り分ける。出力光信号処理部13-1～13-5は、波長スイッチ部12-1～12-5で振り分けられた光信号に対し、光信号の位相から変換すべき波長を認識して波長変換を行い、パルス幅拡大を行って、WDM信号を出力する。

【選択図】 図1

特願 2003-049485

出願人履歴情報

識別番号 [000005223]

1. 変更年月日 1996年 3月26日

[変更理由] 住所変更

住 所 神奈川県川崎市中原区上小田中4丁目1番1号  
氏 名 富士通株式会社